

STM32 GPIO

本章讲述 STM32 GPIO,包括 STM32 GPIO 接口概述、GPIO 功能、GPIO 的 HAL 驱动程序、GPIO 使用流程、采用 STM32CubeMX 和 HAL 库的 GPIO 输出应用实例、采用 STM32CubeMX 和 HAL 库的 GPIO 输入应用实例。

5.1 STM32 GPIO 接口概述

通用输入输出(GPIO)接口的功能是让嵌入式处理器能够通过软件灵活地读出或控制 单个物理引脚上的高、低电平,实现内核和外部系统之间的信息交换。GPIO 是嵌入式处理 器使用最多的外设,能够充分利用其通用性和灵活性,是嵌入式开发者必须掌握的内容。作 为输入时,GPIO 可以接收来自外部的开关量信号、脉冲信号等,如来自键盘、拨码开关的信 号;作为输出时,GPIO 可以将内部的数据传输给外部设备或模块,如输出到 LED、数码管、 控制继电器等。另外,从理论上讲,当嵌入式处理器上没有足够的外设时,可以通过软件控 制 GPIO 模拟 UART、SPI、I2C、FSMC 等各种外设的功能。

正因为 GPIO 作为外设具有无与伦比的重要性,STM32 上除特殊功能的引脚外,所有 引脚都可以作为 GPIO 使用。以常见的 LQFP144 封装的 STM32F103ZET6 为例,有 112 个引脚可以作为双向 I/O 使用。为便于使用和记忆,STM32 将它们分配到不同的"组"中, 在每个组中再对其进行编号。具体来讲,每个组称为一个端口,端口号通常以大写字母命 名,从 A 开始,依次简写为 PA、PB 或 PC 等。每个端口中最多有 16 个 GPIO,软件既可以 读写单个 GPIO,也可以通过指令一次读写端口中全部 16 个 GPIO。每个端口内部的 16 个 GPIO 又被分别标以 0~15 的编号,从而可以通过 PA0、PB5 或 PC10 等方式指代单个的 GPIO。以 STM32F103ZET6 为例,它共有 7 个端口(PA、PB、PC、PD、PE、PF 和 PG),每个 端口有 16 个 GPIO,共有 7×16=112 个 GPIO。

几乎在所有嵌入式系统应用中,都涉及开关量的输入和输出功能,如状态指示、报警输出、继电器闭合和断开、按钮状态读入、开关量报警信息的输入等。这些开关量的输入和控制输出都可以通过 GPIO 实现。

GPIO 的每个位都可以由软件分别配置成以下模式。

(1) 输入浮空: 浮空(Floating) 就是逻辑器件的输入引脚既不接高电平,也不接低电 平。由于逻辑器件的内部结构,当引脚输入浮空时,相当于该引脚接了高电平。一般实际运 用时,引脚不建议浮空,易受干扰。

(2)输入上拉:上拉就是把电压拉高,如拉到V_{cc}。上拉就是将不确定的信号通过一个 电阻钳位在高电平。电阻同时起限流作用。弱强只是上拉电阻的阻值不同,没有什么严格 区分。

(3) 输入下拉: 下拉就是把电压拉低, 拉到 GND。与上拉原理相似。

(4)模拟输入:模拟输入是指传统方式的模拟量输入。数字输入是输入数字信号,即0 和1的二进制数字信号。

(5) 开漏输出:输出端相当于三极管的集电极。要得到高电平状态,需要上拉电阻才行。该模式适用于电流型的驱动,其吸收电流的能力相对较强(一般 20mA 以内)。

(6) 推挽式输出:可以输出高低电平,连接数字器件。推挽结构一般是指两个三极管 分别受两个互补信号的控制,总是在一个三极管导通时另一个截止。

(7) 推挽式复用输出:复用功能可以理解为 GPIO 被用作第二功能时的配置情况(并非 作为通用 I/O 口使用)。STM32 GPIO 的推挽复用模式中输出使能、输出速度可配置。这 种复用模式可工作在开漏及推挽模式,但是输出信号是源于其他外设的,这时的输出数据寄 存器 GPIOx_ODR 是无效的;而且输入可用,通过输入数据寄存器可获取 I/O 实际状态,但 一般直接用外设的寄存器获取该数据信号。

(8) 开漏复用输出:复用功能可以理解为 GPIO 被用作第二功能时的配置情况(并非作为通用 I/O 口使用)。每个 I/O 端口可以自由编程,而 I/O 端口寄存器必须按 32 位字访问 (不允许半字或字节访问)。GPIOx_BSRR 和 GPIOx_BRR 寄存器允许对任何 GPIO 寄存器的读/更改的独立访问,这样,在读和更改访问之间产生中断时不会发生危险。



一个 I/O 端口的基本结构如图 5-1 所示。

图 5-1 一个 I/O 端口的基本结构

STM32的 GPIO 资源非常丰富,包括 26、37、51、80、112 个多功能双向 5V 兼容的快速 I/O 端口,而且所有 I/O 端口可以映射到 16 个外部中断,对于 STM32 的学习,应该从最基本的 GPIO 开始学习。

每个 GPIO 端口具有 7 组寄存器具体如下。

(1) 两个 32 位配置寄存器(GPIOx_CRL,GPIOx_CRH)。

- (2)两个 32 位数据寄存器(GPIOx_IDR,GPIOx_ODR)。
- (3) 一个 32 位置位/复位寄存器(GPIOx_BSRR)。
- (4) 一个 16 位复位寄存器(GPIOx_BRR)。
- (5) 一个 32 位锁定寄存器(GPIC_LCKR)。

GPIO 端口的每个位可以由软件分别配置成多种模式。常用的 I/O 端口寄存器只有 4 个: CRL、CRH、IDR、ODR。CRL 和 CRH 控制着每个 I/O 端口的模式及输出速率。

每个 GPIO 引脚都可以由软件配置成输出(推挽或开漏)、输入(带或不带上拉或下拉) 或复用的外设功能。多数 GPIO 引脚都与数字或模拟的复用外设共用。除了具有模拟输入 功能的端口,所有 GPIO 的引脚都有大电流通过能力。

根据数据手册中列出的每个 I/O 端口的特定硬件特征,GPIO 接口的每个位可以由软件分别配置成多种模式:输入浮空、输入上拉、输入下拉、模拟输入、开漏输出、推挽式输出、 推挽式复用功能、开漏复用功能。

I/O 端口的基本结构包括以下几部分。

5.1.1 输入通道

输入通道包括输入数据寄存器和输入驱动器。在接近 I/O 引脚处连接了两只保护二极管,假设保护二极管的导通电压降为 V_d,则输入到输入驱动器的信号 V_{in} 电压范围被钳位在

 $V_{\rm SS} - V_{\rm d} < V_{\rm in} < V_{\rm DD} + V_{\rm d}$

由于 V_d 的导通压降不会超过 0.7V,若电源电压 V_{DD} 为 3.3V,则输入输入驱动器的信 号不会低于-0.7V,不会高于 4V,起到了保护作用。在实际工程设计中,一般都将输入信 号尽可能调理到 0~3.3V,也就是说,一般情况下,两只保护二极管都不会导通,输入驱动器 中包括了两个电阻,分别通过开关接电源 V_{DD}(该电阻称为上拉电阻)和地 V_{SS}(该电阻称为 下拉电阻)。开关受软件的控制,用来设置当 I/O 用作输入时,选择使用上拉电阻或下拉 电阻。

输入驱动器中的另一个部件是 TTL 施密特触发器,当 I/O 用于开关量输入或复用功能输入时,TTL 施密特触发器用于对输入波形进行整形。

GPIO 的输入驱动器主要由 TTL 肖特基触发器、带开关的上拉电阻电路和带开关的下 拉电阻电路组成。值得注意的是,与输出驱动器不同,GPIO 的输入驱动器没有多路选择开 关,输入信号送到 GPIO 输入数据寄存器的同时也送给片上外设,所以 GPIO 的输入没有复 用功能选项。 根据 TTL 肖特基触发器、上拉电阻端和下拉电阻端两个开关的状态,GPIO 的输入可分为以下 4 种。

(1) 模拟输入: TTL 肖特基触发器关闭。

(2) 上拉输入: GPIO 内置上拉电阻,此时 GPIO 内部上拉电阻端的开关闭合,GPIO 内部下拉电阻端的开关打开。该模式下,引脚在默认情况下输入为高电平。

(3) 下拉输入: GPIO 内置下拉电阻,此时 GPIO 内部下拉电阻端的开关闭合,GPIO 内 部上拉电阻端的开关打开。该模式下,引脚在默认情况下输入为低电平。

(4) 浮空输入: GPIO 内部既无上拉电阻,也无下拉电阻,此时 GPIO 内部上拉电阻端 和下拉电阻端的开关都处于打开状态。该模式下,引脚在默认情况下为高阻态(即浮空),其 电平高低完全由外部电路决定。

5.1.2 输出通道

输出通道包括置位/清除寄存器、输出数据寄存器、输出驱动器。

要输出的开关量数据首先写入置位/清除寄存器,通过读写命令进入输出数据寄存器, 然后进入输出驱动器的输出控制模块。输出控制模块可以接收开关量的输出和复用功能输 出。输出的信号通过由 P-MOS 和 N-MOS 场效应管电路输出到引脚。通过软件设置,由 P-MOS 和 N-MOS 场效应管电路可以构成推挽方式、开漏方式或关闭。

GPIO 的输出驱动器主要由多路选择器、输出控制逻辑和一对互补的 MOS 晶体管组成。

1) 多路选择器

多路选择器根据用户设置决定该引脚是 GPIO 普通输出还是复用功能输出。

(1) 普通输出: 该引脚的输出来自 GPIO 的输出数据寄存器。

(2)复用功能(Alternate Function, AF)输出:该引脚的输出来自片上外设,并且一个 STM32 微控制器引脚输出可能来自多个不同外设,即一个引脚可以对应多个复用功能输 出。但同一时刻,一个引脚只能使用一个复用功能,而这个引脚对应的其他复用功能都处于 禁止状态。

2) 输出控制逻辑和一对互补的 MOS 晶体管

输出控制逻辑根据用户设置通过控制 P-MOS 和 N-MOS 场效应管的状态(导通/关闭) 决定 GPIO 输出模式(推挽、开漏或关闭)。

(1) 推挽(Push-Pull, PP)输出:可以输出高电平和低电平。当内部输出1时, P-MOS 管导通, N-MOS 管截止, 外部输出高电平(输出电压为 V_{DD}, 对于 STM32F103 微控制器的 GPIO 来说, 通常是 3.3V);当内部输出 0时, N-MOS 管导通, P-MOS 管截止, 外部输出低 电平(输出电压为 0V)。

由此可见,相比于普通输出方式,推挽输出既提高了负载能力,又提高了开关速度,适用 于输出 0V 和 V_{DD} 的场合。

(2) 开漏(Open-Drain,OD)输出: 与推挽输出相比,开漏输出中连接 V_{DD} 的 P-MOS 管 始终处于截止状态。这种情况与三极管的集电极开路非常类似。在开漏输出模式下,当内

部输出 0 时,N-MOS 管导通,外部输出低电平(输出电压为 0V);当内部输出 1 时,N-MOS 管截止,由于此时 P-MOS 管也处于截止状态,外部输出既不是高电平,也是不是低电平,而 是高阻态(浮空)。如果想要外部输出高电平,必须在 I/O 引脚外接一个上拉电阻。

这样,通过开漏输出,可以提供灵活的电平输出方式——改变外接上拉电源的电压,便可以改变传输电平电压的高低。例如,如果 STM32 微控制器想要输出 5V 高电平,只需要在外部接一个上拉电阻且上拉电源为 5V,并把 STM32 微控制器对应的 I/O 引脚设置为开漏输出模式,当内部输出1时,由上拉电阻和上拉电源向外输出 5V 电平。需要注意的是,上拉电阻的阻值决定逻辑电平电压转换的速度。阻值越大,速度越低,功耗越小,所以上拉电阻的选择应兼顾功耗和速度。

由此可见,开漏输出可以匹配电平,一般适用于电平不匹配的场合,而且开漏输出吸收 电流的能力相对较强,适合作为电流型的驱动。

5.2 STM32的 GPIO 功能

5.2.1 普通 I/O 功能

复位期间和刚复位后,复用功能未开启,I/O端口被配置成浮空输入模式。

复位后,JTAG 引脚被置于输入上拉或下拉模式。

(1) PA13: JTMS 置于上拉模式。

(2) PA14: JTCK 置于下拉模式。

(3) PA15: JTDI 置于上拉模式。

(4) PB4: JNTRST 置于上拉模式。

当作为输出配置时,写到输出数据寄存器(GPIOx_ODR)的值输出到相应的 I/O 引脚。 可以以推挽模式或开漏模式(当输出 0 时,只有 N-MOS 管被打开)使用输出驱动器。

输入数据寄存器(GPIOx_IDR)在每个 APB2 时钟周期捕捉 I/O 引脚上的数据。

所有 GPIO 引脚有一个内部弱上拉和弱下拉,当配置为输入时,它们可以被激活,也可以被断开。

5.2.2 单独的位设置或位清除

当对 GPIOx_ODR 的个别位编程时,软件不需要禁止中断: 在单次 APB2 写操作中,可 以只更改一个或多个位。这是通过对置位/复位寄存器中想要更改的位写 1 实现的。没被 选择的位将不被更改。

5.2.3 外部中断/唤醒线

所有端口都有外部中断能力。为了使用外部中断线,端口必须配置成输入模式。

5.2.4 复用功能

使用默认复用功能(AF)前必须对端口位配置寄存器编程。

(1) 对于复用输入功能,端口必须配置成输入模式(浮空、上拉或下拉)且输入引脚必须由外部驱动。

(2) 对于复用输出功能,端口必须配置成复用功能输出模式(推挽或开漏)。

(3) 对于双向复用功能,端口必须配置成复用功能输出模式(推挽或开漏)。此时,输入 驱动器被配置成浮空输入模式。

如果把端口配置成复用输出功能,则引脚和输出寄存器断开,并和片上外设的输出信号 连接。

如果软件把一个 GPIO 引脚配置成复用输出功能,但是外设没有被激活,那么它的输出 将不确定。

5.2.5 软件重新映射 I/O 复用功能

STM32F103 微控制器的 I/O 引脚除了通用功能外,还可以设置为一些片上外设的复 用功能。而且,一个 I/O 引脚除了可以作为某个默认外设的复用引脚外,还可以作为其他 多个不同外设的复用引脚。类似地,一个片上外设,除了默认的复用引脚,还可以有多个备 用的复用引脚。在基于 STM32 微控制器的应用开发中,用户根据实际需要可以把某些外 设的复用功能从默认引脚转移到备用引脚上,这就是外设复用功能的 I/O 引脚重映射。

为了使不同封装器件的外设 I/O 功能的数量达到最优,可以把一些复用功能重新映射 到其他一些引脚上。这可以通过软件配置 AFIO 寄存器完成,这时,复用功能就不再映射到 它们的原始引脚上了。

5.2.6 GPIO 锁定机制

锁定机制允许冻结 I/O 配置。当在一个端口位上执行了锁定(LOCK)程序,在下一次 复位之前,将不能再更改端口位的配置。这个功能主要用于一些关键引脚的配置,防止程序 跑飞引起灾难性后果。

5.2.7 输入配置

当 I/O 配置为输入时:

- (1) 输出缓冲器被禁止;
- (2) 施密特触发输入被激活;
- (3) 根据输入配置(上拉、下拉或浮动)的不同,弱上拉和下拉电阻被连接;
- (4) 出现在 I/O 引脚上的数据在每个 APB2 时钟被采样到输入数据寄存器;
- (5) 对输入数据寄存器的读访问可得到 I/O 状态。

I/O 输入配置如图 5-2 所示。



5.2.8 输出配置

当 I/O 被配置为输出时:

(1)输出缓冲器被激活,开漏模式下,输出数据寄存器上的0激活 N-MOS 管,而输出数据寄存器上的1将端口置于高阻状态(P-MOS 管从不被激活);推挽模式下,输出数据寄存器上的0激活 N-MOS 管,而输出数据寄存器上的1将激活 P-MOS 管;

(2) 施密特触发输入被激活;

(3) 弱上拉和下拉电阻被禁止;

(4) 出现在 I/O 引脚上的数据在每个 APB2 时钟被采样到输入数据寄存器;

(5) 开漏模式下,对输入数据寄存器的读访问可得到 I/O 状态;

(6) 推挽式模式下,对输出数据寄存器的读访问得到最后一次写的值。

I/O输出配置如图 5-3 所示。



5.2.9 复用功能配置

当 I/O 被配置为复用功能时:

- (1) 在开漏或推挽式配置中,输出缓冲器被打开;
- (2) 内置外设的信号驱动输出缓冲器(复用功能输出);
- (3) 施密特触发输入被激活;
- (4) 弱上拉和下拉电阻被禁止;
- (5) 在每个 APB2 时钟周期,出现在 I/O 引脚上的数据被采样到输入数据寄存器;
- (6) 开漏模式下,读输入数据寄存器时可得到 I/O 状态;
- (7) 推挽模式下,读输出数据寄存器时可得到最后一次写的值。
- 一组复用功能 I/O 寄存器允许用户把一些复用功能重新映像到不同的引脚。

I/O复用功能配置如图 5-4 所示。



5.2.10 模拟输入配置

当 I/O 被配置为模拟输入配置时:

(1) 输出缓冲器被禁止;

(2)禁止施密特触发输入,实现了每个模拟 I/O 引脚上的零消耗,施密特触发输出值被 强置为 0;

(3) 弱上拉和下拉电阻被禁止;

(4) 读取输入数据寄存器时数值为 0。

I/O高阻抗模拟输入配置如图 5-5 所示。



5.2.11 STM32的 GPIO 操作

1. 复位后的 GPIO

为防止复位后 GPIO 引脚与片外电路的输出冲突,复位期间和刚复位后,所有 GPIO 引 脚复用功能都不开启,被配置成浮空输入模式。

为了节约电能,只有被开启的 GPIO 端口才会被提供时钟。因此,复位后所有 GPIO 端口的时钟都是关断的,使用之前必须逐一开启。

2. GPIO 工作模式的配置

每个 GPIO 引脚都拥有自己的端口配置位 CNFy[1:0](其中 y 代表 GPIO 引脚在端口中的编号),用于选择该引脚是处于输入模式中的浮空输入模式、上位/下拉输入模式或模拟输入模式,还是输出模式中的输出推挽模式、开漏输出模式或复用功能推挽/开漏输出模式。 每个 GPIO 引脚还拥有自己的端口模式位 MODEy(1:0],用于选择该引脚是处于输入模式,或是输出模式中的输出带宽(2MHz,10MHz 和 50MHz)。

每个端口拥有16个引脚,而每个引脚又拥有4个控制位,因此需要64位才能实现对一个端口所有引脚的配置。它们被分置在两个字(word)中,称为端口配置高寄存器(GPIOx_CRH)和端口配置低寄存器(GPIOx_CRL)。各种工作模式下的硬件配置总结如下。

(1) 输入模式的硬件配置:输出缓冲器被禁止;施密特触发器输入被激活;根据输入 配置(上拉、下拉或浮空)的不同,弱上拉和下拉电阻被连接;出现在 I/O 引脚上的数据在每 个 APB2 时钟被采样到输入数据寄存器;对输入数据寄存器的读访问可得到 I/O 状态。

(2)输出模式的硬件配置:输出缓冲器被激活;施密特触发器输入被激活;弱上拉和下拉电阻被禁止;出现在 I/O 引脚上的数据在每个 APB2 时钟被采样到输入数据寄存器; 对输入数据寄存器的读访问可得到 I/O 状态;对输出数据寄存器的读访问得到最后一次写的 值;在推挽模式下,互补 MOS 管对都能被打开;在开漏模式下,只有 N-MOS 管可以被打开。

(3)复用功能的硬件配置:在开漏或推挽式配置中,输出缓冲器被打开;片上外设的信

号驱动输出缓冲器;施密特触发器输入被激活;弱上拉和下拉电阻被禁止;在每个 APB2 时钟周期,出现在 I/O 引脚上的数据被采样到输入数据寄存器;对输出数据寄存器的读访 问得到最后一次写的值;在推挽模式下,互补 MOS 管对都能被打开;在开漏模式下,只有 N-MOS 管可以被打开。

3. GPIO 输入的读取

每个端口都有自己对应的输入数据寄存器 GPIOx_IDR(其中 x 代表端口号,如 GPIOA_IDR),它在每个 APB2 时钟周期捕捉 I/O 引脚上的数据。软件可以通过直接读取 GPIOx_IDR 寄存器某个位,或读取位带别名区中对应字得到 GPIO 引脚状态对应的值。

4. GPIO 输出的控制

STM32为每组16引脚的端口提供了3个32位的控制寄存器:GPIOx_ODR、GPIOx_ BSRR和GPIOx_BRR(其中x指代A、B、C等端口号)。其中,GPIOx_ODR寄存器的功能 比较容易理解,它的低16位直接对应了端口的16个引脚,软件可以通过直接对这个寄存器 的置位或清零,让对应引脚输出高电平或低电平。也可以利用位带操作原理,对GPIOx_ ODR寄存器中某个位对应的位带别名区字地址执行写入操作以实现对单个位的简化操作。 利用GPIOx_ODR寄存器的位带操作功能可以有效地避免端口中其他引脚的"读-改-写"问题,但位带操作的缺点是每次只能操作一位,对于某些需要同时操作多个引脚的应用,位带操作就显得力不从心了。STM32的解决方案是使用GPIOx_BSRR和GPIOx_BRR两个 寄存器解决多个引脚同时改变电平的问题。

5. 输出速度

如果 STM32F103 的 I/O 引脚工作在某个输出模式下,通常还需设置其输出速度,这个输出速度指的是 I/O 驱动电路的响应速度,而不是输出信号的速度。输出信号的速度取决于软件程序。

STM32F103的芯片内部在 I/O 的输出部分安排了多个响应速度不同的输出驱动电路,用户可以根据自己的需要,通过选择响应速度选择合适的输出驱动模块,以达到最佳噪声控制和降低功耗的目的。众所周知,高频的驱动电路噪声也高。当不需要高输出频率时,尽量选用低频响应速度的驱动电路,这样非常有利于提高系统的电磁干扰(Electro Magnetic Interference,EMI)性能。当然,如果要输出较高频率的信号,但却选用了较低频率的驱动模块,很可能会得到失真的输出信号。一般推荐 I/O 引脚的输出速度是其输出信号速度的 5~10 倍。

STM32F103 的 I/O 引脚的输出速度有 3 种选择: 2MHz、10MHz 和 50MHz。下面根据一些常见的应用,给读者一些选用参考。

(1) 连接 LED、蜂鸣器等外部设备的普通输出引脚:一般设置为 2MHz。

(2) 用作 USART 复用功能输出引脚: 假设 USART 工作时最大比特率为 115.2kb/s,选用 2MHz 的响应速度也就足够了,既省电,噪声又小。

(3) 用作 I2C 复用功能的输出引脚: 假设 I2C 工作时最大比特率为 400kb/s,那么 2MHz 的引脚速度或许不够,这时可以选用 10MHz 的 I/O 引脚速度。

(4) 用作 SPI 复用功能的输出引脚: 假设 SPI 工作时比特率为 18Mb/s 或 9Mb/s,那么 10MHz 的引脚速度显然不够,这时需要选用 50MHz 的 I/O 引脚速度。

(5) 用作 FSMC 复用功能连接存储器的输出引脚:一般设置为 50MHz 的 I/O 引脚速度。

5.2.12 外部中断映射和事件输出

借助 AFIO, STM32F103 微控制器的 I/O 引脚不仅可以实现外设复用功能的重映射, 而且可以实现外部中断映射和事件输出。需要注意的是,如需使用 STM32F103 微控制器 I/O 引脚的以上功能,必须先打开 APB2 总线上的 AFIO 时钟。

1. 外部中断映射

当 STM32F103 微控制器的某个 I/O 引脚被映射为外部中断线后,该 I/O 引脚就可以成为一个外部中断源,可以在这个 1/O 引脚上产生外部中断,实现对用户 STM32 运行程序的交互。

STM32F103 微控制器的所有 I/O 引脚都具有外部中断能力。每根外部中断线 EXTI LineXX 和所有 GPIO 端口 GPIO [A..G]. XX 共享。为了使用外部中断线,该 I/O 引脚必须配置成输入模式。

2. 事件输出

STM32F103 微控制器几乎每个 I/O 引脚(除端口 F 和 G 的引脚外)都可用作事件输出。例如,使用 SEV 指令产生脉冲,通过事件输出信号将 STM32F103 从低功耗模式唤醒。

5.2.13 GPIO 的主要特性

综上所述,STM32F103 微控制器的 GPIO 主要具有以下特性。

(1) 提供最多 112 个多功能双向 I/O 引脚,80%的引脚利用率。

(2) 几乎每个 I/O 引脚(除 ADC 外)都兼容 5V,每个 I/O 引脚具有 20mA 驱动能力。

(3) 每个 I/O 引脚具有最高 18MHz 的翻转速度,50MHz 的输出速度。

(4)每个 I/O 引脚有 8 种工作模式,在复位时和刚复位后,复用功能未开启,I/O 引脚 被配置成浮空输入模式。

(5) 所有 I/O 引脚都具备复用功能,包括 JTAG/SWD、Timer、USART、I2C、SPI 等。

(6) 某些复用功能引脚可通过复用功能重映射用作另一个复用功能,方便 PCB 设计。

(7) 所有 I/O 引脚都可作为外部中断输入,同时可以有 16 个中断输入。

- (8) 几乎每个 I/O 引脚(除端口 F 和 G 外)都可用作事件输出。
- (9) PA0 可作为从待机模式唤醒的引脚, PC13 可作为入侵检测的引脚。

5.3 GPIO 的 HAL 驱动程序

GPIO 引脚的操作主要包括初始化、读取引脚输入和设置引脚输出,相关的 HAL 驱动 程序定义在 stm32f1xx_hal_gpio.h 文件中。GPIO 操作相关函数如表 5-1 所示,表中只列 出了函数名,省略了函数参数。

表 5-1 GPIO 操作相关函数

函数名	功能描述
HAL_GPIO_Init()	GPIO 引脚初始化
HAL_GPIO_DeInit()	GPIO 引脚解除初始化,恢复为复位后的状态
HAL_GPIO_WritePin()	使引脚输出 0 或 1
HAL_GPIO_ReadPin()	读取引脚的输入电平
HAL_GPIO_TogglePin()	翻转引脚的输出
HAL_GPIO_LockPin()	锁定引脚配置,而不是锁定引脚的输入或输出状态

使用 STM32CubeMX 生成代码时,GPIO 引脚初始化的代码会自动生成,用户常用的 GPIO 操作函数是进行引脚状态读写的函数。

1. 初始化函数 HAL_GPIO_Init()

HAL_GPIO_Init()函数用于对一个端口的一个或多个相同功能的引脚进行初始化设置,包括输入/输出模式、上拉或下拉等。原型定义如下。

void HAL_GPIO_Init(GPIO_TypeDef * GPIOx, GPIO_InitTypeDef * GPIO_Init);

其中,第1个参数 GPIOx 是 GPIO_TypeDef 类型的结构体指针,它定义了端口的各个寄存器的偏移地址,实际调用 HAL_GPIO_Init()函数时使用端口的基地址作为 GPIOx 的值,在 stm32f103xx.h 文件中定义了各个端口的基地址,如

#define	GPIOA	((GPI0_TypeDef	<pre>*)GPIOA_BASE)</pre>
#define	GPIOB	((GPIO_TypeDef	*)GPIOB_BASE)
#define	GPIOC	((GPIO_TypeDef	*)GPIOC_BASE)
#define	GPIOD	((GPI0_TypeDef	*)GPIOD_BASE)

第 2 个参数 GPIO_Init 是一个 GPIO InitTypeDef 类型的结构体指针,它定义了 GPIO 引脚的属性,这个结构体的定义如下。

```
typedef struct
{
	uint32_t Pin; //要配置的引脚,可以是多个引脚
	uint32_t Mode; //引脚功能模式
	uint32_t Pull; //上拉或下拉
	uint32_t Speed; //引脚最高输出频率
	uint32_t Alternate; //复用功能选择
}GPIO InitTypeDef;
```

这个结构体的各个成员变量的意义及取值如下。

(1) Pin 是需要配置的 GPIO 引脚,在 stm32f1 xx hal_gpio.h 文件中定义了 16 个引脚的宏。如果需要同时定义多个引脚的功能,就用这些宏的或运算进行组合。

define GPI0_PIN_0 ((uint16_t)0x0001) /* Pin 0 selected */
define GPI0_PIN_1 ((uint16_t)0x0002) /* Pin 1 selected */
define GPI0_PIN_2 ((uint16_t)0x0004) /* Pin 2 selected */
define GPI0_PIN_3 ((uint16_t)0x0008) /* Pin 3 selected */

#define	GPIO_PIN_4	((uint16_t)0x0010)	/ *	Pin	4	selected	* /
#define	GPIO_PIN_5	((uint16_t)0x0020)	/ *	Pin	5	selected	* /
#define	GPIO_PIN_6	((uint16_t)0x0040)	/ *	Pin	6	selected	* /
#define	GPIO_PIN_7	((uint16_t)0x0080)	/ *	Pin	7	selected	* /
#define	GPIO_PIN_8	((uint16_t)0x0100)	/ *	Pin	8	selected	* /
#define	GPIO_PIN_9	((uint16_t)0x0200)	/ *	Pin	9	selected	* /
#define	GPIO_PIN_10	((uint16_t)0x0400)	/ *	Pin	10	selected	* /
#define	GPIO_PIN_11	((uint16_t)0x0800)	/ *	Pin	11	selected	* /
#define	GPIO_PIN_12	((uint16_t)0x1000)	/ *	Pin	12	selected	* /
#define	GPIO_PIN_13	((uint16_t)0x2000)	/ *	Pin	13	selected	* /
#define	GPIO_PIN_14	((uint16_t)0x4000)	/ *	Pin	14	selected	* /
#define	GPIO_PIN_15	((uint16_t)0x8000)	/ *	Pin	15	selected	* /
#define	GPIO PIN All	((uint16 t)0xFFFF)	/ *	All	pir	ns selected	/* b

(2) Mode 是引脚功能模式设置,其可用常量定义如下。

#define	GPIO_MODE_INPUT	0x0000000U	//输入浮空模式
#define	GPIO_MODE_OUTPUT_PP	0x0000001U	//推挽输出模式
#define	GPIO_MODE_OUTPUT_OD	0x00000110	//开漏输出模式
#define	GPIO_MODE_AF_PP	0x0000002U	//复用功能推挽模式
#define	GPIO_MODE_AF_OD	0x0000012U	//复用功能开漏模式
#define	GPIO_MODE_ANALOG	0x00000030	//模拟信号模式
#define	GPIO_MODE_IT_RISING	0x10110000U	//外部中断,上升沿触发
#define	GPIO_MODE_IT_FALLING	0x10210000U	//外部中断,下降沿触发
#define	GPIO_MODE_IT_RISING_FALLING	0x10310000U	//上升、下降沿触发

(3) Pull 定义是否使用内部上拉或下拉电阻,其可用常量定义如下。

#define	GPIO_NOPULL	0x0000000U	//无上拉或下拉
#define	GPIO_PULLUP	0x0000001U	//上拉
#define	GPIO_PULLDOWN	0x0000002U	//下拉

(4) Speed 定义输出模式引脚的最高输出频率,其可用常量定义如下。

GPIO_SPEED_FREQ_LOW	0x0000000U	//2MHz
GPIO_SPEED_FREQ_MEDIUM	0x0000001U	//12.5 \sim 50MHz
GPIO_SPEED_FREQ_HIGH	0x0000002U	$//25\!\sim\!100$ MHz
GPIO_SPEED_FREQ_VERY_HIGH	0x00000030	$//50\!\sim\!200 MHz$
	GPIO_SPEED_FREQ_LOW GPIO_SPEED_FREQ_MEDIUM GPIO_SPEED_FREQ_HIGH GPIO_SPEED_FREQ_VERY_HIGH	GPIO_SPEED_FREQ_LOW 0x0000000U GPIO_SPEED_FREQ_MEDIUM 0x0000001U GPIO_SPEED_FREQ_HIGH 0x0000002U GPIO_SPEED_FREQ_VERY_HIGH 0x00000030

(5) Alternate 定义引脚的复用功能,在 stm32f1xx hal gpio_ex.h 文件中定义了这个参数的可用宏定义,这些复用功能的宏定义与具体的 MCU 型号有关,部分定义示例如下。

#define	GPIO_AF1_TIM1	((uint8_t)0x01)	//TIM1 复用功能映射
#define	GPIO_AF1_TIM2	((uint8_t)0x01)	//TIM2 复用功能映射
#define	GPIO_AF5_SPI1	((uint8_t)0x05)	//SPI1 复用功能映射
#define	GPIO_AF5_SPI2	((uint8_t)0x05)	//SPI2 复用功能映射
#define	GPIO_AF7_USART1	((uint8_t)0x07)	//USART1 复用功能映射
#define	GPIO_AF7_USART2	((uint8_t)0x07)	//USART2 复用功能映射
#define	GPIO_AF7_USART3	((uint8_t)0x07)	//USART3 复用功能映射

2. 设置引脚输出的 HAL_GPIO_WritePin()函数

使用 HAL_GPIO_WritePin()函数向一个或多个引脚输出高电平或低电平。原型定义如下。

void HAL_GPI0_WritePin(GPI0_TypeDef * GPI0x, uint16_t GPI0_Pin,GPI0_PinState PinState);

其中,参数 GPIOx 是具体的端口基地址; GPIO_Pin 是引脚号; PinState 是引脚输出电平, 它是 GPIO_PinState 枚举类型,在 stm32f1 xx_hal_gpio.h 文件中的定义如下。

```
typedef enum
{
    GPIO_PIN_RESET = 0,
    GPIO_PIN_SET
}GPIO PinState;
```

GPIO_PIN_RESET 表示低电平,GPIO_PIN_SET 表示高电平。例如,要使 PF9 和 PF10 输出低电平,可使用如下代码。

HAL_GPIO_WritePin (GPIOF, GPIO_PIN_9 | GPIO_PIN_10, GPIO_PIN_RESET);

若要输出高电平,只需修改为如下代码。

HAL_GPIO_WritePin(GPIOF,GPIO_PIN_9 | GPIO_PIN_10,GPIO_PIN_SET);

3. 读取引脚输入的 HAL_GPIO_ReadPin()函数

HAL_GPIO_ReadPin()函数用于读取一个引脚的输入状态。原型定义如下。

GPI0_PinState HAL_GPI0_ReadPin(GPI0_TypeDef * GPI0x, uint16_t GPI0_Pin);

函数的返回值是 GPIO_PinState 枚举类型。GPIO_PIN_RESET 表示输入为 0(低电平),GPIO_PIN_SET 表示输入为 1(高电平)。

4. 翻转引脚输出的 HAL_GPIO_TogglePin()函数

HAL_GPIO_TogglePin()函数用于翻转引脚的输出状态。例如,引脚当前输出为高电平,执行此函数后,引脚输出为低电平。原型定义如下,只需传递端口号和引脚号。

void HAL_GPI0_TogglePin (GPI0_TypeDef * GPI0x, uint16_t GPI0_Pin)

5.4 STM32 的 GPIO 使用流程

根据 I/O 端口的特定硬件特征, I/O 端口的每个引脚都可以由软件配置成多种工作 模式。

在运行程序之前,必须对每个用到的引脚功能进行配置。

(1) 如果某些引脚的复用功能没有使用,可以先配置为 GPIO。

(2) 如果某些引脚的复用功能被使用,需要对复用的 I/O 端口进行配置。

(3) I/O 具有锁定机制,允许冻结 I/O。当在一个端口位上执行了锁定(LOCK)程序 后,在下一次复位之前,将不能再更改端口位的配置。

5.4.1 普通 GPIO 配置

GPIO 是最基本的应用,其基本配置方法如下。

(1) 配置 GPIO 时钟,完成初始化。

(2)利用 HAL_GPIO_Init()函数配置引脚,包括引脚名称、引脚传输速率、引脚工作模式。

(3) 完成 HAL_GPIO_Init()函数的设置。

5.4.2 I/O 复用功能 AFIO 配置

I/O复用功能 AFIO 常对应到外设的输入输出功能。使用时,需要先配置 I/O 为复用功能,打开 AFIO 时钟,然后再根据不同的复用功能进行配置。对应外设的输入输出功能有以下 3 种情况。

(1)外设对应的引脚为输出:需要根据外围电路的配置选择对应的引脚为复用功能的 推挽输出或复用功能的开漏输出。

(2) 外设对应的引脚为输入:根据外围电路的配置可以选择浮空输入、带上拉输入或 带下拉输入。

(3) ADC 对应的引脚: 配置引脚为模拟输入。

5.5 采用 STM32CubeMX 和 HAL 库的 GPIO 输出应用实例

本实例实现使用固件库点亮 LED。

5.5.1 STM32的 GPIO 输出应用硬件设计

STM32F103 与 LED 的连接如图 5-6 所示。这是一个 RGB LED 灯,由红、蓝、绿 3 个 LED 构成,使用 PWM 控制时可以混合成不同的颜色。 4700 页 47

这些 LED 的阴极都连接到 STM32F103 的 GPIO 引脚, 只要控制 GPIO 引脚的电平输出状态,即可控制 LED 的亮/ 灭。如果使用的开发板中 LED 的连接方式或引脚不一样,

只需修改程序的相关引脚即可,程序的控制原理相同。

LED 电路是由外接 3.3V 电源驱动的。当 GPIO 引脚输出为 0 时, LED 点亮;输出为 1 时, LED 熄灭。

在本实例中,根据图 5-6 设计一个电路,使 LED 循环显示如下。

- (1) 红灯亮 1s, 灭 1s。
- (2) 绿灯亮 1s, 灭 1s。
- (3) 蓝灯亮 1s, 灭 1s。
- (4) 红灯亮 1s, 灭 1s。
- (5)轮流显示,红、绿、蓝、黄、紫、青、白各1s。

(6) 关灯 1s。

5.5.2 STM32的 GPIO 输出应用软件设计

1. 通过 STM32CubeMX 新建工程

通过 STM32CubeMX 新建工程的步骤如下。



图 5-6 STM32F103 与 LED 的连接

1) 新建文件夹

在 D 盘根目录新建 Demo 文件夹,这是保存所有工程的地方,在该目录下新建 LED 文件夹,这是保存本实例新建工程的文件夹。

2) 新建 STM32CubeMX 工程

如图 5-7 所示,在 STM32CubeMX 开发环境中执行 File→New Project 菜单命令或通 过 STM32CubeMX 启动界面中的 New Project 提示窗口新建工程。



图 5-7 新建 STM32CubeMX 工程

3) 选择 MCU 或开发板

以 MCU 为例, Commercial Part Number 选择 STM32F103ZET6, 如图 5-8 所示。

CU/MPU Selector	Board Selector Exan	nple Selecto	r Cross Selector						
CU/MPU Filters)						
*	B 🛱 J		Features	Block Diagram	Docs & Resources	CAD Resources	Datasheet	Buy 📑 Sta	art Project
Commercial Part Number	STM32F103ZCT7TR STM32F103ZDH6	~	*						
α	STM32F103ZDH6TR				253	and the second	and a star		
PRODUCT INFO	STM32F103ZDH7 STM32F103ZDT6	×		STM32			1111		
Segment	STM32F103ZDT7	- 11		Cube		(S)	1103-7 16 1		
Series	STM32F103ZEH6 STM32F103ZEH6TR				OF OF		I I I Be men		
Line	STM32F103ZEH7			The second se		Fill A	·		
Marketing Status	STM32F103ZEH7TR STM32F103ZET6			A STATE			Tintap		
Price	STM32F103ZET6TR			130	ALL ALLAND				
	CTM20E4027ET7			18.40	NATE OF BE	and the second second	 Relations and 		
Package	STW32F1032E17								
Package	STM32F103ZE17 STM32F103ZFH6 STM32F103ZFH6TR								
Package Core Coprocessor	STM32F1032E17 STM32F1032FH6 STM32F1032FH6TR STM32F1032FH7 STM32F1032FH7 STM32F1032FT6			STM32U5 with comm	ultra-low-po	wer MCU se	ries	57	
Package Core Coprocessor MEMORY	STM32F1032E17 STM32F103ZFH6 STM32F103ZFH6TR STM32F103ZFH7 STM32F103ZFT6 STM32F103ZFT7 STM32F103ZGH6			STM32U5 with comp	ultra-low-po prehensive S	wer MCU se TM32Cube	ries ecosystem	57	
Package Core Coprocessor MEMORY Flash From 0 to 4 0	STM32F1032FH6 STM32F1032FH6 STM32F1032FH6 STM32F1032FH7 STM32F1032FT7 STM32F1032FT7 STM32F1032GH6 STM32F1032GH6J	4096	MCUs/MPUs List:	STM32U5 with comp	ultra-low-po prehensive S + Display simil	wer MCU se TM32Cube	ries ecosystem	57	ث Export
Package Core Coprocessor MEMORY Flash From 0 to 4 0 FEPROM From 0	STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F17 STM32F1032F17 STM32F1032F17 STM32F1032G163 STM32F1032G163 STM32F1032G163 H035 (bytes)	4096	MCUs/MPUs List: Commerci	STM32U5 to with comp 3542 items Part No Reference	ultra-low-po prehensive S + Display simi	wer MCU se TM32Cube	ries ecosystem	× Flash × RAM 3	th Export
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0	STM32F1032FH6 STM32F1032FH6 STM32F1032FH6TR STM32F1032FH7 STM32F1032FH7 STM32F1032FH7 STM32F1032GH6 STM32F1032GH6J 00 to 16384 (Bytes)	4096	MCUs/MPUs List: • Commerci \$\phi\$ STM32C011	STM32U5 with comp 3542 items Part No Reforence STM32C01	iltra-low-po prehensive S + Display simi Marketin A (na Pice for Coming s NA	wer MCU se TM32Cube	ries ecosystem	× Flash × RAM x 32 kBy 5 kByte	Export S 10 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0	SIM32F1032F16 STM32F1032F16 STM32F1032F146TR STM32F1032F17 STM32F1032F17 STM32F1032F16 STM32F1032CF16 STM32F1032CF16 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032CF10 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM32F1032F16 STM	4096	MCUs/MPUs List: Commercia \$\phi STM32C011 \$\phi STM32C011	STM32U5 to with comp 3542 items Part No. Reference STM32C01 STM32C01	Altra-low-por prehensive S Automatica Unit Processor Coming s NA	wer MCU se TM32Cube	ries ecosystem	× Fiash × RAM x 32 kBy 6 kByte x 32 kBy 6 kByte	Export Export S 10 48 MHz s 10 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0 RAM Total From	SIM32F1032F16 STM32F1032F16 STM32F1032F16T STM32F1032F16T STM32F1032F16T STM32F1032F16 STM32F1032F16 STM32F1032CH6 d137(regrees)	4096	MCUs/MPUs List: [•] Commercia ☆ STM32C011 ☆ STM32C011 ☆ STM32C011	STM32U5 to with comp 3642 items Part No Reference STM32001 STM32001	Altra-low-po prehensive S A Display simi Marketin & Int Proc for Coming s NA Coming s NA	wer MCU se TM32Cube Iaritems	ries ecosystem	× Flash × FAM * x 32 kBy6 kByte x 32 kBy6 kByte 16 kBy6 kByte	Export Export S10 48 MHz S10 48 MHz S18 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0 RAM Total From 2	STM32F1032F146 STM32F1032F146 STM32F1032F147 STM32F1032F147 STM32F1032F17 STM32F1032F17 STM32F1032F17 STM32F1032G146 J00 (16384 (Bytes))	4096	MCUs/MPUs List: Сотпесса ф STM32C011 ф STM32C011 ф STM32C011 ф STM32C011	STM32U5 to with comp 3542 items STM32C01 STM32C01 STM32C01 STM32C01 STM32C01 STM32C01	Littra-low-por prehensive S - Display simi Marketin - 2 Ind Prec for- coming s NA Coming s NA Coming s NA	wer MCU se TM32Cube	ries ecosystem	× Flash × RAM : x 32 kBy 6 kByte x 32 kBy 6 kByte 16 kBy 6 kByte 16 kBy 6 kByte	Export Export Sov arcque Sov arcqu
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0 RAM Total From 2 BAM From 2 to 210	SIM32F 1032E11 SIM32F 1032FH6 SIM32F 1032FH6 SIM32F 1032FH6 SIM32F 1032F16 SIM32F 1032F16 SIM32F 1032F16 SIM32F 1032F16 SIM32F 1032CH6 J 1016384 (Eytes)	4096	MCUs/MPUs List: © Commercia \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011	STM32U5 or with comp 3542 items Part No Reference STM3201 STM3201 STM3201 STM3201 STM3201 STM3201 STM3201 STM3201	Altra-low-por prehensive S de Display simi Marketin a Unit Proc for Coming s NA Coming s NA Coming s NA Coming s NA	wer MCU se TM32Cube (lar fems	ries ecosystem WLCSP 12 17x142 WLCSP 12 17x142 TSSOP-20 UFGPPN 23 3:3:3:0	× Firsh × PAM x. 32 Hby6 Hbyte x. 32 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte	Export Export XO2 Request 10 48 MHz 10 48 MHz 11 48 MHz 18 48 MHz 18 48 MHz 18 48 MHz 18 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 RAM Total From 2 RAM From 2 to 22	SIMU2F 1022FH6 SIMU2F 1022FH6 SIMU2F 1022FH67 SIMU2F 1022FH7 SIMU2F 1022FH7 SIMU2F 1022FH7 SIMU2F 1022CH6 SIMU2F 1022CH6 SIMU2F 1022CH6 JUD 16 1634 (Bytes)	4096	MCUs/MPUs List: ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011	STM32U5 to with comp 3642 items Part 80 STM3201 STM3201 STM3201 STM3201 STM3201 STM3201	Http://www.actionalized-low-point Display similar Arrong as NA Coming s NA Coming s NA Coming s NA Coming s NA	wer MCU se TM32Cube o tar tems	ries ecosystem	 Extent >: 2.54. x 32 kBy 6 kByte x 32 kBy 6 kByte 16 kBy 6 kByte 	Ch Export Sox Freque 10 48 MHz 10 48 MHz 10 48 MHz 18 48 MHz 18 48 MHz 18 48 MHz 18 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0 RAM Total From 2 2	SIM32F 1032E17 SIM32F 1032E146 SIM32F 1032E1467 SIM32F 1032E1467 SIM32F 1032E147 SIM32F 1032E14 SIM32F 1032E145 SIM32F 1032E145 S	4096 16384 2514 2514	MCUs/MPUs List: [↑] Commerciu- [↑] STM32C011 [↑] STM32C011 [↑] STM32C011 [↑] STM32C011 [↑] STM32C011 [↑] STM32C011 [↑] STM32C011	3542 Rems 3542 Rems 3542 Rems 351422001 STM22001 STM22001 STM2201 STM2201 STM2201 STM2201 STM2201	Daptay sim Daptay sim Daptay sim Daptay sim Daptay sim Daptay sim Daptay Dapt	wer MCU se TM32Cube	ries ecosystem WLCSP 12 17x142 WLCSP 12 17x142 TSSOP 20 UFGFN 20 3c340 UFGFN 20 3c340 UFGFN 20 3c340	 Fash × EAM x. 32 kBy6 kByte x. 32 kBy6 kByte x. 6 kByte x. 7 kByte x. 7 kByte x. 8 kByte x. 8 kByte x. 8 kByte <li< td=""><td>C Export 1028 requires 10 48 MHz s 10 48 MHz s 18 48 MHz</td></li<>	C Export 1028 requires 10 48 MHz s 10 48 MHz s 18 48 MHz
Package Core Coprocessor MEMORY Flash, From 0 to 4 0 RAM Total From 2 RAM From 2 to 2 2 CCM RAM From 7 to 2 2	SIMU2F 1022E17 SIMU2F 1022F146 SIMU2F 1022F146 SIMU2F 1022F147 SIMU2F 1022F17 SIMU2F 1022F17 SIMU2F 1022F17 SIMU2F 1022F17 SIMU2F 1022F16 SIMU2F 1022F16 SIMU2F 1022F16 SIMU2F 1022F16 SIMU2F 1022F17 SIMU2F 1027F17 SIMU2F 1027F17 SIM	4096 16384 2514 2514	MCUs/MPUs List: © Commercia \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011 \$ STM320011	STM32U5 to with comp 3542 8ems STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2201 STM2200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200 STM200	Littra-low-po' prehensive S drawma (m prestar comig s. NA comig s. NA	wer MCU se TM32Cube far tens	<u>ries</u> ecosystem W.CSP 12.11x142 W.CSP 12.11x142 TSSOP 20 UrGPH 20.3x30.0 UrGPH 20.3x30.0 TSSOP 20 TSSOP 20 TSSOP 20	 Flesh × EAM x. 32 Hby. 6 Hbyte x. 32 Hby. 6 Hbyte 16 Hby. 6 Hbyte 32 Hby. 6 Hbyte 32 Hby. 6 Hbyte 	Export Export Store Response To 48 MHz S10 48 MHz S18 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 EEPROM From 0 0 RAM Total From 2 RAM From 2 to 22 2 CCM RAM From 10 0	SINU2F1022F14 SINU2F1022F146 SINU2F1022F147 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SIN	4096 16384 2514 32	MCUs/MPUs List: ▲ Commerces ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011 ☆ STM320011	STM32U5 u with comp 3542 items 2013 SIM02001	Littra-low-poi prehensive S - Display sim dissuring of the Saves for- Coming a - NA Coming a - NA Coming a - NA Coming a - NA Coming a - NA	wer MCU se TM32Cube (lar tens 2 seed	ries ecosystem W.CSP 12 1.7x142 W.CSP 12 1.7x142 TSSOP-20 UFGPPN 23 33x04 UFGPPN 23 33x04 UFGPPN 23 33x04 UFGPPN 23 33x04	x. 32 kBy. 6 kByte x. 32 kBy. 6 kByte 16 kBy. 6 kByte 21 kBy. 6 kByte 32 kBy. 6 kByte 32 kBy. 6 kByte 32 kBy. 6 kByte	Export Storedum St
Package Core Coprocessor MEMORY Flash From 0 to 4 0 RAM From 2 to 2 CCM RAM From 2 to	SIMU2F1022E17 SIMU2F1022F16T SIMU2F1022F16T SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F1022F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU2F102F17 SIMU	4096 16384 2514 2514 32	MCUs/MPUs List:	STM32U5 II 9/10 20 Reference 5/42 & dems StM22001 STM22001 STM22001	LItra-low-po' prehensive S desemble Mitteet Coming L. NA Coming L. NA	wer MCU se TM32Cube of ar tens teres	Nucse Pessar WLCSP 12 1 174 42 WLCSP 12 1 174 42 WLCSP 12 1 174 42 WLCSP 12 1 174 42 TSSOP 20 UFGPN 20 3:3:3:0 UFGPN 20 3:3:3:0 UFGPN 20 3:3:3:0 UFGPN 20 3:3:3:0 UFGPN 20 3:3:3:0	 Fash × 2AM x. 32 Hby. 6 Hbyle x. 45 Hby. 6 Hbyle x. 32 Hby. 6 Hbyle x. 32 Hby. 6 Hbyle 	(*) Export 2 026 Frequencies 5 10 48 MHz 5 18 48 MHz
Package Core Coprocessor MEMORY Flash From 0 to 4 0 RAM Total From 2 RAM From 2 to 2: 2 CCM RAM From 0 On-chip SRAM From	SINU2F1022F14 SINU2F1022F146 SINU2F1022F147 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F17 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F1022F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F102F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 SINU2F18 S	4096 16384 2514 32	MCUs/MPUs List:	STM32U5 tr with comp 3542 items 2010 strazon STM2201 strazon	Littra-low-poi prehensive S designed for the star Coming L. MA Coming L. MA	wer MCU se TM32Cube o Iar tems	ries ecosystem ² Резон ² М.С.S.Р. 12.17.14 ³ ТЗБОР-20 ³ ГЗБОР-20 ³ СССР 12.17.14 ³ ТЗБОР-20 ³	 24496 Hbyte 32 Hby6 Hbyte 32 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte 32 Hby6 Hbyte 32 Hby6 Hbyte 32 Hby6 Hbyte 32 Hby6 Hbyte 16 Hby6 Hbyte 16 Hby6 Hbyte 17 Hby6 Hbyte 18 Hby6 Hbyte 	Export Style Except Style E

图 5-8 选择 Commercial Part Number

在 MCUs/MPUs List 中选择 STM32F103ZET6,如图 5-9 所示。

MCUs/MPUs List: 2 items					🕂 Display similar ite	ems					фЕ	xport
*	Commercial Part 👘	Part	Reference	Marketin	×Unit Price for×	Board	×	Package X	Flash X	RAM >	<i o×<="" td=""><td>Frequ×</td></i>	Frequ×
	STM32F103ZET6	OT	STM32F103	Active	6.2857		LQFP	144 20x20x1.4	512 kB6	4 kBy	. 112	72 MHz
	STM32F103ZET6TR	51	STM32F103	Active	6.2857		LQFP	144 20x20x1.4	512 kB6	4 kBy	. 112	72 MHz

图 5-9 在 MCUs/MPUs List 中选择 STM32F103ZET6

单击 Start Project 按钮启动工程,如图 5-10 所示。

W New Project								×
MCU/MPU Selector Board Selector Example Se	ector Cro	ss Selector						
MCU/MPU Filters								
★ 🖻 🗟 う		Features	Block Diagram	Docs & Resources	CAD Resources	Datasheet	📑 Buy	Start Project
Commercial STM32F103ZET6 V		STM32F1 Series						Open in STM32CubeM
Part Number	습		water and an	Mainetream Perform	ance line Arm Cor	tex M3 MCI with	512 Khutee	of Elach
۹ 📉 🔶 + –		STM32F	=103 ZET 6	memory, 72 MHz CP	U, motor control, L	JSB and CAN	JIZ KUYICS	UT Hash
PRODUCT INFO		ACTIVE		Unit Price for 10kU (US\$): 6.2	2857			
Segment >		Product is in m	lass production			LQFP 14	44 20x20x1.4 mr	n
Series >		The STM32F1	03xC. STM32F10	3xD and STM32F103xE perf	ormance line family inco	propriates the high-per	formance ARM	M [®] Cortex [®] -M3 32-bit
Line >	1	RISC core oper and an extension	rating at a 72 MH we range of enha	z frequency, high-speed emb nced I/Os and peripherals co	edded memories (Flasi innected to two APB bu	h memory up to 512 Ki ses. All devices offer ti	bytes and SR/ hree 12-bit AE	AM up to 64 Kbytes), DCs. four general-
Marketing Status >		purpose 16-bit	timers plus two P	WM timers, as well as standa	ard and advanced comr	munication interfaces:	up to two I ² Cs	, three SPIs, two
Price >		I ² Ss, one SDIC The STM32F1), five USARTs, an 03xC/D/E high-de	n USB and a CAN. ensity performance line family	operates in the -40 to	+105 °C temperature	range, from a	2.0 to 3.6 V power
Package >		supply. A comp These features	orehensive set of s make the STM3	power-saving mode allows th 2F103xC/D/E high-density pe	e design of low-power a	applications. Introller family suitable	for a wide rar	nge of applications
Core >		such as motor	drives, applicatio	n control, medical and handh	eld equipment, PC and	gaming peripherals, C	GPS platforms	, industrial
Coprocessor >		applications, r	Los, inventors, pr	intera, acumera, diurn ayate	and video intercom, and			
MEMORY	s	Features						
Flash = 512 (kBytes)	MCI	Js/MPUs List: 2 iter	ms		ar items			🖒 Export
STZ EEDDOM = 0 (Ridee)		ommercial Part	Part Reference	e Marketin×Unit Price for	× Board	× Pack	age X I	Flash × RAM × VO× Frequ×
	☆ S	TM32F103ZET6	ST STM32F10	I3Active 6.2857		LQFP 144 2	0x20x1.4 5	12 kB 64 kBy 112 72 MHz
	습 S	TM32F103ZET6TR	STM32F10	I3Active 6.2857		LQFP 144 2	0x20x1.4 5	12 kB 64 kBy 112 72 MHz
64								
RAM = 64 (kBytes)								
64								
CCM RAM = 0 (kBytes)								
0								
On-chip SRAM = 0 (kBytes)								
0								
19-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-								

图 5-10 启动工程

4) 保存 STM32Cube MX 工程

执行 File→Save Project 菜单命令,保存工程到 LED 文件夹,如图 5-11 所示。

STM32 File Home STM32F103ZETx New Project Ctr Load Project Ctr Categories Q Q Categories A.>Z System Core Recent Projects	MX STM32CubeMX Untitled: STM32F103ZETx								
Home STM32F103ZETX New Project Ctr Load Project Ctr Dinout & Cc Import Project Ctr Save Project Ctr Save Project Ctr Save Save the current Close Project Generate Report Ctr System Core	Win								
Load Project Ctr Pinout & Cc Import Project Ctr Save Project ctr Save Project ctr Categories A->Z System Core > Recent Projects	^N nfigu								
Pinout & Cc Import Project ctr Save Project ctr Save Save the current Close Project Generate Report Ctr System Core	L								
Q Save Project Ctr Q Q Save Save the current Categories A->Z System Core Recent Projects	1								
Q Save Save the current Categories A->Z System Core Recent Projects	s								
System Core > Recent Projects	Project								
System Core > Recent Projects	R								
	•								
Analog >	X								

图 5-11 保存工程

生成的 STM32CubeMX 文件 LED. ioc 如图 5-12 所示。

■ > 此电脑 > 开发(D:) > Demo > LED								
		修改日期	类型	大小				
*	MX LED.ioc	2022/11/7 15:21	STM32CubeMX	3 KB				

图 5-12 生成的 STM32CubeMX 文件

此处直接配置工程名称和保存位置,后续生成的工程应用结构(Application Structure) 为 Advanced 模式,即 Inc、Src 文件夹存放于 Core 文件夹下,如图 5-13 所示。

此电脑 > 开发	ż(D:) → Demo → LED →	Core		
名称	~	修改日期	类型	大小
🖌 🗌 Inc		2022/11/8 9:14	文件夹	
Src		2022/11/8 9:14	文件夹	

图 5-13 Advanced 模式的工程应用结构

5) 生成工程报告

执行 File→Generate Report 菜单命令生成当前工程的报告文件 LED. pdf,如图 5-14 所示。

MX STM32CubeMX LED.ioc: STM32F103ZE	Tx		
STM32 CubeMX	File	١	Window
Home 🔪 STM32F103ZETx 🔪	New Project	Ctrl-N	nfiguration
	Load Project	Ctrl-L	
Pinout & Co	Import Project	Ctrl-I	
	Save Project	Ctrl-S	
	Save Project As .	Ctrl-A	
× • •	Close Project		
Categories <u>A->Z</u>	Generate Report	Ctrl-R	
System Core >	Recent Generate	Project r	eport files (pdf and txt)
	Exit	Ctrl-X	

图 5-14 生成工程报告

6) 配置 MCU 时钟树

在 Pinout & Configuration 工作界面,选择 System Core→RCC,根据开发板实际情况, High Speed Clock(HSE)选择为 Crystal/Ceramic Resonator(晶体/陶瓷晶振),如图 5-15 所示。

切换到 Clock Configuration 工作界面,配置完成的时钟树如图 5-16 所示。

7) 配置 MCU 外设

根据 LED 电路,整理出 MCU 连接的 GPIO 引脚的输入/输出配置,如表 5-2 所示。

MX STM32Cube	MX LED.ioc: S	TM32F103	ZETx				
STM32 CubeMX			File	Window	Help		
Home >	STM32F103	3ZET×	LED.ioc - Pinout & Co	onfiguration	\rangle		
	Pir	nout & (Configuration			Clock Configuration	
						✓ Software Packs	~
Q	~	0			RCC Mode and Co	onfiguration	
Categories	A->Z				Mode		
System C	ore	~	High Speed Clock (HSE)	Disable			~
	÷		Low Speed Clock (LSE)	Disable	-la Causaa		
DMA			Master Clock Output	Cn/stal/Ceran	nic Resonator		
GPIO				orystal/Octain			
IWDG							
RCC		- 1					
✓ SYS		- 1					
WWD	G						





图 5-16 配置完成的时钟树

用户标签	引脚名称	引脚功能	GPIO 模式	上拉或下拉	端口速率
LED1_RED	PB5	GPIO_Output	推挽输出	上拉	最高
LED2_GREEN	PB0	GPIO_Output	推挽输出	上拉	最高
LED3_BLUE	PB1	GPIO_Output	推挽输出	上拉	最高

表 5-2 MCU 引脚配置

根据表 5-2 进行 GPIO 引脚配置。在引脚视图上单击相应的引脚,在弹出的菜单中选择引脚功能。与 LED 连接的引脚是输出引脚,设置引脚功能为 GPIO_Output,具体步骤如下。

在 Pinout & Configuration 工作界面选择 System Core→GPIO,此时可以看到与 RCC 相关的两个 GPIO 已自动配置完成,如图 5-17 所示。

Pinout & Configuration				Clock Configuration				
						✓ Software F	Packs	~
Q 🗇			į	GPIO Mode and C	Configuration			
Categories A->Z				Configura	tion			
System Core V	Group By Pe	ripherals						~
¢ DMA	S GPIO							
GPIO IWDG NVIC	Search Signa Search (Ctrl-	als + <i>F</i>)					Show only	Modified Pins
✓ RCC ✓ SYS	Pin Name	Signal on Pin	GPIO output I	GPIO mode	GPIO Pull-up.	Maximum out	User Label	Modified
WWDG	OSC_OUT	RCC_OSC_OUT	n/a	n/a	n/a	n/a		

图 5-17 RCC 相关 GPIO 配置

以控制红色 LED 的 PB5 引脚为例,通过搜索框搜索可以定位 I/O 的引脚位置或在引 脚视图上选择 PB5,视图中会闪烁显示,配置 PB5 的属性为 GPIO_Output,如图 5-18 所示。



图 5-18 配置 PB5 引脚为 GPIO_Output

在 GPIO 组件的模式和配置(GPIO Mode and Configuration)界面对每个 GPIO 引脚进 行更多的设置。例如,GPIO 输入引脚是上拉还是下拉,GPIO 输出引脚是推挽输出还是开 漏输出,按照表 5-2 的内容设置引脚的用户标签。所有设置是通过下拉列表选择的。GPIO 输出引脚的最高输出速率指的是引脚输出变化的最高频率。初始输出设置根据电路功能确 定,此工程 LED 默认输出高电平,即灯不亮状态。具体步骤如下。

如图 5-19 所示,配置 PB5 引脚属性,GPIO output level 选择 High,GPIO mode 选择 Output Push Pull,GPIO Pull-up/Pull-down 选择 Pull-up,Maximum output speed 选择 High,User Label 定义为 LED1_RED。

			Config	guration			
Group By	⊃eripherals						~
SPIO	RCC						
Search Sig	Inals						
Search (C	trl+F)					Show onl	y Modified Pins
Pin Name	Signal on Pin	GPIO output I	GPIO mode	GPIO Pull-up/	. Maximum out	User Label	Modified
PDS	n/a	High	Output Push	Pull-up	High	LEDI_RED	V
PB5 Config	uration :						
			-				
GPIO outp	ut level		F	ligh			~
GPIO mod	e		C	Output Push Pull			~
			-				
GPIO Pull-	up/Pull-down		F	Pull-up			~
Maximum	output speed		F	ligh			~
User Labe			L	ED1_RED			

图 5-19 PB5 引脚配置

用同样的方法配置 LED2_GREEN(PB0)和 LED3_BLUE (PB1)。

我们为引脚设置了用户标签,在生成代码时,STM32CubeMX 会在 main.h 文件中为这些引脚定义宏定义符号,然后在 GPIO 初始化函数中使用这些符号。

配置完成后的 GPIO 引脚如图 5-20 所示。

System Core 🗸 🗸	Group By Pe	eripherals						~
\$	Section 3 GPIO	S RCC						
DMA								
GPIO IWDG NVIC	Search Sign Search (Ctri	als + <i>F)</i>					Show onl	y Modified Pins
✓ RCC	Pin Name	Signal on Pin	GPIO output I	GPIO mode	GPIO Pull-up/	. Maximum out	User Label 🌲	Modified
V SYS	PB5	n/a	High	Output Push	Pull-up	High	LED1_RED	\checkmark
WWWDG	PB0	n/a	High	Output Push	Pull-up	High	LED2_GREEN	~
	PB1	n/a	High	Output Push	Pull-up	High	LED3 BLUE	

图 5-20 配置完成后的 GPIO 引脚

8) 配置工程

在 Project Manager 工作界面 Project 栏下, Toolchain/IDE 选择为 MDK-ARM, Min Version 选择为 V5,可生成 Keil MDK 工程,选择 STM32CubeIDE,可生成 STM32CubeIDE 工程。其余配置默认即可,如图 5-21 所示。

STM32CubeMX LED.ioc*: STM32F1032	Tx			- 0 ×
STM32	File Window	Help		💩 🖬 🛛 y 🛧 🖅
Home > STM32F103ZETx >	LED.ioc - Project Manager			GENERATE CODE
Pinout & Co	onfiguration	Clock Configuration	Project Manager	Tools
	Project Settings			
	Project Name	LED		
Project	Project Location	D-Demo	Browse	
	Application Structure	Advanced 🗸	generate the main()	
	Toolchain Folder Location	D:\DemolLED\		
Code Generator	Teolchain / IDE	MDK.ADM V Min Vareine VS V El Gener	ate Linder Root	
	Torrenam / tore.	THE COUNTY OF		
	Linker Settings			
Advanced Settings	Minimum Heap Size	0×200		
	Menmum Stack, Size	0440		
	Thread-safe Settings			
	Cortex-M3NS			
	Enable multi-threaded support			
	Thread-safe Locking Strategy	Datault - Manninn suitable strateny deserving on RTOS selection		
	······································	former weathing seases county, otherway on the original country of		
	Mcu and Firmware Package			1
	Mcu Reference	STM32F1032ETx		
	Firmware Package Name and Version	STM32Cube FW F1V184	dest available version	
	e rune and restor			
	E Use Default Firmware Location			
	European Delation Data	Public and EDVED/ETHIDDO dos Reportement/THIDDodgs, EW, E1, 141 8 4	Brown	
	r ministere rosauve Path	A ADDITION AND AN ADDITIONAL	200926	

图 5-21 配置工程

若前面已经保存过工程,生成的工程应用结构默认为 Advanced 模式,此处不可再次修改;若前面未保存过工程,此处可修改工程名,存放位置等信息,生成的工程应用结构为 Basic 模式,即 Inc、Src 为单独的文件夹,不存放于 Core 文件夹内,如图 5-22 所示。

名称	修改日期	类型	大小
Drivers	2022/11/7 11:41	文件夹	
Inc	2022/11/8 7:55	文件夹	
MDK-ARM	2022/11/8 7:55	文件夹	
Src	2022/11/8 7:55	文件夹	
STM32CubeIDE	2022/11/8 7:55	文件夹	
.mxproject	2022/11/7 13:23	MXPROJECT 文件	9 KB
MX LED.ioc	2022/11/7 13:23	STM32CubeMX	5 KB

图 5-22 Basic 模式工程应用结构

在 Project Manager 工作界面 Code Generator 栏,按图 5-23 勾选 Generated files 选项。

	/STM32Cube MCU packages and embedded software packs
	O Copy all used libraries into the project folder
Project	Copy only the necessary library files
higeet	O Add necessary library files as reference in the toolchain project configuration file
	/ Generated files
	Generate peripheral initialization as a pair of '.c/.h' files per peripheral
	□ Backup previously generated files when re-generating
	Keep User Code when re-generating
	Delete previously generated files when not re-generated
Advanced Settings	
	/HAL Settings
	Set all free pins as analog (to optimize the power consumption)
	Enable Full Assert
	Tanalata Cattinan
	rempiate Setungs
	Select a template to generate customized code Settings

图 5-23 Generated files 配置

9) 生成 C 代码工程

返回 STM32CubeMX 主界面,单击 GENERATE CODE 按钮生成 C 代码工程。生成代码后, STM32CubeMX 会弹出提示打开工程对话框,如 图 5-24 所示。

2. 通过 Keil MDK 实现工程

1) 打开工程

```
    Image: Code Generation
    X

    Image: The Code is successfully generated under :
    D:/Demo/LED

    Droject language : C
    Project language : C

    Image: Open Folder
    Open Project
    Close
```

图 5-24 Code Generation 提示框

打开 LED/MDK-Arm 文件夹下的工程文件 LED. uvprojx,如图 5-25 所示。

名称 ^	修改日期	类型	大小
DebugConfig	2022/11/23 11:24	文件夹	
LED	2022/11/23 11:24	文件夹	
RTE	2022/11/23 11:24	文件夹	
LED.uvoptx	2022/11/23 11:24	UVOPTX 文件	4 KB
🔣 LED.uvprojx	2022/11/23 11:24	礦ision5 Project	19 KB
startup stm32f103xe.s	2022/11/23 11:24	S 文件	15 KB

图 5-25 MDK-Arm 文件夹

2) 编译 STM32CubeMX 自动生成的 MDK 工程

在 MDK 开发环境中执行 Project→Rebuild all target files 菜单命令或单击工具栏的 Rebuild 按钮 编译工程,如图 5-26 所示。

D:\Demo\MDK\1-LED\MDK-ARM\LED	Awarok - Wision			- 0 X
File Edit View Project Flash Debut	a Peripherals Tools SVCS Window Help			
00000000000	←→ PEBB FF # # B SRISSES Q. ● ○ Ø @ · □ · 4			
0000.0 ¥ 00	· · · · · · · · · · · · · · · · · · ·			
Project #) mains			• ×
C *** Project LED	1 /* USER CODE BEOIN Header */			
🗇 😂 LED	2日/**			
Application/MDK-ARM	3			
startup_stm32f103xe.s	4 ' grile : main.c			
Application/User/Core	- coller · part program body			
main.c	7 * Battention			
. gpie.c				
I stm32ftxx.it.c	9 Copyright (c) 2022 STMicroelectronics.			
()) stm32f1xx hal msp.c	10 * All rights reserved.			
- Cal Drivers/STM12F1xx HAL Driv	12 * This software is licensed under terms that can be found in the LICENSE file			
C C3 Driver/CMSS	13 ' in the root directory of this software component.			
A CHOS	14 * If no LICENSE file comes with this software, it is provided AS-IS.			
- Churs	15 .			
	16			
	18 /* USER CODE END Beader */			
	19 /* Includes */			
	20 #inolude "main.h"			
	21 finclude "gpio.h"			
	22 /s Svivara includes			
	23 /* HINGLE INCLUDES			
	25			
	26 /* USER CODE END Includes */			
	27			
	28 /* Private typedef			
	30 JOSER CODE BEDIN FID -7			
	31 /* UNER CODE END PTD */			
	32			
	33 /* Private define*/			
	34 /* USER CODE BEGIN PD */			
	35 /* USER CODE END PD */			
1 1 1	37 /* Private manyo			
	SB /s HERE OVER SECTO DE s/			*
Project Books O Func U. Temp	8			,
Build Output				* 🖬
compiling stm32flxx_hal_rcc_ex				^
compiling stm32flxx_hal_gpio.c				
compliing stabilize hal flash				
compiling stm32flxx hal pwr.c.				
compiling stm32flxx hal_dma.c.				
compiling stm32flsx_hal_flash	ex.c			
compiling atm32flxx hal exti.				
complling system_stm32rlkk.c				
Program Size: Code=2700 RO-dat	a=352 RN-data=16 71-data=1632			
FromELF: creating hex file				
"LED\LED.axf" - 0 Error(s), 0	Warning(s).			
Build Time Elapsed: 00:00:07				v
·		1		· · · · · · · · · · · · · · · · · · ·
2		21-CINK Debugger	L1 C1	CAP NUM SCR. OVR R/W

图 5-26 编译 MDK 工程

3) STM32CubeMX 自动生成的 MDK 工程

main.c文件中 main()函数依次调用了以下 3 个函数。

(1) HAL_Init()函数: HAL 库的初始化函数,用于复位所有外设、初始化 Flash 接口和 SysTick 定时器。HAL_Init()函数是在 stm32f1xx_hal.c 文件中定义的函数,它的代码 调用了 MSP 函数 HAL_MspInit(),用于对具体 MCU 进行初始化处理。HAL_MspInit() 函数在项目的用户程序文件 stm32f1xx_hal_msp.c 中重新实现,实现的代码举例如下,功能 是开启各个时钟系统。

```
void HAL_MspInit(void)
{
    __HAL_RCC_AFIO_CLK_ENABLE();
    __HAL_RCC_PWR_CLK_ENABLE();
    /* System interrupt init * /
}
```

(2) SystemClock_Config()函数:在 main.c 文件中定义和实现,它是根据 STM32CubeMX 里的 RCC 和时钟树的配置自动生成的代码,用于配置各种时钟信号频率。

```
void SystemClock_Config(void)
{
    RCC_OscInitTypeDef RCC_OscInitStruct = {0};
    RCC_ClkInitTypeDef RCC_ClkInitStruct = {0};
```

/ ** Initializes the RCC Oscillators according to the specified parameters

```
* in the RCC OscInitTypeDef structure.
  * /
  RCC OscInitStruct.OscillatorType = RCC OSCILLATORTYPE HSE;
  RCC OscInitStruct. HSEState = RCC HSE ON;
  RCC OscInitStruct. HSEPredivValue = RCC HSE PREDIV DIV1;
  RCC_OscInitStruct.HSIState = RCC HSI ON;
  RCC OscInitStruct.PLL.PLLState = RCC PLL ON;
  RCC OscInitStruct.PLL.PLLSource = RCC PLLSOURCE HSE;
  RCC OscInitStruct.PLL.PLLMUL = RCC PLL MUL9;
  if (HAL_RCC_OscConfig(&RCC_OscInitStruct) != HAL_OK)
  {
    Error_Handler();
  }
  / ** Initializes the CPU, AHB and APB buses clocks
  * /
  RCC ClkInitStruct.ClockType = RCC CLOCKTYPE HCLK RCC CLOCKTYPE SYSCLK
  RCC CLOCKTYPE PCLK1 RCC CLOCKTYPE PCLK2;
  RCC ClkInitStruct.SYSCLKSource = RCC SYSCLKSOURCE PLLCLK;
  RCC_ClkInitStruct.AHBCLKDivider = RCC_SYSCLK_DIV1;
  RCC ClkInitStruct. APB1CLKDivider = RCC HCLK DIV2;
  RCC ClkInitStruct. APB2CLKDivider = RCC HCLK DIV1;
  if (HAL RCC ClockConfig(&RCC ClkInitStruct, Flash LATENCY 2) != HAL OK)
    Error_Handler();
  }
}
```

(3) GPIO 端口函数 MX_GPIO_Init(): 在 gpio. h 文件中定义的 GPIO 引脚初始化函数, 它是 STM32CubeMX 中 GPIO 引脚图形化配置的实现代码。

在 main()函数中,HAL_Init()和 SystemClock_Config()是必然调用的两个函数,再根据使用的外设情况,调用各个外设的初始化函数,然后进入 while 死循环。

在 STM32CubeMX 中,为 LED 连接的 GPIO 引脚设置了用户标签,这些用户标签的宏 定义在 main.h 文件中。代码如下。

```
/* Private defines ------ * /
# define LED2_GREEN_Pin GPI0_PIN_0
# define LED2_GREEN_GPI0_Port GPI0B
# define LED3_BLUE_Pin GPI0_PIN_1
# define LED3_BLUE_GPI0_Port GPI0B
# define LED1_RED_Pin GPI0_PIN_5
# define LED1_RED_GPI0_Port GPI0B
/ * USER CODE BEGIN Private defines * /
```

在 STM32CubeMX 中设置的一个 GPIO 引脚用户标签,会在此生成两个宏定义,分别 是端口宏定义和引脚号宏定义,如 PB5 引脚设置的用户标签为 LED1_RED,就生成了 LED1_RED_Pin 和 LED1_RED_GPIO_Port 两个宏定义。

GPIO 引脚初始化文件 gpio. c和 gpio. h是 STM32CubeMX 生成代码时自动生成的用

户程序文件。注意,必须在 STM32CubeMX Project Manager 工作界面 Code Generator 栏 中勾选"生成. c/.h 文件对"选项,才会为一个外设生成. c/.h 文件对。

头文件 gpio. h 定义了一个 MX_GPIO_Init()函数,这是在 STM32CubeMX 中图形化 设置的 GPIO 引脚的初始化函数。

gpio.h 文件的代码如下,定义了 MX_GPIO_Init()函数原型。

```
# include "main.h"
void MX_GPIO_Init(void);
```

gpio.c文件包含了 MX_GPIO_Init()函数的实现代码,具体如下。

GPIO 引脚初始化需要开启引脚所在端口的时钟,然后使用一个 GPIO_InitTypeDef 结构体变量设置引脚的各种 GPIO 参数,再调用 HAL_GPIO_Init()函数进行 GPIO 引脚初始 化配置。使用 HAL_GPIO_Init()函数可以对一个端口的多个相同配置的引脚进行初始化, 而不同端口或不同功能的引脚需要分别调用 HAL_GPIO_Init()函数进行初始化。在 MX_GPIO_Init()函数的代码中,使用了 main.h 文件中为各个 GPIO 引脚定义的宏。这样编写 代码的好处是程序可以很方便地移植到其他开发板上。

4) 新建用户文件

在 LED/Core/Src 文件夹下新建 bsp_led. c 文件,在 LED/Core/Inc 文件夹下新建 bsp_led. h 文件。将 bsp_led. c 文件添加到 Application/User/Core 文件夹下,如图 5-27 所示。

5) 编写用户代码

如果用户想在生成的 STM32CubeIDE 初始项目的基础 上添加自己的应用程序代码,只需把用户代码写在代码沙箱 段内,就可以在 STM32CubeMX 中修改 MCU 设置,重新生 成代码,而不会影响用户已经添加的程序代码。沙箱段一般 图 5-27 添加文件到 MDK 工程



以 USER CODE BEGIN 和 USER CODE END 标识。此外,用户自定义的文件不受 STM32CubeMX 生成代码影响。

```
/*USER CODE BEGIN*/
用户自定义代码
/*USER CODE END*/
```

为了方便控制 LED,把 LED 常用的亮、灭及状态翻转的控制也直接定义成宏,定义在 bsp_led.h 文件中。

//R 红色灯 # define LED1_PIN GPIO_PIN_5 # define LED1 GPIO PORT GPIOB # define LED1 GPIO CLK ENABLE() HAL RCC GPIOB CLK ENABLE() //G 绿色灯 # define LED2 PIN GPIO PIN 0 # define LED2 GPIO PORT GPIOB # define LED2_GPI0_CLK_ENABLE() HAL_RCC_GPIOB_CLK_ENABLE() //B 蓝色灯 # define LED3_PIN GPIO PIN 1 # define LED3 GPIO PORT GPIOB # define LED3 GPIO CLK ENABLE() HAL RCC GPIOB CLK ENABLE() /** 控制 LED 亮灭的宏 * LED 低电平亮, 设置 ON = 0, OFF = 1 * 若 LED 高电平亮,把宏设置成 ON = 1, OFF = 0 即可 * / # define ON GPIO PIN RESET # define OFF GPIO PIN SET /*带参宏,可以像内联函数一样使用*/ # define LED1(a) HAL GPIO WritePin(LED1 GPIO PORT, LED1 PIN, a) # define LED2(a) HAL GPIO WritePin(LED2 GPIO PORT, LED2 PIN, a) # define LED3(a) HAL GPIO WritePin(LED2 GPIO PORT, LED3 PIN, a) /*直接操作寄存器的方法控制 I/0*/ # define digitalHi(p,i) {p -> BSRR = i;} //设置为高电平 # define digitalLo(p,i) {p->BSRR=(uint32 t)i << 16;} //输出低电平 $\{p - > ODR^{\wedge} = i; \}$ //输出反转状态 # define digitalToggle(p, i) /*定义控制 I/0 的宏*/ # define LED1 TOGGLE digitalToggle(LED1 GPI0 PORT, LED1 PIN) # define LED1 OFF digitalHi(LED1 GPIO PORT, LED1 PIN) digitalLo(LED1 GPI0 PORT, LED1 PIN) # define LED1 ON # define LED2 TOGGLE digitalToggle(LED2 GPI0 PORT, LED2 PIN) ♯ define LED2 OFF digitalHi(LED2 GPIO PORT, LED2 PIN) # define LED2 ON digitalLo(LED2 GPIO PORT, LED2 PIN) # define LED3_TOGGLE digitalToggle(LED3 GPIO PORT, LED3 PIN) # define LED3 OFF digitalHi(LED3 GPIO PORT, LED3 PIN) # define LED3 ON digitalLo(LED3 GPIO PORT, LED3 PIN) /*基本混色,使用 PWM 可混出全彩颜色,且效果更好*/

```
//红
\# define LED_RED \setminus
                 LED1_ON; \
                 LED2_OFF\
                 LED3 OFF
//绿
                      \setminus
\# define LED_GREEN
                 LED1 OFF;\
                 LED2 ON\
                 LED3 OFF
//蓝
♯ define LED BLUE \
                 LED1 OFF;
                 LED2 OFF\
                 LED3_ON
//黄(红+绿)
# define LED YELLOW \
                 LED1_ON; \
                 LED2 ON\
                 LED3 OFF
//紫(红+蓝)
# define LED PURPLE \
                 LED1 ON;
                 LED2 OFF\
                 LED3 ON
//青(绿+蓝)
♯ define LED CYAN \
                 LED1 OFF;
                 LED2 ON\
                 LED3_ON
//白(红+绿+蓝)
# define LED WHITE \
                 LED1_ON; \
                 LED2 ON\
                 LED3 ON
//黑(全部关闭)
\# define LED_RGBOFF \setminus
                 LED1_OFF;\
                 LED2_OFF\
```

```
LED3_OFF
```

这部分宏控制 LED 亮灭的操作是通过直接向 BSRR 寄存器写入控制指令实现的,对 BSRR 寄存器低 16 位写 1 输出高电平,对 BSRR 寄存器高 16 位写 1 输出低电平,对 ODR 寄存器某位进行异或操作可翻转位的状态。

利用上面的宏,bsp_led.c文件实现 LED 的初始化函数 LED_GPIO_Config()。此处仅 关闭 RGB 灯,用户可根据需要初始化 RGB 灯的状态。

void LED_GPIO_Config(void)

```
{
    /* 关闭 RGB 灯 */
    LED_RGBOFF;
}
在 main.c文件中添加对 bsp_led.h文件引用。
/* Private includes ------ */
(* USEP CODE RECIN Includes */)
```

```
/ * USER CODE BEGIN Includes * /

# include "bsp_led.h"

/ * USER CODE END Includes * /
```

在 main()函数中添加对 LED 的控制。调用前面定义的 LED_GPIO_Config()函数初始化 LED,然后直接调用各种控制 LED 亮灭的宏实现对 LED 的控制,延时采用库自带的基于滴答时钟延时函数 HAL_Delay(),单位为 ms,直接调用即可,这里 HAL_Delay(1000) 表示延时 1s。

```
int main(void)
{
 / * MCU Configuration ----- * /
 / * Reset of all peripherals, initializes the Flash interface and the Systick * /
 HAL Init();
 / * Configure the system clock * /
 SystemClock Config();
 / * Initialize all configured peripherals * /
 MX GPIO Init();
 / \star USER CODE BEGIN 2 \star /
 /*LED 端口初始化*/
 LED GPI0_Config();
 / * USER CODE END 2 * /
 / * Infinite loop * /
 / * USER CODE BEGIN WHILE * /
 while (1)
  {
   LED1 ( ON );
                       //亮
   HAL_Delay(1000);
                       //灭
   LED1 ( OFF );
   HAL Delay(1000);
   LED2(ON);
                       //亮
   HAL Delay(1000);
   LED2(OFF);
                       //灭
   LED3( ON );
                       //亮
   HAL Delay(1000);
   LED3( OFF );
                       //灭
    /*轮流显示红绿蓝黄紫青白颜色*/
   LED RED;
   HAL Delay(1000);
   LED GREEN;
```

```
HAL_Delay(1000);
LED_BLUE;
HAL_Delay(1000);
LED_YELLOW;
HAL_Delay(1000);
LED_PURPLE;
HAL_Delay(1000);
LED_CYAN;
HAL_Delay(1000);
LED_WHITE;
HAL_Delay(1000);
LED_RGBOFF;
HAL_Delay(1000);
/* USER CODE END WHILE * /
}
```

开发板上的 RGB 彩灯可以实现混色,最后一段代码控制各种颜色的实现。

6) 重新编译工程

}

重新编译添加代码后的工程,如图 5-28 所示。



图 5-28 重新编译 MDK 工程

7) 配置工程仿真与下载项

在 MDK 开发环境中执行 Project→Options for Target 菜单命令或单击工具栏 & 按钮 配置工程,如图 5-29 所示。

📱 Options for Target 'LED'	×					
Device Target Output Listing User C/C++ A	ssm Linker Debug Utilities					
O Use Simulator <u>with restrictions</u> Settings Imit Speed to Real-Time						
V Load Application at Startup V Run to main() Initialization File:	✓ Load Application at Startup ✓ Run to main() Initialization File:					
Restore Debug Session Settings Restore Debug Session Settings Reakpoints Watch Windows & Performance Analyzer Memory Display System Viewer	Restore Debug Session Settings F Breakpoints Watch Windows Memory Display System Viewer					
CPU DLL: Parameter:	Driver DLL: Parameter:					
SARMCM3.DLL -REMAP	SARMCM3.DLL					
Dialog DLL: Parameter:	Dialog DLL: Parameter:					
DCM.DLL -pCM3	TCM.DLL pCM3					
Warn if outdated Executable is loaded Image Warn if outdated Executable is loaded Manage Component Viewer Description Files						
OK Can	cel Defaults Help					

图 5-29 配置 MDK 工程

切换至 Debug 选项卡,选择使用的仿真下载器 ST-Link Debugger。配置 Flash Download, 勾选 Reset and Run 复选框。单击"确定"按钮,如图 5-30 所示。

Cortex-M Target Driver Setup	×
Debug Trace Flash Download Pack	
Download Function Image: Constraint of the sectors of the sector of the secto	
Description Device Size Device Type Address Range	
Start: Size:	
Add Remove	
确定 取消 应用	(A)

图 5-30 配置 Flash Download 选项

8)下载工程
连接好仿真下载器,开发板上电。
在 MDK 开发环境中执行 Flash→Download 菜单命令或单
击工具栏 續 按钮下载工程,如图 5-31 所示。
工程下载成功提示如图 5-32 所示。

Flash Debug Peripherals Too ↓000 ↓000 Download F8 Erase Configure Flash Tools...

图 5-31 下载工程

Build started: Project: LED
*** Using Compiler 'V5.06 update 7 (build 960)', folder: 'C:\Keil_v5\ARM\ARMCC\Bin'
Build target 'LED'
"LED\LED.axf" - 0 Error(s), 0 Warning(s).
Build Time Elapsed: 00:00:00
Load "LED\\LED.axf"
Erase Done.
Programming Done.
Verify OK.
Application running
Flash Load finished at 10:42:04

图 5-32 工程下载成功提示

工程下载完成后,观察开发板上 LED 的闪烁状态,RGB 彩灯轮流显示不同的颜色。

5.6 采用 STM32CubeMX 和 HAL 库的 GPIO 输入应用实例

本实例实现使用固件库的按键检测。

Puild Output

5.6.1 STM32的 GPIO 输入应用硬件设计

按键机械触点断开、闭合时,由于触点的弹性作用,按键开关不会马上稳定接通或一下 子断开,使用按键时会产生抖动信号,需要用软件消抖处理滤波,不方便输入检测。本实例 开发板连接的按键附带硬件消抖功能,如图 5-33 所示。它利用电容充放电的延时消除了波 纹,从而简化软件的处理,软件只需要直接检测引脚的电平即可。



由按键检测电路可知,这些按键在没有被按下时, GPIO引脚的输入状态为低电平(按键所在的电路不通,引 脚接地);当按键按下时,GPIO引脚的输入状态为高电平 (按键所在的电路导通,引脚接到电源)。只要检测按键引 脚的输入电平,即可判断按键是否被按下。

若使用的开发板按键的连接方式或引脚不一样,只需 根据工程修改引脚即可,程序的控制原理相同。

在本实例中,根据按键检测电路设计一个实例,通过按键控制 LED,功能如下。

(1) 按下 KEY1,红灯反转。

(2) 按下 KEY2,绿灯反转。

图 5-33 按键检测电路

5.6.2 STM32的 GPIO 输入应用软件设计

编程要点如下。

(1) 使能 GPIO 端口时钟。

(2) 初始化 GPIO 目标引脚为输入模式(浮空输入)。

(3) 编写简单测试程序,检测按键的状态,实现按键控制 LED。

下面讲述如何通过 STM32CubeMX 新建工程、如何通过 Keil MDK 实现工程。

1. 通过 STM32CubeMX 新建工程

(1) 新建文件夹。在 Demo 目录下新建 KEY 文件夹,这是保存本实例新建工程的文件夹。

(2)在STM32CubeMX开发环境中新建工程。

(3) 选择 MCU 或开发板。选择 STM32F103ZET6, 启动工程。

(4) 执行 File→Save Project 菜单命令,保存工程。

(5) 执行 File→Generate Report 菜单命令生成当前工程的报告文件。

(6) 配置 MCU 时钟树。

在 Pinout & Configuration 工作界面下,选择 System Core→RCC,根据开发板实际情况,High Speed Clock(HSE)选择为 Crystal/Ceramic Resonator(晶体/陶瓷晶振)。

切换到 Clock Configuration 工作界面,根据开发板外设情况配置总线时钟。此处配置 PLL Source Mux 为 HSE, PLLMul 为 9 倍频 72MHz, System Clock Mux 为 PLLCLK, APB1 Prescaler 为 X2,其余保持默认设置即可。

(7) 配置 MCU 外设。

根据 LED 和 KEY 电路,整理出 MCU 连接的 GPIO 引脚的输入/输出配置,如表 5-3 所示。

用户标签	引脚名称	引脚功能	GPIO 模式	上拉或下拉	端口速率
LED1_RED	PB5	GPIO_Output	推挽输出	上拉	最高
LED2_GREEN	PB0	GPIO_Output	推挽输出	上拉	最高
LED3_BLUE	PB1	GPIO_Output	推挽输出	上拉	最高
KEY1	PA0	GPIO_Input	浮空输入	无	
KEY2	PC13	GPIO_Input	浮空输入	无	

表 5-3 MCU 引脚配置

再根据表 5-3 进行 GPIO 引脚配置。在引脚视图上单击相应的引脚,在弹出的菜单中选择引脚功能。与 LED 连接的引脚是输出引脚,设置引脚功能为 GPIO_Output; 与 KEY 连接的引脚是输入引脚,设置引脚功能为 GPIO_Input。具体步骤如下。

在 Pinout & Configuration 工作界面下选择 System Core→GPIO,对使用的 GPIO 进行设置。LED 输出端口: LED1_RED(PB5)、LED2_GREEN(PB0)和 LED3_BLUE (PB1); 按键输入端口: KEY1(PA0)和 KEY2(PC13)。配置完成后的 GPIO 页面如图 5-34 所示。

Pinout & Configuration				Clock Configuration					
							✓ Softwar	e Packs	~
Q	~ ۞	GPIO Mode and Configuration							
Categories A->Z		Configuration							
System Core	~	Group By Peri	pherals						~
DMA GPIO IWDG NVIC	-	GPIO Search Signal	RCC s					Show onl	y Modified Pins
✓ RCC		Pin Name	Signal on Pin	GPIO output I	GPIO mode	GPIO Pull-up/	Maximum out	. User Label 🌲	Modified
WWDG		PA0-WKUP	n/a	n/a	Input mode	No pull-up an	n/a	KEY1	\checkmark
		PC13-TAMP	n/a	n/a	Input mode	No pull-up an	n/a	KEY2	
		PB5	n/a	High	Output Push	Pull-up	High	LED1_RED	~
		PB0	n/a	High	Output Push	Pull-up	High	LED2_GREEN	✓
Analog		PB1	n/a	High	Output Push	Pull-up	High	LED3_BLUE	×

图 5-34 配置完成后的 GPIO 页面

(8) 配置工程。

在 Project Manager 工作界面 Project 栏, Toolchain/IDE 选择为 MDK-ARM, Min Version 选择为 V5,可生成 Keil MDK 工程;选择为 STM32CubeIDE,可生成 STM32CubeIDE 工程。

(9) 生成 C 代码工程。

返回 STM32CubeMX 主页面,单击 GENERATE CODE 按钮生成 C 代码工程。

2. 通过 Keil MDK 实现工程

通过 Keil MDK 实现工程的步骤如下。

(1) 打开 KEY/MDK-Arm 文件夹下的工程文件。

(2) 编译 STM32CubeMX 自动生成的 MDK 工程。

在 MDK 开发环境中执行 Project→Rebuild all target files 菜单命令或单击工具栏 Rebuild 按钮 编译工程。

(3) STM32CubeMX 自动生成的 MDK 工程如下。

main.c文件中 main()函数依次调用了:HAL_Init()函数,用于复位所有外设、初始化 Flash 接口和 SysTick 定时器; SystemClock_Config()函数,用于配置各种时钟信号频率; MX_GPIO_Init()函数,用于初始化 GPIO 引脚。

在 STM32CubeMX 中,为 LED 和 KEY 连接的 GPIO 引脚设置了用户标签,这些用户标签的宏定义在 main.h 文件中。代码如下。

/* Private defines ------ * /
define KEY2_Pin GPI0_PIN_13
define KEY2_GPI0_Port GPI0C
define KEY1_Pin GPI0_PIN_0
define KEY1_GPI0_Port GPI0A
define LED2_GREEN_Pin GPI0_PIN_0
define LED2_GREEN_GPI0_Port GPI0B
define LED3_BLUE_Pin GPI0_PIN_1
define LED3_BLUE_GPI0_Port GPI0B
define LED1_RED_Pin GPI0_PIN_5

```
# define LED1 RED GPIO Port GPIOB
/ * USER CODE BEGIN Private defines * /
gpio.c文件包含了 MX_GPIO_Init()函数的实现代码,具体如下。
void MX GPIO Init(void)
{
  GPIO InitTypeDef GPIO InitStruct = {0};
  / * GPIO Ports Clock Enable * /
   HAL_RCC_GPIOC_CLK_ENABLE();
   HAL RCC GPIOA CLK ENABLE();
   HAL RCC GPIOB CLK ENABLE();
  / * Configure GPIO pin Output Level * /
  HAL GPIO WritePin(GPIOB, LED2 GREEN Pin LED3 BLUE Pin LED1 RED Pin, GPIO PIN SET);
  / * Configure GPIO pin : PtPin * /
  GPIO InitStruct. Pin = KEY2 Pin;
  GPIO_InitStruct.Mode = GPIO_MODE_INPUT;
  GPIO InitStruct.Pull = GPIO NOPULL;
  HAL GPIO Init(KEY2 GPIO Port, & GPIO InitStruct)
  / * Configure GPIO pin : PtPin * /
  GPIO InitStruct. Pin = KEY1 Pin;
  GPIO InitStruct. Mode = GPIO MODE INPUT;
  GPIO_InitStruct.Pull = GPIO_NOPULL;
 HAL GPIO Init(KEY1 GPIO Port, & GPIO InitStruct);
  / * Configure GPIO pins : PBPin PBPin PBPin * /
  GPIO_InitStruct.Pin = LED2_GREEN_Pin|LED3_BLUE_Pin|LED1_RED_Pin;
  GPIO InitStruct. Mode = GPIO MODE OUTPUT PP;
  GPIO InitStruct. Pull = GPIO PULLUP;
  GPIO InitStruct.Speed = GPIO SPEED FREQ HIGH;
  HAL GPIO Init(GPIOB, & GPIO InitStruct);
```

```
(4) 新建用户文件。
```

在 KEY/Core/Src 文件夹下新建 bsp_led. c、bsp_key. c 文件,在 KEY/Core/Inc 文件夹 下新建 bsp_led. h、bsp_key. h 文件。将 bsp_led. c 和 bsp_key. c 文件添加到 Application/ User/Core 文件夹下。

(5) 编写用户代码。

bsp_led.h和 bsp_led.c文件实现 LED 操作的宏定义和 LED 初始化。

bsp_key.h文件实现按键检测引脚相关的宏定义。

/** 按键按下标志宏

* 若按键按下为高电平,设置 KEY_ON = 1, KEY_OFF = 0

- * 若按键按下为低电平,把宏设置成 KEY_ON = 0, KEY_OFF = 1 即可
- * /

define KEY_ON 1
define KEY OFF 0

bsp_key.c文件实现按键扫描函数 Key_Scan()。GPIO 引脚的输入电平可通过读取 IDR 寄存器对应的数据位感知,而 STM32 HAL 库提供了 HAL_GPIO_ReadPin()库函数 获取位状态,该函数输入 GPIO 端口及引脚号,返回该引脚的电平状态,高电平返回 1,低电 平返回 0。Key_Scan()函数中将 HAL_GPIO_ReadPin()函数的返回值与自定义的宏 KEY_ON 进行对比,若检测到按键按下,则使用 while 循环持续检测按键状态,直到按键释放,按键释 放后 Key_Scan()函数返回一个 KEY_ON 值;若没有检测到按键按下,则函数直接返回 KEY_OFF。若按键的硬件没有做消抖处理,需要在这个 Key_Scan()函数中做软件滤波, 防止波纹抖动引起误触发。

```
uint8 t Key Scan(GPIO TypeDef * GPIOx, uint16 t GPIO Pin)
{
   / * 检测是否有按键按下 * /
   if(HAL_GPIO_ReadPin(GPIOx,GPIO_Pin) == KEY_ON )
   {
       /*等待按键释放*/
       while(HAL GPIO ReadPin(GPIOx,GPIO Pin) == KEY ON);
       return KEY ON;
   }
   else
       return KEY_OFF;
}
在 main. c 文件中添加对用户自定义头文件的引用。
                                    ---- * /
/ * Private includes ------
/ * USER CODE BEGIN Includes * /
# include " bsp led.h"
# include "bsp_key.h"
```

```
/ * USER CODE END Includes * /
```

在 main.c 文件中添加对 LED 的初始化和对按键的控制。KEY1 控制 LED1_RED, KEY2 控制 LED2_GREEN。按一次按键,LED 状态就翻转一次。

```
/ * USER CODE BEGIN 2 * /
/*LED 端口初始化*/
LED GPIO Config();
/ * USER CODE END 2 * /
/ * Infinite loop * /
/ * USER CODE BEGIN WHILE * /
while (1)
{
  if( Key_Scan(KEY1_GPI0_PORT, KEY1_PIN) == KEY_ON )
  {
      /*LED1 翻转*/
      LED1 TOGGLE;
  }
  if( Key Scan(KEY2 GPIO PORT, KEY2 PIN) == KEY ON )
  {
      /*LED2 翻转*/
      LED2 TOGGLE;
  }
  / * USER CODE END WHILE * /
```

初始化 LED 及按键后,在 while 循环里不断调用 Key_Scan()函数,并判断其返回值,

若返回值表示按键按下,则反转 LED 的状态。

(6) 重新编译添加代码后的工程。

(7) 配置工程仿真与下载项。

在 MDK 开发环境中执行 Project→Options for Target 菜单命令或单击工具栏 ≼ 按钮 配置工程。

切换至 Debug 选项卡,选择使用的仿真下载器 ST-Link Debugger。配置 Flash Download,勾选 Reset and Run 复选框。

(8)下载工程。

连接好仿真下载器,开发板上电。

在 MDK 开发环境中执行 Flash→Download 菜单命令或单击工具栏 茻 按钮下载工程。 工程下载完成后,操作按键,观察开发板上 LED 的状态。