第5章 PCB设计流程

电路原理图设计的最终目的是为了生产满足需要的 PCB(印制电路板)。利用 Altium Designer 软件可以非常轻松地从原理图设计转入 PCB 设计流程。Altium Designer 20 为用户提供了一个完整的 PCB 设计环境,既可以进行人工设计,也可以全自动设计,设计结果可以用多种形式输出。

PCB布线是整个 PCB 设计中最重要、最耗时的一个环节,可以说前面的工作都是为它而准备的。在整个 PCB 设计中,熟悉 PCB 设计 流程很有必要。

本章內容将结合实战项目的设计介绍 PCB 设计的常规流程,让读 者熟悉 Altium Designer 软件的 PCB 设计流程,这对于缩短产品的开 发周期、增强产品的竞争力和节省研发经费等方面具有重要意义。

学习目标:

- 熟悉 PCB 常用系统参数的设置。
- 熟悉 PCB 常规操作。
- 掌握 PCB 常用规则设置。
- 掌握 PCB 布局布线方法及操作技巧。

# 5.1 PCB 常用系统参数设置

#### 5.1.1 General 参数设置

1. 编辑选项

推荐配置如下。

(1) 在线 DRC: 在手工布线和调整工程中实时进行 DRC 检查,并 在第一时间对违反设计规则的错误给出报警,实时检测用户设计的规 范性。

		优选项			
Q 查线 > System > Data Management > Schematic > PCB Editor General Display Board Insight Display Board Insight Modes	PCB Editor - C	ieneral Z	<b>白动平移选项</b> ☑ 使能Auto Par 类型 速度	Adaptive	
Board insight Color Overrides DRC Violations Display Interactive Routing True Type Fonts Defaults Reports Layer Colors Models Fext Editors Scripting System CAM Editor Simulation Draftsman Multi-board Schematic	<ul> <li>Room热点捕猎</li> <li>移於复制品</li> <li>确认全局编译</li> <li>保护锁定的对象</li> <li>确定被选存储清晰</li> <li>单击清除选项</li> <li>点击Shift选中</li> <li>智能TeckEnds</li> <li>显示弹出的选择双</li> <li>双击运行交互式</li> <li>其他</li> </ul>	£ 余 → 示系 → 古術框 集性	<ul> <li>Pixels/Sex</li> <li>空间向导选项</li> <li>禁用滚动</li> <li>辅铜季型</li> <li>· 铺铜修改后</li> <li>· 住编辑过后</li> <li>· 文件格式修改服</li> <li>· 禁用打开印號</li> <li>· 案用打开新訊</li> </ul>	Mils/Sec 自动重辅 重新辅调 售 版本报告 版本报告	
Multi-board Assembly	旋转步进 9	0	从其他程序粘贴		
	光标类型 (J) L 器件拖拽 n	arge 90 -	优先格式合作	Metafile	•
	公制显示精度		• 分享文件		
	数字 要编辑此值。请关闭 档。更改它需要重新	〇 所有PCB文档和PCB库文 f启动%ProductName%。%。	Attrain Vuoit Room移动选项		6

图 5-1 General 子选项卡

(2) 对象捕捉选项:表示用光标选择某个元器件时,光标自动跳到该元器件的中心点,又称基准点。

(3)移除复制品:当系统准备数据输出时,可以检查和删除重复对象。当输出到打印设备时,可选中此选项。

(4)确认全局编译:允许在提交全局编辑之前出现确认对话框,包括提示将被编辑 对象的数量。如果禁用该选项,只要单击全局编辑对话框中的"确定"按钮,就可以进行 全局编辑更改。

(5) 单击清除选项: 在 PCB 编辑区任意空白位置单击,即可自动清除对象选中状态。

(6)智能 TrackEnds: 使能"智能 TrackEnds"将重新计算网络拓扑距离,即当前布线 光标到终点的距离,而不是网络最短距离。

(7) 双击运行交互式属性:勾选此复选框,可在双击编辑放置的对象时禁用属性 对话框。反之,可在双击对象时弹出相应的属性对话框,即还原旧版本双击对象时的 模式。 2. 其他

推荐设置如下:

(1)旋转步进:用于设置旋转角度。放置组件时,按一次空格键组件会旋转一个角度,这个角度是可以任意设置的。系统默认值是 90°。

(2) 光标类型:光标有 3 种样式,即 Small 45、Small 90、Large 90。推荐使用 Large 90 的光标,便于布局布线时进行对齐操作。

3. 铺铜重建

勾选"铺铜修改后自动重铺"和"在编辑过后重新铺铜"复选框,以便直接对铜皮进行 修改;或者铜皮被移动时,软件可以根据设置自动调整,以避开障碍。

4. 文件格式修改报告

勾选"禁用打开新版本报告"和"禁用打开旧版本报告"复选框,每次打开文件时就不 会弹出文件格式修改报告的提示。

#### 5.1.2 Display 参数设置

单击菜单栏右侧的"设置系统参数"按钮 ,打开 Preferences(优选项)对话框,选择 PCB Editor 选项下的 Display 子选项卡,按照图 5-2 进行参数设置。

优选项		
PCB Editor – Display		
显示选项	层绘制顺序	
✓ Antialiasing 开/关	Multi Layer Top Overlay	升级 (2)
高亮选项	Bottom Overlay	降级 (D)
<ul> <li>✓ 完全高亮</li> <li>当Masking时候使用透明模式</li> <li>在高亮的网络上显示全部元素</li> <li>✓ 交互编辑时应用Mask</li> <li>✓ 交互编辑时应用高亮</li> </ul>	Connect Layer Current Layer Signal Layers Top Paste Bottom Paste Top Solder Mask Bottom Solder Mask Internal Plane Layers Drill Guide Keep Out Layer Mechanical Layers Drill Drawing	默认



### 5.1.3 Board Insight Display 参数设置

单击菜单栏右侧的"设置系统参数"按钮 **o**,打开 Preferences(优选项)对话框,选择 PCB Editor 选项下的 Board Insight Display 子选项卡,按照图 5-3 进行参数设置。

焊盘与过孔显示选项		可用的单层模式
应用智能显示颜色 (1)		✓ 隐藏其他层
字体颜色	(17 C)	其他层变灰
透明背景 m		✓ 其他层单色
背景色		实时高亮
最小/最大字体尺寸	5 0 40 0	✓ 便能的
+0.4		仅换键时实时高亮
子体名	Arial Narrow	外形颜色
字体类型	Regular •	
무사하는 무너	00 0 0 0 0 0	显示对象已锁定的结构
語いない語いてい	20 Pixeis	□从不
		总是
		• 仅当实时高高

图 5-3 Board Insight Display 子选项卡

1. 焊盘与过孔显示选项

推荐配置如下。

应用智能显示颜色:勾选该复选框,软件自动控制焊盘的显示字体特征和过孔细节。

2. 可用的单层模式

用于设置单层显示的模式,推荐配置如下。

(1) 隐藏其他层:勾选该复选框,在单层模式下仅显示选定的层,其他层将被隐藏。

(2) 其他层单色: 勾选该复选框,在单层模式下选择的层将被高亮显示,其他层上的 所有对象均以相同的灰色阴影显示。

3. 实时高亮

(1) 使能的: 勾选该复选框, 鼠标光标悬停在网络上时, 突出显示该网络。

(2) 仅换键时实时高亮: 若勾选该复选框,实时高亮功能仅在按下 Shift 键时才能实现。

### 5.1.4 Board Insight Color Overrides 参数设置

单击菜单栏右侧的"设置系统参数"按钮 **○**,打开 Preferences(优选项)对话框,选择 PCB Editor 选项下的 Board Insight Color Overrides 子选项卡,按照图 5-4 所示进行参数 设置。

	优选项		×
PCB Editor -	Board Insight Color Overric	les	
基础样式			
无 (层颜色)	实心(覆盖颜色)		
	0		
棋盘	圆环	条纹	
富小行为			
○基础样式 ○层颜色主导 ● 覆盖色主导			

图 5-4 Board Insight Color Overrides 子选项卡

1. 基础样式

在基础样式选项组中可以选择基本图案,可选的样式有:无(层颜色)、实心(覆盖颜色)、星、棋盘、圆环和条纹。

推荐使用实心(覆盖颜色)样式。

2. 缩小行为

缩小行为选项组用于设置缩小时网络的显示方式。

(1) 基础样式:在缩小时缩放基本图案。

(2) 层颜色主导:选中该单选按钮,可使指定的图层颜色为主导,用户可以进一步缩小,直到颜色不明显为止。

(3) 覆盖色主导:选中该单选按钮,可使分配的网络覆盖颜色为主导,用户可以进一步缩小,直到颜色不明显为止。

### 5.1.5 DRC Violations Display 参数设置

单击菜单栏右侧的"设置系统参数"按钮 ,打开 Preferences(优选项)对话框,选择 PCB Editor 选项卡下的 DRC Violations Display 子选项卡,按照图 5-5 进行参数设置。

	优选项		
PCB Editor – D	RC Violations Display	1	
中突Overlay样式	1	-	
		A	$\bigotimes$
无 (板层颜色)	实心 (Overlay颜色)	样式A	样式B
Overlay缩小行为			
〇基本样式比例			
0 板层颜色主导			
<ul> <li>基本样式比例</li> <li>板层颜色主导</li> </ul>			

图 5-5 DRC Violations Display 子选项卡

### 5.1.6 Interactive Routing 参数设置

单击菜单栏右侧的"设置系统参数"按钮 ☑,打开 Preferences(优选项)对话框,选择 PCB Editor 选项卡下的 Interactive Routing 子选项卡,按照图 5-6 进行参数设置。

1. 布线冲突方案

推荐配置如下。

(1) 忽略障碍: 勾选此复选框,可在布线时允许线路穿过障碍物。

(2) 推挤障碍: 勾选此复选框,可在布线时将现有线路移开,以便让出空间给新的线路。

(3)紧贴并推挤障碍:勾选此复选框,可在布线时尽可能紧贴现有的走线、焊盘和过 孔,并在必要时推挤障碍物以继续布线。

(4) 当前模式:表示 PCB 编辑界面下正在使用的布线模式。

在 PCB 编辑界面下,用户可在布线过程中按快捷键 Shift+R 在已勾选模式之间进行切换。

2. 交互式布线选项

推荐配置如下。

(1)自动终止布线:勾选此复选框,当走线连接到目标焊盘时,布线工具不会从目标 焊盘继续运行,而是会重置。

(2)自动移除闭合回路:勾选此复选框,可自动删除在布线过程中出现的任何冗余 环路,即在重新布线时,不需要手动删除原有的线路。

<b>魏冲关力</b> 至			拖拽		
<ul> <li>&gt; 忽略障碍()</li> <li>&gt; 推挤障碍()</li> <li>線开障碍()</li> <li>症遇到第一个障碍</li> <li>在遇到第一个障碍</li> <li>女 紧贴并推挤障碍</li> <li>在当前层自动布线</li> <li>多层自动布线()</li> <li>当前模式()</li> </ul>	専时停止 (5) 凹 支 (2) gnore Obstacles		<ul> <li>✓ 拖拽时保留角。</li> <li>② 密発障碍。</li> <li>● 避免障碍。</li> <li>● 近免障碍。</li> <li>○ 正代重新布线。</li> </ul>	夏 ) ) 」 」 Deform 載 Move Drag Ignore	
			移动元器供附	车带相应的布线——非	己移言
E-PASH I					
互式布线选项	-		交互式布线宽度来		
	-		交互式布线宽度来 ☑ 从已有布线中) 结束描述	<b>源</b> 选择线宽	
<b>互式布线选项</b> ✓ 自动终止布线 ✓ 自动终止布线 ✓ 自动移除闭合回数 ✓ 移除天线 ☆ 杉ド过孔推挤(a) 显示问距边界 小问面更示			交互式布线浓度来 ☑ 从已有布线中的 线宽模式 过孔尺寸模式	著 基择线宽 User Choice Rule Preferred	
<b>互式布线选项</b> ○ 自动終止布线 ○ 自动終止布线 ○ 自动終止布线 ○ 診除天线 ○ 診除天线 ○ 診除天线 ○ か许过孔推挤(a)  □ 示问距边界 ○ 小问距型示			交互式布线浓度来 ☑ 从已有布线中边 线宽模式 过孔尺寸模式	繁 选择线宽 User Choice Rule Preferred	•
<b>互式布线选项</b> □ 自动終止布线 □ 自动終止布线 □ か移除闭合回動 □ 移除天线 □ 分に过孔推挤(山) 显示问距边界 □ 小问距显示 neral Routing Gloss Effort	Strong	-	交互式布线浓度来 ✓ 从已有布线中的 线觉模式 过孔尺寸模式 偏好的交	基择线意 User Choice Rule Preferred 空式布线宽度 (F)	
<b>互式布线选项</b> ✓ 自动终止布线 ✓ 自动移除闭合回致 ✓ 移除天线 △ 杉ド过孔推挤(a) 显示问距边界 ■小问语显示 neral touting Gloss Effort fugging Style	Strong Rounded	•	交互式布线浓度来 ○ 从已有布线中站 线宽模式 过孔尺寸模式	第 基择线意 User Choice Rule Preferred 百式布线宽度 (P)	• •
<b>互式布线选项</b> ■ 自动终止布线 ■ 自动终康符合回题 ● 移除天线 ① 移除天线 ① 分许过孔推挤(a) 显示问距边界 ■ 小回距显示 neral Routing Gloss Effort Hugging Style dinimum Arc Ratio	Strong Rounded 4.000		交互式布线浓度来 ○ 从已有布线中说 线宽模式 过孔尺寸模式	繁 基择线宽 User Choice Rule Preferred	•
<b>互式布线选项</b> 「自动終止布线 」自动終止布线 」か除过孔推挤(山) 显示问距边界 小问距显示 neral Routing Gloss Effort fugging Style Minimum Arc Ratio Miter Ratio	Strong Rounded 4.000	-	交互式布线浓度来 ✓ 从已有布线中的 线宽模式 过孔尺寸模式 偏好 偏好的女	基择线意 User Choice Rule Preferred 空式布线宽度 (P)	•

图 5-6 Interactive Routing 子选项卡

3. 拖曳

推荐配置如下。

避免障碍(捕捉栅格):基于捕捉网格,软件将在保留角度的同时尝试避开障碍物。 建议勾选此复选框。

4. 偏好

单击"偏好的交互式布线宽度"按钮,在弹出的"偏好的交互式布线宽度"对话框中可 以对偏好的交互式布线宽度进行添加、删除、编辑操作,如图 5-7 所示。在交互式布线状态下,用户可以直接按快捷键 Shift+W 调用布线宽度。

5. General

推荐配置如下。

第5章

PCB设计流程

系统单位	則	公制		英制	
单位	单位	宽度	单位		宽度
Imperial	27 mm	0.12	mil	5	
Imperial	52 mm	0.15	mil	6	
Imperial	03 mm	0.20	mīl	8	
Imperial	54 mm	0.25	mil	10	
Imperial	05 mm	0.30	mil	12	
Imperial	mm 80	0.50	mil	20	
Imperial	35 mm	0.63	mil	25	
Imperial	27 mm	1.2	mil	50	
Imperial	54 mm	2.5	mil	100	
Metric	.1 mm	0	mil	3.937	
Metric	.2 mm	0	mil	7.874	
Metric	.3 mm	0	mil	1.811	1
Metric	.5 mm	0	mil	9.685	1
Metric	75 mm	0.7	mil	29.528	2
Metric	1 mm		mil	39.37	
Metric Metric	75 mm 1 mm	0.7	mil mil	29.528 39.37	14

图 5-7 偏好的交互式布线宽度设置

(1) Routing Gloss Effort(布线光泽度):改变走线光泽度,光泽度工具会仔细分析 选定的路线,减少弯道数量,并消除和缩短弯道,包含 Off(禁用)、Weak(弱)、Strong(强) 3 种设置,可使用快捷键 Ctrl+Shift+G 在设置之间循环转换。

(2) Hugging Style(环绕样式):用于控制布线时如何管理拐角形状,将会影响正在拖动的线路以及被推开的线路。包含以下 3 种模式。

- Mixed(混合): 当正被移动/推开的对象是直的时,使用直线段; 当正被移动/推 开的对象是弯的时,使用圆弧。
- Rounded(圆角):在移动/推动操作中涉及的每个顶点处都使用圆弧。使用此模式进行蛇形布线,并在修线时(在交互式布线和手动修线过程中)使用弧线+任意角度布线。

• 45 Degree(45°角): 在拖动线路过程中,始终使用直正交/对角线线段创建转角。

注:在拖动走线过程中,按"Shift+空格"组合键可在3种模式之间循环切换。

(3) Minimum Arc Ratio(最小弧率): 定义了允许放置的最小圆弧半径,其中:最小圆弧半径=最小弧率×圆弧宽度。若将其设置为 0,则拐角始终保持圆弧。

(4) Miter Ratio(斜接比率):使用斜接比率控制最小转角紧密性,可输入等于或大 于零的正值(x乘数将会自动添加)。斜接比率×当前线宽=该比率布线的最小U形壁 之间的距离,如图 5-8 所示。

(5) Pad Entry Stability(焊盘入口稳定性):用于设置走线连接到焊盘时的位置。可输入 0~10 的数值,0 代表走线从焊盘任意位置出线;10 代表走线只允许从焊盘中心或 对角出线(如图 5-9 所示);数值越大,约束力越强,建议输入 5 以上的数值。



图 5-8 斜接比率×当前线宽=该比率布线的最小U形壁之间的距离



图 5-9 Pad Entry Stability 不同数值的出线位置

# 5.2 PCB 筛选功能

Altium Designer 20 在 PCB Properties(PCB 属性)面板中采用了全新的对象过滤器,如图 5-10 所示。使用该过滤器,用户可以筛选出想在 PCB 中可供选择的对象。单击下拉列表中的对象,没有被使能的对象将被筛选出来,在 PCB 中将不会被用户选中。

		.0	. 2	, M G	-	a (		1,1	1/	
所有对象	2		_	_	_	_	-	_	_	_
Componen	nts	3D Bo	odies	Keepou	ns	Track	s A	rcs	Pads	Vias
Regions	Poly	gons	Fills	Texts	Ro	oms	Othe	er		

图 5-10 过滤器工具

第5章

PCB设计

流

程

# 5.3 同步电路原理图数据

原理图的信息可以通过更新或导入原理图设计数据的方式完成与 PCB 之间的同步。 在进行设计数据同步之前,需要装载元器件的封装库及对同步比较器的比较规则进行设置。

完成同步规则的设置后,即可进行设计数据的导入工作。在此将图 5-11 所示的原理 图设计数据导入当前的 PCB 文件中,该原理图是前面原理图设计时绘制的 Lenardo 开发板,文件名为 Lenardo. SchDoc。



图 5-11 原理图文件

原理图更新到 PCB 的步骤如下:

(1) 执行菜单栏中的"设计"→Update PCB Document PCB1. PCBDoc(更新 PCB 文件)命令,系统将对原理图和 PCB 版图的设计数据进行比较,并弹出"工程变更指令"对话框,如图 5-12 所示。

			工程委员	NG-				×
Edy .					105			4
108 -	100	24 W/18		28m210	12.09	19.5	清朗	1
- m.	Add Components(44)							
(eyr)	Add	10 D1	To	ATMEGA 2560 Public				
	Add	10 DJ	Tó	ATMEGA 2560.PobDoc				
(4)	Add	- E D3	To	ATMEGA 2560.PebDoc				
(44)	Add	ill et	To	ATMEGA 2560.PrbDoc				
100	Add	III GROUNDI	To	ATMEGA 2560.PchOoc				
	Add	GROUND2	To	ATMEGA 2560 Pobloc				
120	Add	iii (c)	Te	M ATMEGA 2560.PobDoc				
140	Add	10 KC2	To	ATMEGA 2560 PebDor:				
(四)	Add	10 IC3	To	ATMEGA 2560 PthDom				
147	Add	IL ICA	Ta	ATMEGA 2560.PchDor				
	Add	# K5	To	ATMEGA 2560.PdbObe				
-(w)	Add	- ICSP1	To	ATMEGA 2560.PebDoc				
(41)	Add	ICSP2	Ta	ATMEGA 2560.PthDoc				
10.1	Add	102	To	ATMEGA 2560.PcbDoc				
100	Add	= L1	To	ATMEGA 2560 PobDoc				
	A63	E (2-	To	ATMEGA 2560.PdbDbc				
(4)	Add	- ON1	To	ATMEGA 2560 PebDor:				
(44)	Add	III PC1	Ta	ATMEGA 2560.PthDoc				
147	Add	(II PC2	To	ATMEGA 2560.PcbDoc				
	Add	I RI	To	ATMEGA 2560 PubDoc				
100	Add	11 R2	To	ATMEGA 2560 PebDec				

图 5-12 "工程变更指令"对话框

(2)单击"执行变更"按钮,系统将完成设计数据的导人,同时在每一项的"完成"栏显示 ◎标记提示导入成功,如图 5-13 所示。若出现 ◎ 标记,表示存在错误,需找到错误并进行修改,然后重新进行更新。

			工程变更	御令				
改					No			
<u></u> 原用	* 动作	<b>Silen</b> 11象		受制成文档	128	完成	38	
191	Add	R6 to ATMEGA 2560	in	ATMEGA 2560.PcoDoc	Ş	8		
1.44	Add	R7 to ATMEGA 2560	in	ATMEGA 2560.PdbDoc		0		
( interest	Add	R8 to ATMEGA 2560	in	ATMEGA 2560.PdsDac	0	2		
13	Add	R9 to ATMEGA 2560	in	ATMEGA 2560.PdsDac	\$	6		
141	Add	R10 to ATMEGA 2560	der .	ATMEGA 2560.Ptb/Doc	0			
191	Add	R11 to ATMEGA 2560	łri	ATMEGA 2560.PtbDoc		0		
141	Add	R12 to ATMEGA 2560	In	ATMEGA 2560.PdpDoc	0	0		
191	Add	R13 to ATMEGA 2560	ło	ATMEGA 2560.PtbDoc				
	Add	R14 to ATMEGA 2560	In	ATMEGA 2560.PdbDoc		9		
141	Add	# R15 to ATMEGA 2560	in	MATMEGA 2560.PdbDoc		ø		
141	Add	R16 to ATMEGA 2560	in	ATMEISA 2560.PdbDoc		0		
Ferl	Add	817 to ATMEGA 2560	in.	ATMEGA 2560.PrbDac	0	2		
13	Add	RESET1 to ATMEGA 2560	in.	MATMEGA 2560.PtbDac	5	6		
101	Add	RX1 to ATMEGA 2560	liv.	ATMEGA 2560.PdpDoc		0		
. 91	Add	T1 to ATMEGA 2560	In	ATMEGA 2560.PdbDoc	5	0		
1	Add	TX1 to ATMEGA 2560	in-	ATMEGA 2560.PcbDoc	0	0		
14	Add	VI to ATMEGA 2560		ATMEGA 2560.PrbDoc		8		
	Add	V2 to ATMEGA 2560	10	ATMEGA 2560.PcbDoc		0		
Ter.	Ádd	21 to ATMEGA 2560	in.	MTMEGA 2560.PdpDoc		6		
14	Add	22 to ATMEGA 2560	in	ATMEGA 2560.PrbDoc				
	Add Booms(1)			in the states and a second				
1.01	Add	Noom ATMEGA 2560 (Scope=In	Соттр: То	ATMEGA 2560.PdpDac		4		
WITH	AGAR	REAR D. PERMIP						abil

图 5-13 执行变更

(3) 单击"关闭"按钮,关闭"工程变更指令"对话框,即可完成原理图与 PCB 之间的 同步更新,如图 5-14 所示。



图 5-14 完成原理图与 PCB 之间的同步更新

第5章

PCB设计流程

# 5.4 板框定义及板框原点设置

# 5.4.1 自定义板框

如果设计项目的板框是简单的矩形或者规则的多边形,则直接在 PCB 中绘制即可。 PCB 边框在机械层内定义。下面以板框放置在 Mechanical 1 层为例,详细介绍 Altium Designer 20 板框的绘制。

(1) 先切换到 Mechanical 1 层,然后执行菜单栏中的"放置"→"线条"命令,在 PCB 编辑界面绘制需要的板框形状,如图 5-15 所示。



图 5-15 手工绘制板框

(2)选中绘制的板框线,注意必须是一个闭合的区域,否则会定义不了板框。执行菜 单栏中的"设计"→"板子形状"→"按照选择对象定义"命令,或者按快捷键 D+S+D,即 可完成板框的定义。手工绘制板框效果图如图 5-16 所示。



图 5-16 手工绘制板框效果图

# 5.4.2 从 CAD 中导入板框

很多项目的板框结构外形都是不规则的,手工绘制板框的复杂度比较高,这时就可以选择导入 CAD 结构工程师绘制的板框数据文件,如. DWG 或者. DXF 格式文件,进行导入板框结构定义。

导入之前需要将 AutoCAD 文件转换为 2013 以下版本,确保 Altium Designer 软件 能正确导入。

导入 CAD 板框文件的步骤如下:

(1) 新建一个 PCB 文件,然后将其打开,执行菜单栏中的"文件"→"导入"→DWG/ DXF 命令,选择需要导入的 DXF 文件,如图 5-17 所示。

1	- Greek				-	
	3 出电影	语 · 本地磁盘 (D:) · 桌面文件 · 路由器布	钱作业。 案例二—	路由器	~ 0	接至"室间二————————————————————————————————————
组织 · 新闻的	这件夹					/E • 🖽
<ul> <li>◆快速访问</li> <li>● 桌面</li> <li>◆ 下戦</li> <li>○ 克指</li> <li>○ 副片</li> <li>Software</li> <li>本地磁盘 (E</li> <li>● 和坂</li> </ul>	* * *	AP121_datesheet History Project Logs for AP121-250-01951-0 Project Outputs for AP121-250-01951 AR9331.dwg AR9331.dwg	<b>旧社(日時</b> 2018/8/29 10:53 2018/8/29 10:53 2018/8/29 10:53 2018/8/29 10:53 2018/8/29 10:53 2018/8/29 10:53 2018/8/4 0:11 2018/8/4 18:12	<ul> <li>受担</li> <li>文件突</li> <li>文件突</li> <li>文件突</li> <li>文件突</li> <li>文件突</li> <li>DWG文件</li> <li>SXF 文件</li> </ul>	★小 78 78	129 142
ConeDrive						
1 此电压						
■ 网络						1

图 5-17 选择 DXF 文件

(2) 导入属性设置。

① 在"比例"选项组中设置导入单位(需和 CAD 单位保持一致,否则导入的板框尺寸 不对)。

②选择需要导入的层参数(为了简化导入操作,"PCB层"这一项可以保持默认,成 功导入之后再将某些层更改为需要的层),如图 5-18 所示。

(3) DXF 文件导入的板框如图 5-19 所示,选择需要重新定义的闭合板框线,执行菜 单栏中的"设计"→"板子形状"→"按照选择对象定义"命令,或者按快捷键 D+S+D,即 可完成板框的定义。 第5

|章 PCB设计流程

	ЖА	utoCAD导入			
块	比例				
作为器件导入 (C)	• mm				
•作为元素导入(四)	⊂ Mil				
4 <b>2</b> /田内间	C Inch				
	〇其他的				
• 模型 (M)	1 AutoCAD unit= =	1mm		-	
○页(四)	Size = 3609.848mil (	91.6901mm) x 2829	.516mil (71.869	97mm)	
Default Line Width	定位AutoCAD零点(	0,0)在			
0.0127mm	X Omil	Y Omil	选	驿 ( <u>S</u> )	
	层映射			圆环转换为	牌盘
源层名称	PCB层	转换条	件		外径
0 Defeciete	Mechanical 1	All			0.762mm

图 5-18 DXF 文件导入设置



图 5-19 DXF 文件导入的板框

# 5.4.3 板框原点设置

在 PCB 行业中,对于矩形的板框,我们一般把坐标原点定在板框的左下角。设置方 法为:执行菜单栏中的"编辑"→"原点"→"设置"命令,将坐标原点设置在板框左下角,如 图 5-20 所示。



图 5-20 设置坐标原点

# 5.4.4 定位孔设置

定位孔是放置在 PCB 上用于定位的,有时也作为安装孔。放置定位孔的方法如下: (1) 作为焊盘放置(此时需要修改焊盘参数,孔壁也可以设置为非金属化)。

(2) 修改焊盘的参数,如图 5-21 所示。

定位孔的设置效果如图 5-22 所示。

第5章 PCB设计流程

<ul> <li>Properties</li> </ul>	
Designator	
Layer	Multi-Layer -
Electrical Type	Load •
Pin Package Length	Omil
Jumper	0 0
<ul> <li>Hole information</li> </ul>	125.984n
O Round Hole Size Tolerance	Rect Slot      125.984mil      + N/A - N/A
了 辟非会 ngth	Omil
属化选项	0.000
	Plated
• Size and Shape	Omit
E	Omil, Omil
Simple Top-Mi	ddle-Bottom Full Stack
Simple Top-Mi Shape	ddle-Bottom Full Stack
Simple Top-Mi Shape (X/Y)	ddle-Bottom Full Stack

图 5-21 修改焊盘的参数



图 5-22 定位孔的设置效果

# 5.5 层的相关设置

# 5.5.1 层的显示与隐藏

在制作多层板的时候,经常需要只看某一层,或者把其他层隐藏,这种情况就要用到 层的显示与隐藏功能。

按快捷键 L,打开 View Configuration 面板,单击层名称前面的 ◎ 图标,即可设置层 的显示与隐藏,如图 5-23 所示。可以针对单层或多层进行显示与隐藏设置。



图 5-23 层的显示与隐藏

# 5.5.2 层颜色设置

为了便于层内信息的识别,可以对不同的层设置不同的颜色。按快捷键 L,打开 View Configuration 面板,单击层名称前面的颜色图标即可设置层的颜色,如图 5-24 所示。

ew Configuration	
), Search	
Layers & Colora View Options	
ayers	
All Layers	Used On
Signal And Plane Layers (S)	Used On
🛛 🧾 [1] Top Layer (T)	Signal
	Signal
• • • • • • • • • • • • • • • • • • • •	Used On
0	Bottom
	0
	•
◎ ◢ ▋ ▋ ▋ ▋ ▋ ▋ ▋	Used On
0	M1
Define Custom Colors	M2
🗣 🔜 Mechanical 3	M3
🔮 🛄 Mechanical 4	M4
Mechanical 5	M5
🗣 🔳 Mechanical 6	M6

图 5-24 层的颜色设置

第5章

PCB设计

流程

ä

# 5.6 常用规则设置

在进行 PCB 设计前,首先应进行设计规则设置,以约束 PCB 元器件布局或 PCB 布 线行为,确保 PCB 设计和制造的连贯性、可行性。PCB 设计规则如同道路交通规则,只 有遵守已制定好的交通规则,才能保证交通畅通而不发生事故。在 PCB 设计中这种规则 是由设计人员自己制定的,并且可以根据设计的需要随时修改,只要在合理的范围内 就行。

在 PCB 设计环境中,执行菜单栏中的"设计"→Rules 命令,打开"PCB 规则及约束编 辑器"对话框,如图 5-25 所示。左边为树状结构的设计规则列表,软件将设计规则分为以 下十大类。

Design Rules	名称	108	- 使	美型	分类	酒園.		廣性
• a Electrical	AssemiolyTestpoint	18	~	Assembly Testport Sty	Testpoint.	All		Under Comp - Allow
<ul> <li>Routing</li> </ul>	AssemblyTestPoint	Us 1		Assembly Testpoint Usa	Testpoint	All		Testpoint - One Requ
► SMT	3 Clearance	1	W.	Clearance	Electrical	All -	All	Generic dearance = 6
+  Mask	ComponentCleara	nce 1	20	Component Clearance	Placement	All -	All	Horizontal Clearance
• E Plane	DiffPair_90OMDiff	Pai 1	1	Differential Pairs Routin	Routing	All		Pref Gap = 15mil N
Testpoint	DiffPair_900MMat	ch 1	2	Matched Lengths	High Speed	All		Tolerance = 1000mil
+ T Manufacturing	✓ FabricationTestpoli	nt 1	2	Fabrication Testpoint St	Testpoint	All.		Under Comp - Allow
Eligh Speed	✓ FabricationTestPoint	nti.1	2	Fabrication Testpoint U	Testpoint	All		Testpoint - One Requ
In Placement	≓Fanout_BGA	1	9	Fanout Control	Routing	ISBGA		Style - Auto Directio
Ille Signal Integrity	Height	.1	9	Height	Placement	All		Pref Height = 500mil
	T HoleSize	. 1	(4)	Hole Size	Manufacturin	All		Min = 1mil Max =
	* HoleToHoleClearan	nce 1	(4)	Hole To Hole Clearance	Manufacturin	- IA	All	Hole To Hole Clearan
	1 LayerPairs	1		Layer Pairs	Manufacturin	All		Layer Pairs - Enforce
	MinimumSolderMa	ask 1	4	Minimum Solder Mask	Manufacturin	All -	All	Minimum Solder Mas
	17 NetAntennae	1		Net Antennae	Manufacturin	All		Net Antennae Tolerar
	PasteMaskExpansi	on 1		Paste Mask Expansion	Mask.	All		Expansion = Omil
	PlaneClearance	1	v	Power Plane Clearance	Plane	All		Clearance = 20mil
	E PlaneConnect	1	100	Power Plane Connect 5	Plane	All		Style - Relief Connect
	E PolygonConnect	1	2	Polygon Connect Style	Plane	All -	All	Style - Direct Connec
	#RoutingCorners	1	2	Routing Corners	Routing	All		Style - 45 Degree M
	RoutingLayers	1	2	Routing Layers	Routing	All		TopLayer - Enabled B
	RoutingPriority	1	2	Routing Priority	Roliting	All		Priority = 0
	RoutingTopology	1	3	Routing Topology	Routing	All		Topology - Shortest
	#RoutingVias	1	3	Routing Via Style	Routing	All		Pref Size = 20mil Pr
	T ShortCircuit	3	1.01	Short-Circuit	Electrical	All -	All	Short Circuit - Not Al
	SilkscreenOverCon	npi t	1	Silk To Solder Mask Clev	Manufacturin	IsPad	- All	Silk To Solder Mask C
	SilkToSilkClearance	1	4	Silk To Silk Clearance	Manufacturing	All -	All	Silk to Silk Clearance
	SolderMaskExpans	ior 1	4	Solder Mask Expansion	Mask	All		Expansion = 4mil
	T UnpouredPolygon	1	Ψ.	Modified Polygon	Electrical	All		Allow modified - No
	T UnRoutedNet	1	4	Un-Routed Net	Electrical	All		(No Attributes)
	and a second	•		(HZ (0)	6 (F)			10 FILE)11 105 0
	新规则		副除规则.	. 复制规则	报告			

图 5-25 "PCB 规则及约束编辑器"对话框

- Electrical: 电气类规则。
- Routing: 布线类规则。
- SMT:表面封装规则。
- Mask: 掩膜类规则。
- Plane: 平面类规则。
- Testpoint:测试点规则。

第5章 PCB设计流程 --

- Manufacturing:制造类规则。
- High Speed: 高速规则。
- Placement: 布置规则。
- Signal Integrity: 信号完整性规则。

在每一类的设计规则下,又有不同用途的设计规则,规则内容显示在右边的编辑框中,设计人员可以根据规则编辑框的提示完成规则的设置。关于 Altium Designer 规则的详细介绍,用户可以到 Altium Designer 官方网站了解。下面介绍一些 PCB 设计经常用到的规则设置。

#### 5.6.1 Electrical 之 Clearance

Clearance(安全间距)规则用于设定两个电气对象之间的最小安全距离,若在 PCB 设计区内放置的两个电气对象的间距小于此设计规则规定的间距,则该位置将报错,表示违反了设计规则。

1. 常规安全间距规则的设置

在左边的设计规则列表中选择 Electrical→Clearance,在右边的编辑区中设计人员即 可进行安全间距规则设置,如图 5-26 所示。具体操作步骤如下:



图 5-26 Clearance 规则编辑对话框

(1) 设置主要检索标签,软件会自动赋予,保持默认即可。

(2) 进行适用对象设置。

① 在 Where The First Object Matches 列表框中选取首个匹配电气对象。

• All: 表示所有部件适用。

• Net: 针对单个网络。

• Net Class: 针对所设置的网络类。

• Net and Layer: 针对网络与层。

• Custom Query: 自定义查询。

② 在 Where The Second Object Matches 下拉列表框中选取第二个匹配电气对象。

(3) 设置好匹配电气对象后,用户在"约束"选项组中设置所需的安全间距值即可。

2. Altium Designer 20 新增规则——Creepage Distance(爬电间距)

在高电压电路中,PCB 的组件组装密度越来越大,而板子的面积却越来越小,在设计 过程中就需要考虑漏电流的问题。漏电流会在 PCB 的表面传输,给 PCB 带来不可控的 后果,严重的可以使系统死机。

Altium Designer 20 新增了爬电间距规则,用于验证对象沿 PCB 表面的最小(爬电) 距离、检查绕过板槽的表面距离,对于高压设计非常有用。

(1)进行规则设置之前,首先要分清 PCB<</li>间距(Clearance)和爬电距离(Creepage)的区别,如图 5-27 所示。

- PCB 间距(Clearance):通过空气测量 的两个导电对象之间或导电部件和设 备的边界表面之间的最短路径,即设计 中常用的间距。
- 爬电距离(Creepage):通过沿着绝缘材 料表面测量的两个导电对象之间的最 短路径。

(2)设置规则。分别设置好两个适用对象 和爬电距离即可,例如设置+3.3V和+5V网

Clearance Allum 间距(通过空气) Creepage 爬电距离(沿着绝缘表面)

图 5-27 Clearance 和 Creepage 的区别

络的爬电距离为 5mm。设置完成后,进行 DRC 检查,如图 5-28 所示。可以看出,两个网 络焊盘较近,爬电距离不满足设计规则而报错。

(3) 增加爬电距离。在设计中若出现爬电间距不足的情况,一般通过以下 3 种开槽的方式解决,如图 5-29 所示。

- 图 5-29(a)表示平坦表面上的正常状态。爬电距离是在节点之间的表面上测量的。
- 图 5-29(b)表示 V 形槽可以增加节点之间的表面距离,增加的长度仅沿凹槽测量 到其减小到 1mm 宽度的点。
- 图 5-29(c)表示矩形凹槽可以进一步增加表面距离,但是宽度必须为 1mm 或更 大。这样的凹槽比 V 形槽的加工成本高。



• 图 5-29(d)表示 PCB 上开通槽(大于 1mm 宽度的槽)可以大大增加表面距离。这 是增加爬电距离最具成本效益、最简单的方法。然而,它在一个方向上需要相当 大的自由空间。

### 5.6.2 Routing之Width

Width(线宽)设计规则的功能是设定布线时的线宽,以便于自动布线或手工布线时 线宽的选取、约束。设计人员可以在软件默认的线宽设计规则中修改约束值,也可以新 建多个线宽设计规则,以针对不同的网络或板层规定其线宽。在左边设计规则列表中选 择 Routing→Width 后,在右边的编辑区中即可进行线宽规则设置,如图 5-30 所示。



图 5-30 Width 规则设置

在"约束"选项组中,导线的宽度有 3 个值可供设置,分别为 Max Width(最大线宽)、 Preferred Width(优选线宽)、Min Width(最小线宽)。线宽的默认值为 10mil,可单击相 应的选项,直接输入数值进行更改。

### 5.6.3 Routing 之 Routing Via Style

Routing Via Style(布线过孔样式)设计规则的作用是设定布线时过孔的尺寸、样式。 在左边设计规则列表中选择 Routing→Routing Via Style 后,在右边编辑区的"约束"选 项组中要分别对过孔的内径、外径进行设置,如图 5-31 所示。其中,"过孔孔径大小"(Via Hole Size)栏用于设置过孔内环的直径范围,"过孔直径"(Via Diameter)栏用于设置过孔 外环的直径范围。

#### 5.6.4 Routing之Differential Pairs Routing

Differential Pairs Routing(差分对布线)规则是针对高速板差分对的设计规范。因为差分对走线具有阻抗相等、长度相等并且相互耦合的特点,可以大大提高传输信号的质量,所以在高速信号传输中一般建议采用差分对走线的方式进行走线。在左边设计规则列表中选择 Routing → Differential Pairs Routing 后,在右边编辑区中即可对差分对走线的规则进行设置,如图 5-32 所示。



图 5-31 Routing Via Style 规则设置



图 5-32 差分对布线规则设置

第5章

PCB设

计

流

程

à

#### 5.6.5 Plane之 Polygon Connect Style

Polygon Connect Style(铺铜连接样式)规则下包含 Polygon Connect 规则,该规则的 功能是设定铺铜与焊盘或铺铜与过孔的连接样式,并且该连接样式必须针对同一网络部 件。在左边的设计规则列表中选择 Plane→Polygon Connect Style→Polygon Connect 后,在右边的编辑区中即可对铺铜连接样式进行设置,如图 5-33 所示。

		PCB規則及約束编編器 [mil]	
Q, 查找	名称 PolygonConnect 注册	8	唯一ID VHULRGFL 测试
Bigli Autor     Shi      Bectrical     Soft     Shi      Mark     Bane     Pare	Where The First Object Matches		
Power Plane Connect Style     Power Plane Clearance     Polygon Connect Style     Polygon Connect Style     Tectooint	All	HILTI BE ALVEDA	1.1.70 1.47 1.84
* @ Manufacturing     * High Seced     * # Pips Seced     * # Pracement     * jos Signal Integrity	R年 ・ 向牧 第月式学校注意 注意力式 Rriet Connect ・ 日本語力式 Rriet Connect ・ 日本語力式 日本語	いた「方"年盆 注土技 SMD Fat Connection 連続方式 Deret Connert ・ (PM同範究集)	过北注接 Via Connection 通知方式 No Connect ・ 空心问题文法 10ml

图 5-33 不同样式的铺铜连接

在"约束"选项组的"连接方式"下拉列表框中,有3种连接方式可供选择。

- Relief Connect: 突起连接方式,即采用放射状的连接。通过"导体"选项选择与铜皮的连接导线数量,通过"导体宽度"选项设置连接导线的宽度,通过"空气间隙宽度"选项设置间隔间隙的宽度。
- Direct Connect: 直接连接方式(又称全连接),设定铜皮与过孔或焊盘全部连接 在一起。
- No Connect: 无连接,表示不连接。

# 5.7 视图配置 PCB 面板

进行 PCB 设计时,为了更好地查看一些信息,用户可以通过视图配置选择显示或隐藏走线、过孔、铜皮等。

按快捷键 Ctrl+D,打开 View Configuration(视图配置)面板,在其中可以对列出来的各类元素进行显示与隐藏设置,如图 5-34 所示。



图 5-34 对象的显示与隐藏

### 5.8 PCB 布局

#### 5.8.1 交互式布局和模块化布局

1. 交互式布局

为了方便布局时快速找到元器件所在的位置,需要将原理图与 PCB 对应起来,使两 者之间能相互映射,简称交互。利用交互式布局可以快速解决元器件的布局问题,大大 提高工作效率。

交互式布局的使用方法如下:

(1) 打开交叉选择模式。需要在原理图编辑界面和 PCB 编辑界面执行菜单栏中的 "工具"→"交叉选择模式"命令,或者按快捷键 Shift+Ctrl+X,如图 5-35 所示。

(2) 打开交叉选择模式后,在原理图上选择元器件,PCB上相应的元器件会同步被选中;反之,在 PCB 中选中元器件,原理图上相应的元器件也会被选中,如图 5-36 所示。

2. 模块化布局

在介绍模块化布局之前,先介绍一个在区域内排列元器件的功能。单击工具栏中的 "排列工具"按钮 ■ · ,在弹出的下拉列表中单击"在区域内排列器件"按钮(如图 5-37 所 示),可以在预布局之前将一堆杂乱无章的元器件进行划分并排列整齐。

所谓模块化布局,就是结合交互式布局与模块化布局将同一个模块的电路布局在一起,然后根据电源流向和信号流向对整个电路进行模块划分。布局的时候应按照信号流向关系,保证整个布局的合理性,要求模拟部分和数字部分分开,尽可能做到关键高速信号走线最短,其次考虑电路板的整齐、美观。

第5章

PCB设

it

流程

I	(① 报告 (R) Window (W)	帮	III.	100 布线 (U) 报告 (B) 设计规则检查 (D)	Window ( <u>W</u> ) 帮助 (H)
	查找器件 ( <u>O</u> )		~	复位错误标志 (M)	
41	上/下层次(出)		1	浏览中奏	Shift+V
	参数管理器 (R)			浏览对象	Shift+X
	封装管理器 (G)			Manage 3D Bodies for Co	mponents on Board
	从库更新 (L)			(4)(G)	
	从数据库更新参数 (D)			Split Planes	
	冬日管理器			器件摆放(0)	
				3D体放置 (B)	
	标注 (A)			重新标注 (N)	
1	Signal Integrity		國	Signal Integrity	
	转换 (V)	*		从PCB库更新 (L)	
-				管脚/部件 交换 (W)	
1	交叉探针 (C)		9	交叉探针 (C)	
2	交叉选择模式 Shift+Ctrl+X		5	交叉远锋模式	Shift+Ctrl+X
	选择PCB 器件 (S)			转换 (⊻)	
	配置管脚交换(W)			雖合孔/屏蔽(出) 移除未使用的焊盘	
	原理图优先项 (P)			濾泪 (E)	

图 5-35 打开交叉选择模式



图 5-36 交叉选择模式



图 5-37 区域内排列元器件命令

#### 5.8.2 就近集中原则



就近集中原则就是使用"区域内排列器件"的功能,将每个电路模块大致排列在 PCB 的板框周边,以方便后面的布局工作。如图 5-38 所示,将每个模块放置在 PCB 的周边。

图 5-38 电路模块就近集中布局

### 5.8.3 区域排列

区域排列就是前面所说的"在区域内排列器件",它可以将选中的元器件按照用户绘制的区域排列。这一功能在模块化布局操作中经常用到。具体使用方法为:先选中需要排列的对象,然后单击工具栏中的"排列工具"按钮 ■ 、,在弹出的下拉列表中单击"区域内排列器件"按钮,或者按快捷键 I+L,在弹出的菜单中执行"在矩形区域排列"命令,如图 5-39 所示。

## 5.8.4 元器件对齐操作

Altium Designer 20 提供了非常方便的对齐功能,可以对元器件实行左对齐、右对齐、顶对齐、底对齐、水平等间距、垂直等间距等操作。

元器件对齐方法有如下 3 种:

(1)选中需要对齐的对象,按快捷键 A+A,打开"排列对象"对话框,如图 5-40 所示。 选择对应的命令,实现对齐功能。 第5章

PCB设计

流程



图 5-39 在区域内排列器件



(2)选中需要对齐的对象,直接按快捷键A,然后执行相应的对齐命令,如图 5-41 所示。

(3)选中需要对齐的对象,然后单击工具栏中的"排列工具"按钮 ■ ,在弹出的下拉列表中单击相应的对齐工具按钮,如图 5-42 所示。

0	对齐 (▲)		_
	定位器件文本 (巴		
j=	左对齐 (山)		Shift+Ctrl+L
릙	右对齐 (B)		Shift+Ctrl+R
	向左排列 (保持间距)	(E)	Shift+Alt+L
	向右排列 (保持间距)	( <u>H</u> )	Shift+Alt+R
4	水平中心对齐(2)		
H}=	水平分布 (D)		Shift+Ctrl+H
NH:	增加水平间距		
*	减少水平间距		
100	顶对齐 (1)		Shift+Ctrl+T
<u>110</u>	應对齐(B)		Shift+Ctrl+B
	向上排列 (保持间距)	U	Shift+Alt+I
	向下排列 (保持间距)	(N)	Shift+Alt+N
6	垂直中心对齐(凹)		
ģ.	垂直分布 (S)		Shift+Ctrl+V
	增加垂直间距		
충	减少垂直间距		
н.	对齐到栅格上 (G)		Shift+Ctrl+D
35	移动所有器件原点到惯	格上	(O)

图 5-41 对齐功能



图 5-42 "排列工具"下拉列表

# 5.9 PCB 布线

## 5.9.1 常用的布线命令

1. 交互式布线连接

(1)执行菜单栏中的"放置"→"走线"命令,或者单击工具栏中的"交互式布线连接"

按钮 ",光标变成十字形状。

(2) 将光标移到元器件的一个焊盘上,单击选择布线的起点。手工布线转角模式包括任意角度、90°拐角、90°弧形拐角、45°拐角、45°弧形拐角 5 种,按"Shift+空格"组合键可循环依次切换 5 种转角模式,按空格键可以在预布线两端切换转角模式。

2. 交互式布多根线连接

"交互式布多根线连接"命令可以同时布一组走线,以达到快速布线的目的。需要注 意的是,在进行交互式布多根线连接之前,应先选中所需多路布线的网络。

首先选中需要多路布线的网络,然后单击工具栏中的"交互式布多根线连接"按钮 📰, 或按快捷键 U+M 即可同时布多根线,如图 5-43 所示。



图 5-43 交互式布多根线连接

3. 交互式布差分对连接

差分传输是一种信号传输的技术。区别于传统的一根信号线一根地线的做法,差分 传输在这两根线上都传输信号,这两个信号的振幅相同、相位相反。在这两根线上传输 的信号就是差分信号。信号接收端比较这两个电压的差值判断发送端发送的逻辑状态。 因为两条导线上的信号相互耦合,干扰相互抵消,所以对共模信号的抑制作用加强了。 在高速信号走线中,一般采用差分对布线的方式。进行差分对布线时,首先需要定义差 分对,然后设置差分对布线规则,最后完成差分对的布线。

单击工具栏中的"交互式布差分对连接"按钮 2/,在需要进行差分布线的焊盘或者导线处单击,可根据布线的需要移动光标,以改变布线路径,如图 5-44 所示。

# 5.9.2 走线自动优化操作

Altium Designer 20 提供了任意角度走线,用户可以轻松创建并编辑任意角度的走线,在走线密集处,特别是对 BGA 内部出线具有极大的帮助,同时增强了自动优化修线

第5章

PCB设计

流程



图 5-44 交互式布差分对连接

的功能,具有更强大的堆挤功能,在布线或移动现有走线时,可对现有走线进行平滑处理,有利于提高信号的质量。

1. 任意角度布线

在走线的状态下,按 Tab 键,在 Properies 面板中进行如图 5-45 所示的设置。其中 Routing Mode 用于设置布线模式,Corner Style 用于设置布线角度,Routing Gloss Effort 用于设置优化程度。面板的右侧为相关功能循环切换的快捷键。

以 BGA 出线为例,出线效果如图 5-46 所示。



2. 自动优化修线

(1) 若想使用软件的优化修线(Gloss Selected)功能,须对走线进行平滑处理。

① 单击选择一个需修改的线段,按住 Ctrl+鼠标左键并尝试拖动线段,然后按 Tab 键进入 Properties 属性面板进行设置,如图 5-47 所示。

Routing Gloss	Effort		
tho		Weak	Strong
Hugging Style			
45 Degr	ee	Mixed	Rounded
Sliding Mode	Push Obst	acles	
Vertex Action	Deform		•
Allow Via P	ushing		
Display Cle	arance Bour	idaries	
Reduce Cl	earance Disp	olay Area	
Show Leng	th Gauge		0
Pad Entry Stabi	lity		
-	_	0	
100			Man

图 5-47 走线平滑处理设置

② 然后按快捷键 S+C(或单击选中一截线,再按 Tab 键)选中需要优化的整段走线, 接着执行菜单栏中的"布线"→"优化选中走线"(或按快捷键 Ctrl+Alt+G)命令即可实 现现有走线的平滑处理。走线优化前后对比如图 5-48 所示。

•••••••••••	
优化前	优化后

图 5-48 走线优化前后对比

(2) 针对大批量走线的优化修改。

① 在布线状态下修改布线设置属性,如图 5-47 所示,若不需要拐角圆弧处理,则将 Hugging Style 改为 45 Degree。

② 首先按 Shift+鼠标左键单击选择一部分要优化的线段,然后再按 Tab 键,这时会选中全部对应的网络,如图 5-49 所示。

③执行菜单栏中的"布线"→"优化选中的走线"命令。优化后的走线如图 5-50 所示。 第5章

PCB设计

流程



图 5-49 选中需要优化的走线



图 5-50 优化后的走线

## 5.9.3 差分对的添加

Altium Designer 20 中提供了针对差分对布线的工具,不过,在进行差分对布线前需 要定义差分对网络,即定义哪两条信号线需要进行差分对布线。差分对的定义既可以在 原理图中实现,也可以在 PCB 中实现。下面对在 PCB 中添加差分对的方法进行介绍。

(1) 打开 PCB 文件,在 PCB 编辑环境中单击右下角的 Panets 按钮,在弹出的菜单中选择 PCB 选项,打开 PCB 面板,在上方的下拉列表框中选择 Differential Pairs Editor(差分对编辑)选项,如图 5-51 所示。

(2)单击"添加"按钮,在弹出的"差分对"对话框中选择差分对的正网络和负网络,并 定义该差分对的名称,如图 5-52 所示。



图 5-51 PCB 面板

图 5-52 "差分对"对话框

(3) 完成 PCB 编辑环境下的差分对设置后,在 PCB 编辑区中差分对将呈现灰色,说明处于筛选状态。

### 5.9.4 飞线的显示与隐藏

网络飞线是指两点之间表示连接关系的线。飞线有利于理清信号的流向,便于有逻辑地进行布线。布线时可以显示或隐藏网络飞线,或者选择性地对某类网络或某个网络的飞线进行显示与隐藏操作。

在 PCB 编辑界面中按快捷键 N,打开快捷飞线开关,如 图 5-53 所示。

- Net(网络):针对单个或多个网络操作。
- On Component(器件):针对元器件网络飞线操作。
- All(全部):针对全部飞线操作。

#### 5.9.5 网络颜色的更改

为了便于区分不同信号的走线,用户可以对某个网络或者网络类别进行颜色设置, 可以很方便地理清信号流向,识别网络。

设置网络颜色的方法如下:

(1) 打开 PCB 文件,在 PCB 编辑环境中单击右下角的 Panels 按钮,在弹出的菜单中选择 PCB 选项,打开 PCB 面板。在上方的下拉列表框中选择 Nets 选项,打开网络管理器。



图 5-53 快捷飞线开关

第5章

PCB设

it

流

程

(2) 选择一个或者多个网络右击,在弹出的快捷菜单中选择 Change Net Color(改变 网络颜色)命令,对单个网络或者多个网络进行颜色的更改,如图 5-54 所示。

Nets		1-	-		-	-			
7		法除	T	0. (第)		纲	1	-	
	2010 S	Manda							
Masi	<u> </u>	选中	(5)	11 月首方	Q (Z	) 🗠	清除现有	989	
1 Net	Class (1 Hig	hligh	ted	)					
Scan	Help?	-	-	-			-		
54 N	ets (4 Highlig	ahted	3					1	<b>交互式线长调制</b>
* (4	名称		节	Sign	T	R	Unrou	-	
	NetRN2_5		2	n/a	0	0	0	*	显示焊盘 (巴)
	NetRN2_6		2	n/a	0	0	0	*	显示过孔 (1)
	RD+		3	n/a	Ø	0	0	*	显示导线 (II)
	RD-	-	3	n/a	0	0	Q	*	显示弧 (A)
H	RESET		8	n/a	0	0	0		显示填充 (F)
10 Pr	imitives (0 H	liablic	hte	d)	-11-				見示区域 (5)
类 -	名称	• <del>元</del>	4		层。	• 14	enath (m		显示已续(1)
Pad	RN2-5	RN	2	1	Тор	L; O			重力のロート
Pad	RN2-6	RN	2		Тор	L; 0			显示字符串(G)
Pad	RN3-1	RN	3	1	Тор	Li O			列
Pad	RN3-4	RN	3	3	Тор	L: 0			洗择所有 (S)
Pad	RX-A	RX			Top	L: 0			海路过渡盟(C)
Pad	TX-A	TX			Тор	Li O			
Pad	01-3	01			lop	LiO			报告(图)
ean_	111-4	- 10			TUN	1 III			屬性 (P)
									缩放选中对象 (Z)
									环路移除
									连接
									显示替换
58mil	Y:17019mil	Gri	d: 1	mil	IHe	tene	(or 2.to		Change Net Color

(3)执行改变网络颜色命令后,右击,在弹出的快捷菜单中执行"显示替换"→"选择的 打开"命令,对修改过颜色的网络进行使能。

(4) 这样就完成了网络颜色的修改。如果在 PCB 编辑界面中看不到颜色的变化,需要按键盘上的 F5 键打开颜色开关。

## 5.9.6 滴泪的添加与删除

添加滴泪是指在导线连接到焊盘时逐渐加大其宽度,因为其形状像滴泪,所以称为 补滴泪。采用补滴泪的最大好处是提高了信号完整性,因为在导线与焊盘尺寸差距较大 时,采用补滴泪连接可以使得这种差距逐渐减小,以减少信号损失和反射,并且在电路板

图 5-54 选择 Change Net Color 命令

受到巨大外力的冲撞时,还可以降低导线与焊盘或者导线与过孔的接触点因外力而断裂 的风险。

进行 PCB 设计时,如果需要进行补滴泪操作,可以执行菜单栏中的"工具"→"滴泪" 命令,在弹出的如图 5-55 所示的"泪滴"对话框中进行滴泪的添加与删除等操作。



图 5-55 "泪滴"对话框

设置完毕后单击"确定"按钮,完成对象的滴泪添加操作。补滴泪前后焊盘与导线连接的变化如图 5-56 所示。

### 5.9.7 过孔盖油处理

1. 单个过孔盖油设置

双击过孔,弹出过孔属性编辑面板,在 Solder Mask Expansion 栏下勾选 Top 和 Bottom 右边的 Tented 复选框,即为过孔顶部和底部盖油,如图 5-57 所示。

2. 批量过孔盖油设置

批量过孔盖油设置可使用 Altium Designer 软件的全局操作方法实现:选中任意一个过孔,右击,在弹出的快捷菜单中选择 Find Similar Objects(查找相似对象)命令,打开

第5章

PCB设计

流程

"查找相似对象"对话框;根据筛选条件在右边栏的对象列中选择 Same,如图 5-58 所示。 设置好筛选条件后,单击 OK 按钮,完成过孔的相似选择。



图 5-56 补滴泪前后焊盘与导线连接的变化

Rui		Manual
Тор	4mil	Tented
Sottom	-4mil	V Tented

图 5-57 单个过孔盖油设置

	查找相似对象	
Kind		
Object Kind	Via	Same
Object Specific	10 million (10 mil	
Layer	MultiLayer	Any
Net	GND	Any
Via Diameter	20mil	Any
Hole Size	10mil	Any
Hole Tolerance (+)	N/A	Any
Hole Tolerance (-)	N/A	Any
Drill Pair	Top Layer - Bottom Layer	Any
Fabrication Testpoint - Top	0	Any
Fabrication Testpoint - Bottom	10	Any
Assembly Testpoint - Top	0	Any
Assembly Testpoint - Bottom	0	Any
Solder Mask Tenting - Top	10	Same
Solder Mask Tenting - Bottom	<u> </u>	Same
Solder Mask Override	8	Any
Use Separate Solder Mask Expansion	0	Any
Solder Mask Expansion	4mil	Any
Solder Mask Expansion Mode	Manual	Any
Apply Solder Mask Expansion From	(D)	Any
Paste Mask Expansion Mode	None	Any
Stack Mode	Simple	Any
Library	<local></local>	Any
Library Template	v51h25m61	Any
Linked To Library	0	Any
Custom Thermal Relief		Any
Propagation Delay	0.000	Any
Graphical	and the second se	
.X1	2192mil	Any
¥1.	1321mii	Anv
✓ 缩放匹配	の ~ 清除现有的 に	
创建表达式 凶 Normal	▼ ● 打开属性 图	4

图 5-58 查找相似对象

在弹出的 Properties 面板中,根据需求勾选 Top(顶部盖油设置)和 Bottom(底部盖油设置),如 图 5-59 所示。选择完成后,关闭该面板,即可完成 批量过孔盖油设置。

Rule			Manual
Top	4mil		- Tentes
Bottom	4mii	U	Tenter

第5章

PCB设计

流

# 5.9.8 全局编辑操作

图 5-59 批量过孔盖油设置

进行 PCB 设计时,如要对具有相同属性的对象进行操作,全局编辑功能便派上了用场。利用该功能,可以实现快速调整 PCB 中相同类型的丝印大小、过孔大小、线宽大小,以及元器件锁定等。

下面以修改过孔网络为例,说明全局编辑的操作过程。

(1) 在 PCB 空白区域打上过孔,这时的过孔是没有网络属性的。

(2) 单击选中其中一个过孔,然后单击鼠标右键,在弹出的快捷菜单中选择"查找相 似对象"命令,打开"查找相似对象"对话框,如图 5-60 所示。

		查找相似对象				
		Kind Object Kind	Via	Same		
		Object Specific		-		
		Layer	MultiLayer	Алу		
		Net	No Net	Same		
		Via Diameter	20mil	Any		
		Hole Size	10mil	Any		
		Hole Tolerance (+)	RUA	Any		
		Hole Tolerance (-)	N/A	Any		
100		Drill Pair	Top Layer - Bottom Layer	Any		
12		Pabrication restpoint	·U	Any		
-21		Paprication restpoint		Any		
4	皇戎相似对象 (N)	Assembly Testpoint - I		Any		
The second se	清除过滤器 (C) Shift+C	Assembly restpoint - D		Any		
	故晋 (D) ト	Solder Mask Tenting -		Any		
	ave ()	Solder Mask Override		Any		
	Via Locked	Lise Separate Solder M		Any		
	xSignals (X)	Solder Mark Expansion	r Amil	Any		
	联合(U) +	Solder Mask Expansion	Manual	Any		
	REAL PLACE IN L	Apply Solder Mask Fyr		Any		
10		Paste Mask Expansion	None	Any		
	Room操作(M)	Stack Mode	Simple	Any		
	補铜操作 (Y) ・	Library	<local></local>	Any		
	(A) 来好	Library Template	v51h25m0mx0	Any		
174	-	Linked To Library	n	Any		
1	SCXURRET (C)	Custom Thermal Relief	Ō	Any		
ж	霓切 (II) Ctrl+X	Propagation Delay	0.000	Any		
in.	复制(C) Ctrl+C	Graphical				
-100		X1	1047mil	Any		
12	RANG (P) Ctri+V	Y1	1716mil	Any		
1	粘贴文本	✓ 縮放匹配 ◎	✓ 选择匹配 (5) ✓ 清除现有的 (C)			
	可应用的一元规则(山)	创建表达式凶	Normal - 「打开属性®			
	可应用的二元规则(B)					
			应用凶	确定取消		

图 5-60 打开"查找相似对象"对话框

(3)将 Via 和 Net 属性更改为 Same,然后单击"确定"按钮,在弹出的 Properties 面 板中更改需要全局编辑的属性,如将 Net(过孔网络)属性改为 GND,如图 5-61 所示。

# 5.9.9 铺铜操作

铺铜是指在电路板中空白位置放置铜皮,一般作为电源或地平面。在 PCB 设计的布局、布线工作结束之后,就可以在 PCB 空白位置铺铜了。

(1)执行菜单栏中的"放置"→"铺铜"命令,或者单击工具栏中的"放置多边形平面" 按钮 ,按 Tab 键打开铺铜属性编辑面板,在 Fill Mode 栏中选择 Hatched(Tracks/ Ares)动态铺铜方式(铺铜方式可根据自身需求选择),如图 5-62 所示。

Q Search		
Net		
Net	GND	+
Net Class	N/A	
Net Length	Omil	
Properties		
Layer	Top Layer	•
Name		
	Auto Naming	
ill Mode		
Solid (Copper Re	Hatched (Tracks/ None (Out	lines
Trac	k Width	
		Gri
Surround	Pads Width	Gri
Grid Size	Pads Width	Gri
Grid Size Track Width	Pads Width	Gri
Grid Size Track Width Surround Pads With	Pads Width Smil Smil Arcs Octagens	Gri
Grid Size Track Width Surround Pads With Hatch Mode	Pads Width Smil Arcs Octagons 90 Degree 45 Degree	Gri
Grid Size Track Width Surround Pads With Hatch Mode	Pads Width  Smil Smil Arcs Octagons 90 Degree 45 Degree Horizontal Vertical	Gri
Grid Size Track Width Surround Pads With Hatch Mode	Pads Width  Smil  Arcs Octagons 90 Degree 45 Degree Horizontal Vertical Bmil	Gri
Grid Size Track Width Surround Pads With Hatch Mode	Pads Width  Smil Smil Arcs Octagons 90 Degree 45 Degree Horizontal Vertical Bmil	Gri



图 5-61 过孔的全局属性修改

(2) 在 Polygon Pour 面板中对铺铜属性进行设置。在 Net 下拉列表框中选择铺铜 网络,在 Layer 下拉列表框中选择铺铜的层,在 Grid Size 和 Track Width 文本框中输入 网格尺寸和轨迹宽度(建议设置成较小的相同数值,这样铺铜则为实心铜),在右下角的 下拉列表框中选择 Pour Over All Same Net Objects 选项,并勾选 Remove Dead Copper (死铜移除)复选框。

(3) 按 Enter 键,关闭该面板。此时光标变成十字形状,准备开始铺铜操作。

(4) 用光标沿着 PCB 的板框边界线画一个闭合的矩形框。单击确定起点,然后将光标移动至拐角处单击,直至确定板框的外形,单击鼠标右键退出。这时软件在框线内部自动生成了铺铜,效果如图 5-63 所示。



图 5-63 PCB 铺铜效果

#### 5.9.10 放置尺寸标注

为了使设计者更加方便地了解 PCB 的尺寸信息,通常需要给设计好的 PCB 添加尺 寸标注。标注方式分为线性、圆弧半径、角度等。下面以最常用的添加线性尺寸标注为 例进行详细介绍。

(1)执行菜单栏中的"放置"→"尺寸"→"线性尺寸"命令,如图 5-64 所示。

(2) 在放置尺寸标注的状态下按 Tab 键,打开尺寸标注属性编辑面板,如图 5-65 所示。

- Layer: 放置的层。
- Primary Units: 显示的单位,如 Millimeters、mm(常用)、inch。
- Value Precision:显示的小数点后的位数。
- Format:显示的格式,常用(mm)。

第5章

PCB设计

流程

故省	i (2)	Ð	布线 (U)	报告 (E)	Window (W)		
0	翻件 (C)						
۹	3D元件体 (B)						
	埴充 (E)					<ul> <li>Properties</li> </ul>	
7	实心区域 (B)					Layer	Mechanical 1
	(A) 加西瓜					Text Position	Automatic
1	线条 (L)	1				icar i valueri	Automatic
A	字符串 (S)					Arrow Position	Inside
0	焊盘 (P)					-	
8	过孔创					Text Height	60mil
1	走线①						
	Keepout (K)	•				Font Type	
	铺铜 ( <u>G</u> )					ТпиеТипе	Stroke
Ð	多边形铺铜挖空						Suone
빈	裁剪多边形铺铜(Y)					Foot	Sans Serif
	拼板阵列(M)					contraction of the second	Julio Juli
	设计视图					Stroke width	6mil
(B)	钻孔表	. 1					
4	层叠结构表					4 Units	
_	来自文件的对象			_	1	Primary Units	Millimeters
	RTD		設住尺	1 L)	1.	Value Precision	2
_	工作同导 (W)		マ 用度(4	<u>A)</u>			-
			V 7210) (	0		▲ Value	
			11 25.45 /	n			

图 5-64 放置线性尺寸

图 5-65 尺寸标注属性编辑面板

线性尺寸放置好的效果如图 5-66 所示。



图 5-66 线性尺寸放置好的效果