

第 3 章

系统思维

计算机系统的工作是一个非常复杂的问题。它涉及计算机的硬件系统和软件系统。本章主要讲述计算机系统的组成,包括硬件系统和软件系统。

3.1 导 学

本章结构导图如图 3-0 所示。



图 3-0 第 3 章结构导图

3.2 计算机系统概述

一个完整的计算机系统包括两大部分,即硬件系统和软件系统,如图 3-1 所示。硬件是指构成计算机的物理设备,是由机械和电子器件构成的具有输入、存储、计算、控制以及输出功能的实体部件。例如,处理器芯片、存储器芯片、底板、各类扩充装置、机箱、键盘、鼠标、显示器、打印机和硬盘等都是计算机的硬件。计算机软件是指在计算机中运行的各种程序及其处理的数据和相关的文档。程序用来指挥计算机硬件自动进行规定的操作,数据则是程序所处理的对象,文档是软件设计报告和操作使用说明等,它们都是软件不可缺少的组成部分。

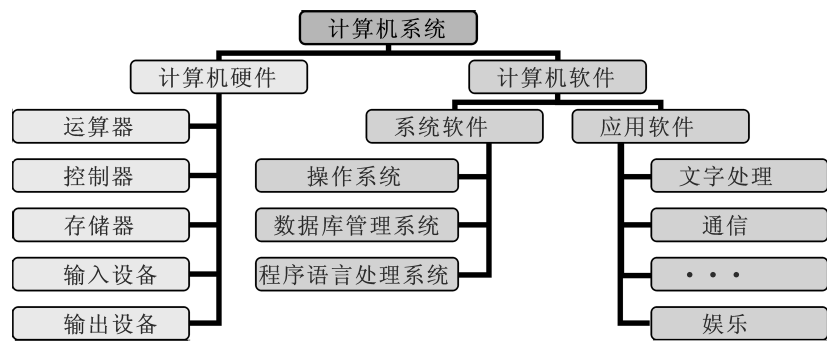


图 3-1 计算机系统结构

3.3 计算机硬件系统

经典计算机的逻辑结构如图 3-2 所示,计算机硬件由运算器、控制器、存储器、输入设备和输出设备五个基本部分组成,也称计算机硬件的五大部件。

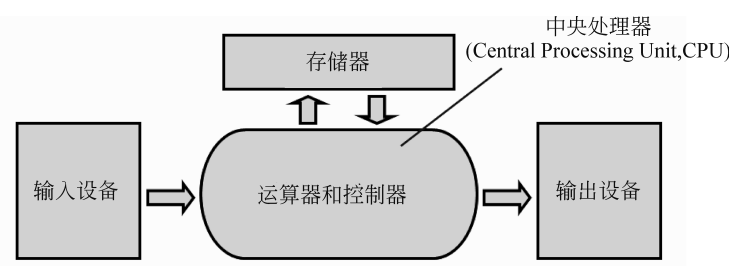


图 3-2 经典计算机的逻辑结构

这一基本结构是由美籍匈牙利科学家冯·诺依曼提出的。冯·诺依曼的主要思想为“存储程序控制”,其主要内容如下。

- (1) 计算机硬件由运算器、控制器、存储器、输入设备和输出设备五个基本部分组成。
- (2) 计算机的工作由程序控制,程序是一个指令序列,指令是能被计算机理解和执行的操作命令。
- (3) 程序(指令)和数据均以二进制编码表示,均存放在存储器中。
- (4) 存储器中存放的指令和数据按地址进行存取。
- (5) 指令是由 CPU 一条一条顺序执行的。

现代计算机的逻辑结构如图 3-3 所示。计算机硬件主要包括中央处理器、主存储器、辅助存储器和输入输出设备等,它们通过总线互相连接。

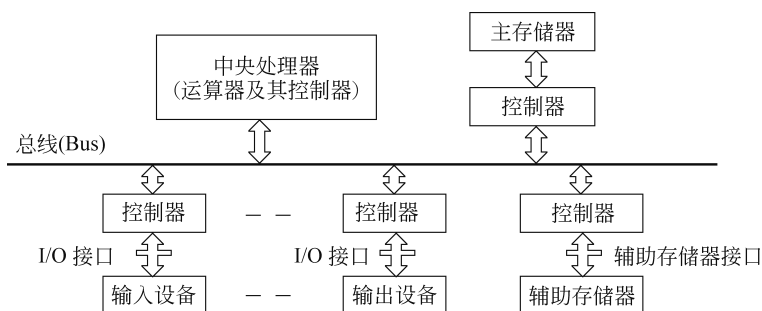


图 3-3 现代计算机的逻辑结构

1. 中央处理器

负责对输入信息进行各种处理(例如计算、转换、分类和检索等)的部件称为“处理器”。处理器能高速执行指令完成二进制数据的算术、逻辑运算和数据传送等操作,它的结构很复杂。超大规模集成电路的出现,使得处理器的所有组成部分都可以制作在一块面积仅为几平方厘米的半导体芯片上。因为体积很小,所以也称之为微处理器(Microprocessor)。

一台计算机中往往有多个处理器,它们各有其不同的任务,有的用于显示,有的用于通信。其中,承担系统软件和应用软件运行任务的处理器称为“中央处理器”,简称 CPU (Central Processing Unit),它是任何一台计算机必不可少的核心组成部件。

CPU 的任务很繁重,为了提高处理速度,一台计算机可以包含几个或者几十个甚至几百几千个 CPU。这种使用多个 CPU 实现高速处理的技术称为“并行处理”。现在,个人计算机、平板电脑和智能手机等都普遍采用集成有 2 个、4 个甚至更多个 CPU 在同一芯片内的所谓“多核”CPU 芯片,性能得到了显著提高。

2. 主存储器和辅助存储器

计算机能够把程序和数据存储起来,具有这种功能的部件就是“存储器”。计算机中的存储器分为主存储器(简称主存,英文为 Memory)和辅助存储器(简称辅存,英文为 Storage)。早期计算机中的主存储器总是与 CPU 紧靠一起安装在主机柜内,而辅助存储器大多独立于主机柜之外,因此主存储器俗称“内存”,辅助存储器俗称“外存”,并一直沿

用至今。

主存储器的存取速度快而容量相对较小(因成本较高),大多是易失性存储器。主存与 CPU 高速连接,按字节编址(每个字节均有地址,CPU 可直接访问任一字节),它用来存放已经启动的程序代码和需要处理的数据。CPU 工作时,它所执行的指令和处理的数据都是从主存中取出的,产生的结果也存放在主存中。因而,主存储器也称为计算机的工作存储器。

辅助存储器能长期存放计算机系统中几乎所有的信息,即使断电,信息也不会丢失。辅助存储器的容量很大,但存储速度相对较慢,它按数据块进行编址。计算机执行程序时,辅存中的程序代码和相关数据必须预先传送到主存,然后才能被 CPU 运行和处理。

3. 输入输出设备

输入设备是外界向计算机传送信息的装置。输入设备有多种,如键盘、鼠标、触摸屏、麦克风、传感器以及条码、磁卡、IC 卡的读卡器等。不论信息的原始形态如何,输入到计算机中的信息都使用二进位来表示。

输出设备是将计算机中的数据信息传送到外部的设备,转换为某种人们所需要的形式。计算机的输出可以是文本、图像、语音、音乐或动画等多种形式。输出设备的功能是把计算机中用二进位表示的信息转换成人可以直接识别和感知的信息形式。常见的输出设备有显示器、打印机和扬声器等。

输入输出设备统称为 I/O(Input/Output)设备,这些设备是计算机与外界联系和沟通的桥梁,用户或外部环境通过 I/O 设备与计算机系统互相通信。

4. 总线和 I/O 接口

总线(Bus)是用于在 CPU、主存、辅存和各种输入输出设备之间传输信息并协调工作的一种部件,由传输线和控制电路组成。一般把连接 CPU 和主存的总线称为 CPU 总线(或前端总线、高速总线),把连接主存和 I/O 设备(包括辅存)的总线称为 I/O 总线。为了方便更换和扩充 I/O 设备,计算机系统中的 I/O 设备一般都通过标准的 I/O 接口(如 USB 接口)与各自的控制器连接,然后再与 I/O 总线相连。

3.3.1 CPU 的结构和原理

CPU 是计算机不可缺少的核心部件,它负责执行程序。迄今为止,我们所使用的计算机大多是按照冯·诺依曼提出的“存储程序控制”原理进行工作的。即将问题的计算步骤编制成为程序,程序连同它所处理的数据都用二进位表示并预先存放在存储器中。程序运行时,CPU 从内存中一条一条地取出指令和相应的数据,按指令操作码的规定,对数据进行运算处理,直到程序执行完毕为止,如图 3-4 所示。

CPU 的根本任务是执行指令,它按指令的规定对数据进行操作。它的结构如图 3-5 所示,原理上,它主要由三个部分组成,分别是寄存器组、运算器和控制器。

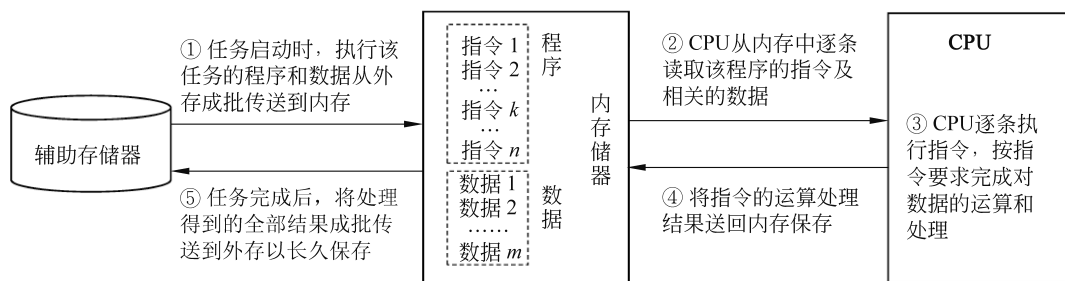


图 3-4 程序在计算机中的执行过程

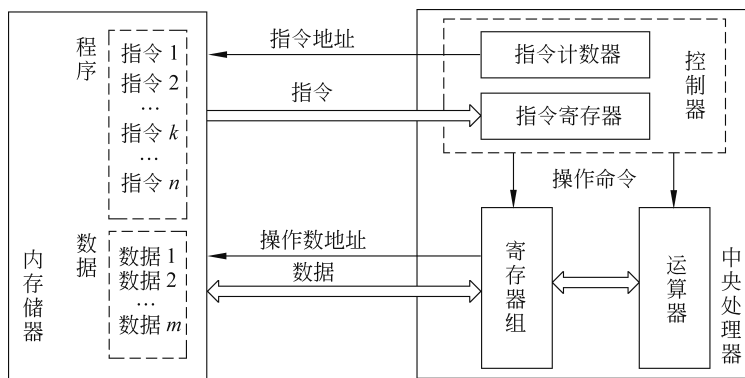


图 3-5 CPU 的组成及其与内存的关系

1. 寄存器组

寄存器组由十几个甚至几十个寄存器组成。寄存器的速度很快,它们用来临时存放参加运算的数据和运算得到的中间(或最后)结果。需要运算器处理的数据预先从内存传送到寄存器,运算结果不再需要继续运算时就从寄存器保存到内存。

2. 运算器

运算器又称算术逻辑单元(Arithmetic Logic Unit, ALU),是计算机对数据进行加工处理的部件,它的主要功能是对二进制数进行加、减、乘、除等算术运算和与、或、非等基本逻辑运算,实现逻辑判断。运算器在控制器的控制下实现其功能,运算结果由控制器指挥送到内存存储器中。

3. 控制器

控制器是计算机的神经中枢和指挥中心,它的基本功能是依次从存储器中取出指令、翻译指令、分析指令、向其他部件发出控制信号,控制计算机各部件协调工作,使得整个计算机有条不紊地工作。控制器由指令计数器(PC)、指令寄存器(IR)、指令译码器(ID)、时序控制电路和微操作控制电路组成。

- (1) PC。用来对程序中的指令进行计数,使控制器能够依次读取指令。
- (2) IR。在指令执行期间暂时保存正在执行的指令。
- (3) ID。用来识别指令的功能,分析指令的操作要求。
- (4) 时序控制电路。用来生成时序信号,以协调在指令执行周期各部件的工作。
- (5) 微操作控制电路。用来产生各种控制操作命令。

计算机性能由许多因素决定,例如 CPU、内存、硬盘、显卡等,但通常 CPU 是主要因素。CPU 的性能主要表现在程序执行速度的快慢,而程序执行的速度与 CPU 相关的因素有很多,如指令系统、字长、主频、高速缓存的容量和结构、逻辑结构和 CPU 核的个数等。

1) 指令系统

指令的类型、数目和功能等都会影响程序的执行速度。

2) 字长(位数)

指通用寄存器和定点运算器的宽度(即二进制整数运算的位数),即在单位时间内(同一时间)能一次处理的二进制数的位数。该指标反映出 CPU 内部运算处理的速度和效率。由于存储器地址是整数,整数运算由定点运算器完成,定点运算器的宽度也就决定了地址码的位数。而地址码的位数则决定了 CPU 可访问的最大内存空间,这是影响 CPU 性能的一个重要因素。

中低端应用(如洗衣机、微波炉等)的嵌入式计算机大多是 8 位、16 位或 32 位的 CPU,中高端智能手机等使用 64 位 CPU,PC 使用的 CPU 早些年大多为 32 位处理器,现在使用的都是 64 位处理器。

3) 主频(CPU 时钟频率)

指 CPU 中电子线路的工作频率,它决定着 CPU 芯片内部数据传输和操作速度的快慢。一般而言,执行一条指令需要一个或几个时钟周期。所以主频越高,执行一条指令所需要的时间就越少,CPU 的处理速度就越快。现在个人计算机和高端智能手机的 CPU 的主频为 1~4GHz。

4) 高速缓存(Cache)的容量与结构

程序运行过程中高速缓存有利于减少 CPU 访问内存的次数。通常,Cache 容量越大、级数越多,其效用就越显著。

5) 逻辑结构(微架构)

CPU 包含的定点运算器和浮点运算器的数目、采用的流水线结构和级数、指令分支预测的机制和执行部件的数目等都对指令执行的速度有影响。

6) CPU 核的个数

为提高 CPU 芯片的性能,现在 CPU 芯片往往包含有 2 个、4 个、6 个甚至更多个 CPU 核,每个核都是一个独立的 CPU,有各自的 1 级和 2 级 Cache,共享 3 级 Cache 和前端总线。需要说明的是,由于算法和程序的原因, n 个核的 CPU 性能绝不是单核 CPU 的 n 倍。

3.3.2 指令与指令系统

1. 指令

如前所述,使用计算机完成某个任务(如发送消息)必须运行相应的程序(如 QQ)。在计算机内部,程序是由一连串指令组成的,指令是构成程序的基本单位。指令是能被计算机识别并执行的二进制代码,它规定了计算机能完成的某一
种操作。一条指令通常由两个部分组成,如图 3-6 所示。

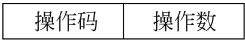


图 3-6 指令的格式

- (1) 操作码。指明该指令要完成的操作的类型或性质,如取数、做加法或输出数据等。每一种操作分别使用不同的二进制代码表示,称为操作码。
- (2) 操作数。指明操作对象的内容或所在的单元地址,操作数在大多数情况下是地址码,地址码可以有 0~3 个。从地址码得到的仅是数据所在的地址,可以是源操作数的存放地址,也可以是操作结果的存放地址。

2. 指令的执行过程

尽管计算机可以运行非常复杂的程序,完成多种多样的功能,然而,任何复杂程序的运行总是由 CPU 一条一条执行指令来完成的。CPU 执行每一条指令都还要分成若干步,每一步仅完成一个或几个非常微小的操作。

指令的执行过程如图 3-7 所示,大体分为以下 4 个步骤。

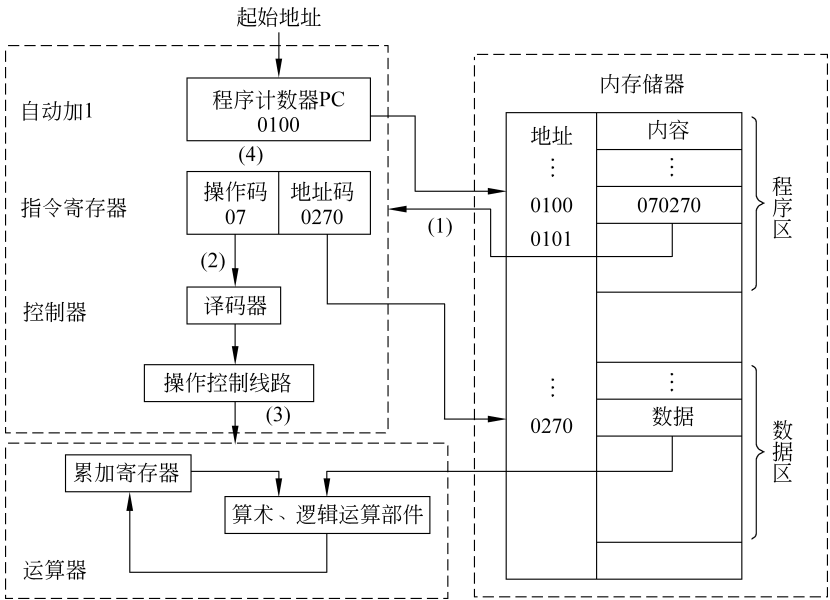


图 3-7 指令的执行过程

- (1) 取指令。按照指令计数器中的地址 (0100H), 从内存存储器中取出指令 (070270H), 并送往指令寄存器。

(2) 分析指令。对指令寄存器中存放的指令(070270H)进行分析,由译码器对操作码(07H)进行译码,将指令的操作码转换成相应的控制电位信号;由地址码(0270H)确定操作数地址。

(3) 执行指令。由操作控制线路发出完成该操作所需要的一系列控制信息,去完成该指令所要求的操作。例如,做加法指令,取内存单元(0270H)的值和累加器的值相加,结果还是放在累加器中。

(4) 一条指令执行完成,指令计数器加 1 或将转移地址码送入指令计数器,然后回到步骤(1)。

一般把计算机完成一条指令所花费的时间称为一个指令周期,指令周期越短,指令执行越快。通常所说的 CPU 主频(或工作频率),就反映了指令执行周期的长短。计算机在运行时,CPU 从内存读出一条指令到 CPU 内执行,指令执行完,再从内存读出下一条指令到 CPU 内执行。CPU 不断地读取指令、分析指令、执行指令,这就是程序的执行过程。

总之,计算机的工作就是执行程序,即自动连续地执行一系列指令,而程序开发人员的工作就是编制程序。一条指令的功能虽然有限,但是由一系列指令组成的程序可完成的任务是无限多的。

3. 指令系统

每一种 CPU 都有它自己独特的一组指令。CPU 可执行的全部指令称为该 CPU 的指令系统。指令系统中的指令分成许多类。例如,Intel 公司的奔腾和酷睿处理器中,共有七大类指令,分别为数据传送类、算术运算类、逻辑运算类、移位操作类、位(位串)操作类、控制转移类和输入输出类。

每一类指令(如数据传送类、算术运算类)又按照操作数的性质(如整数还是实数)、长度(16 位、32 位、64 位、128 位等)而区分为许多不同的指令,因此,Intel 公司 CPU 有数以百计的不同的指令。

3.3.3 主板、芯片组与 BIOS

1. 主板

无论是台式计算机、笔记本电脑还是智能手机,CPU 芯片、存储器芯片、总线和 I/O 控制器等电路都是安装在印刷电路板上的。除了芯片和电子元件外,电路板上还安装了各种用作 I/O 接口的插头插座,这种电路板就成为计算机的主板(母板)。以 PC 为例,主板上通常安装有 CPU 插座、芯片组、存储器插座、扩充卡插座、显卡插座、BIOS 芯片、CMOS 存储器、辅助芯片和若干用于连接外围设备的 I/O 接口,如图 3-8 所示。

CPU 和存储器芯片分别通过主板上的 CPU 插座和存储器插座安装在主板上。PC 常用外围设备通过扩充卡(如声音卡、显示卡等)或 I/O 接口与主板相连,扩充卡通过卡上的印刷插头插在主板上的 PCI 或 PCI-E 总线插座中。随着集成电路的发展和计算机设计技术的进步,许多扩充卡的功能可以部分或全部集成在主板上(如串行口、并行口、声

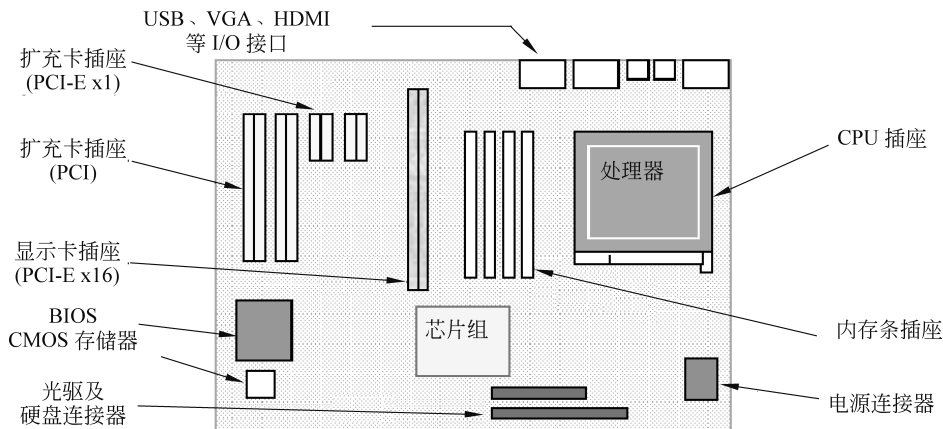


图 3-8 台式 PC 主板示意图

卡、网卡等控制电路),因而主板的结构越来越简化。

主板上还有两块特别有用的芯片:一块是闪速存储器(Flash Memory),其中存放的是基本输入输出系统(BIOS),它是 PC 启动最先运行的软件,没有它机器就无法启动;另一块芯片是 CMOS 存储器,其中存放着与计算机系统相关的一些参数(称为“配置信息”),包括当前的日期和时间、开机口令、已安装的硬盘的个数及类型和加载操作系统的顺序等。CMOS 芯片是一种易失性的存储器,它由主板上的纽扣电池供电,所以计算机关机后也不会丢失所存储的信息。

2. 芯片组

芯片组(Chipset)是 PC 各组成部分相互联接和通信的枢纽,存储器控制、I/O 控制功能几乎都集成在芯片组内,它既实现了 PC 总线的功能,又提供了各种 I/O 接口及相关的控制。没有芯片组,CPU 就无法与内存、扩充卡、外设等交换信息。

芯片组安装在主板上,原先由两块超大规模集成电路组成:北桥芯片和南桥芯片。北桥芯片是存储控制中心(Memory Controller Hub, MCH),用于高速连接 CPU、内存条、显卡,并与南桥芯片互联;南桥芯片是 I/O 控制中心(I/O Controller Hub, ICH),主要与 PCI 总线槽、USB 接口、硬盘接口、音频编解码器、BIOS 和 CMOS 存储器等连接,并借助 Super I/O 芯片提供对键盘、鼠标、串行口和并行口等的控制。CPU 的时钟信号也由芯片组提供。图 3-9 是芯片组与主板上各个部件互联的示意图。

随着集成电路技术的进步,北桥芯片的大部分功能(如内存控制、显卡接口等)已经集成在 CPU 芯片中,其他功能则合并到南桥芯片,所以现在只需要一块芯片(单芯片的芯片组)即可完成系统所有硬件的连接。

需要注意的是,有什么样功能和速度的 CPU,就需要使用什么样的芯片组。芯片组是与 CPU 芯片及外围设备配套和同步发展的。

3. BIOS

BIOS 的中文名叫作基本输入输出系统,它是存放在主板上闪速存储器中的一组程

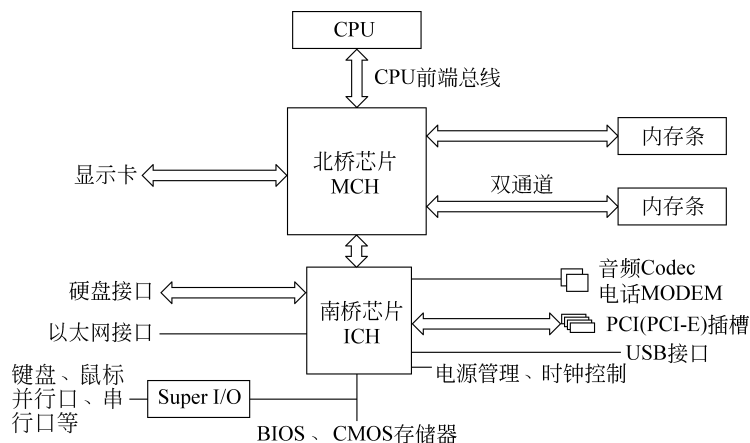


图 3-9 芯片组与主板上其他部件的连接

序。由于存放在闪存中,即使机器关机,它的内容也不会改变。每次机器加电时,CPU 总是首先执行 BIOS 程序,它具有诊断计算机故障及加载操作系统并启动其运行的功能。

BIOS 主要包含四个部分的程序,分别是加电自检程序、系统自举程序、CMOS 设置程序和常用外部设备的驱动程序。

(1) 加电自检程序(POST)用于检测计算机硬件故障。

(2) 系统自举程序(Boot)是系统主引导记录的装入程序,用来启动计算机工作,加载并进入操作系统运行状态。

(3) CMOS 设置程序用于设置系统参数,如日期、时间、口令、配置参数等。

(4) 常用外部设备的驱动程序(Driver),在计算机启动阶段实现对键盘、显示器和硬盘等常用外部设备输入输出操作的控制。

当接通计算机电源(或按下 Reset 复位键)时,系统首先执行加电自检程序,目的是测试系统各部件的工作状态是否正常,从而决定计算机的下一步操作。加电自检程序通过读取主板上 CMOS 中的内容来识别硬件的配置,并根据配置信息对系统中各部件进行测试和初始化。测试的对象包括 CPU、内存、BIOS 芯片本身、CMOS、显示卡、键盘和硬盘等。测试过程中,如果发现某个设备存在故障,加电自检程序会在屏幕上报告错误信息,系统将不能继续启动或不能正常工作。

加电自检程序完成后,若系统无致命错误,计算机将继续执行 BIOS 中的系统自举程序。它按照 CMOS 中预先设定的启动顺序,依次搜寻硬盘驱动器或光盘驱动器,将其第一个扇区的内容(主引导记录)读出并装入到内存,然后将控制权交给其中的操作系统引导程序,由引导程序继续装入操作系统。操作系统装入成功后,整个计算机就处于操作系统的控制之下,用户就可以正常地使用计算机了。

在上述过程中,键盘、显示器、硬盘、光盘等常用外围设备都需要参与工作。因此,它们的控制程序(称为“驱动程序”)也必须包含在 BIOS 中。有些外围设备控制器(例如显示卡)把驱动程序存放在扩充卡的 ROM 中,PC 开机时,BIOS 对扩展槽进行扫描,查找是否有自带驱动程序的扩充卡。若有,扩充卡 ROM 中的设备驱动程序就会补充或替换主

板 BIOS 中相应的驱动程序。显然,这种做法带来了很大的灵活性。

在 PC 执行引导装入程序之前,用户若按下某一热键(如 Delete 键或 F1、F2、F8 键,各种 BIOS 的规定不同),就可以启动 CMOS 设置程序。CMOS 设置程序允许用户将系统的硬件配置信息进行修改。CMOS 中存放的信息包括系统的日期和时间,系统的口令,系统中安装的硬盘、光盘驱动器的数目、类型及参数,显示卡的类型,启动系统时访问辅助存储器的顺序等。这些信息非常重要,一旦丢失就会使系统无法正常运行,甚至不能启动。

CMOS 信息通常并不需要设置,只在用户希望更改系统的日期、时间、口令或启动盘的顺序时,或者 CMOS 内容因掉电、病毒侵害等原因被破坏时,才需要用户启动 BIOS 中的 CMOS 设置程序对其进行设置。

3.3.4 存储器

1. 存储器容量单位

首先介绍一些与存储器相关的概念。

数字技术的处理对象是“比特”,其英文为“bit”,它是“binary digit”的缩写,中文意译为“二进制位”或“二进位”,在不引起混淆时也可以简称为“位”。比特只有两种状态(取值),它或者是数字 0,或者是数字 1。比特是计算机和其他数字设备处理、存储和传输的最小单位,一般用小写字母“b”表示。

位(b): 指一个二进制位。它是计算机中信息存储的最小单位。

字节(B): 指相邻的 8 个二进制位。

存储器中常见的单位及换算关系如下。

$$1\text{KB}=2^{10}\text{B}=1024\text{B}$$

$$1\text{MB}=2^{20}\text{B}=2^{10}\text{KB}=1024\text{KB}$$

$$1\text{GB}=2^{30}\text{B}=2^{10}\text{MB}=1024\text{MB}$$

$$1\text{TB}=2^{40}\text{B}=2^{10}\text{GB}=1024\text{GB}$$

$$1\text{PB}=2^{50}\text{B}=2^{10}\text{TB}=1024\text{TB}$$

2. 存储器的层次结构

计算机中有多种不同类型的存储器。通常,存储速度较快的存储器成本较高,速度较慢的存储器成本较低。为了使存储器的性价比得到优化,计算机中各种内存储器和辅助存储器往往组成一个层状的塔式结构,如图 3-10 所示。它们取长补短,协同工作。

存储器的工作过程如下。

- (1) CPU 运行时,需要的操作数大部分来自寄存器。
- (2) 如需要从(向)存储器中取(存)数据时,先访问 Cache,如在,取自 Cache。
- (3) 如操作数不在 Cache,则访问 RAM,如在 RAM 中,则取自 RAM。
- (4) 如操作数不在 RAM,则访问硬盘,操作数从硬盘中读出→RAM→Cache。

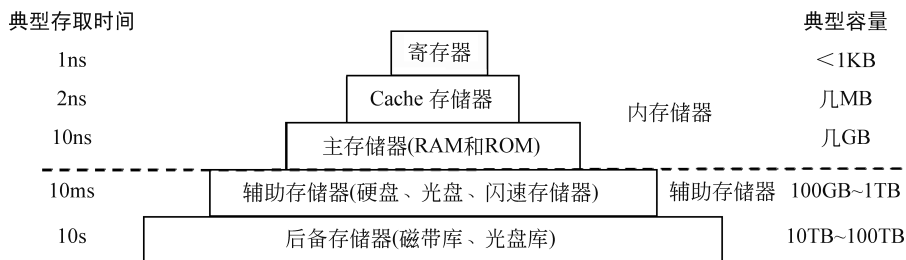


图 3-10 存储器的层次结构

3. DRAM、SRAM 和 ROM

内存储器由半导体集成电路构成,具有高速读写和按字节随机存取的特性,也称为随机存取存储器(RAM),断电时信息会丢失,属于易失性存储器。RAM 目前多采用 MOS 型半导体集成电路芯片制成,根据其保存数据的机理又可分为 DRAM 和 SRAM 两种。图 3-11 显示了半导体存储器的类型及其在计算机中的应用。

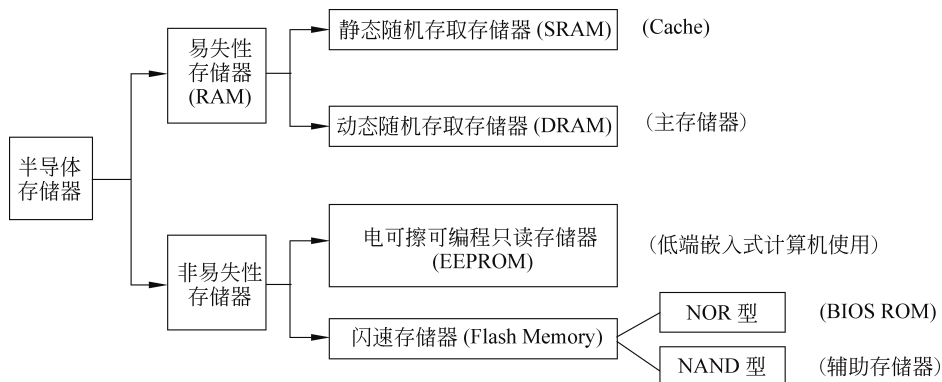


图 3-11 半导体存储器的类型及其在计算机中的应用

1) DRAM

DRAM(Dynamic Random Access Memory)即动态随机存取存储器。芯片的电路简单,集成度高,功耗小,成本较低,常用作主存。DRAM 只能将数据保持很短的时间。为了保持数据,DRAM 使用电容存储,所以必须隔一段时间刷新一次,如果存储单元没有被刷新,存储的信息就会丢失。DRAM 的速度比 CPU 和 SRAM 慢。

2) SRAM

SRAM(Static Random-Access Memory)即静态随机存取存储器。所谓的“静态”,是指这种存储器只要保持通电,里面存储的数据就可以恒久保持。相比之下,动态随机存取存储器(DRAM)里面所存储的数据就需要周期性地更新。然而,当电力供应停止时,SRAM 存储的数据还是会消失(被称为 Volatile Memory),这与在断电后还能存储资料的 ROM 或闪存是不同的。与 DRAM 相比,它的电路更复杂,集成度低,功耗较大,制造成本高,价格贵。但它的工作速度很快,与 CPU 速度相差不多,适合用作高速缓冲存储

器 Cache(目前大多与 CPU 集成在同一芯片中)。

随着微机 CPU 工作频率的不断提高,用作主存的 DRAM 的读写速度相对较慢,从主存取数据或向主存写数据时,CPU 往往需要等待,如图 3-12 所示。为解决主存速度与 CPU 速度不匹配的问题,人们在 CPU 与主存之间设计了一个容量较小(相对主存)但速度较快的高速缓冲存储器(Cache)。它由 SRAM 组成,Cache 直接制作在 CPU 芯片内,速度几乎与 CPU 一样快。程序运行时,CPU 使用的一部分数据/指令会预先成批复制在 Cache 中,Cache 的内容是主存储器中部分内容的映像。当 CPU 需要从主存读(写)数据或指令时,先检查 Cache 中有没有,若有,就直接从 Cache 中读取,而不用访问主存储器。这种技术早期在大型计算机中使用,现在应用在微机中,使微机的性能大幅度提高。随着 CPU 的速度越来越快,系统主存越来越大,Cache 的存储容量也由 128KB、256KB 扩大到现在的 512KB 或 2MB。

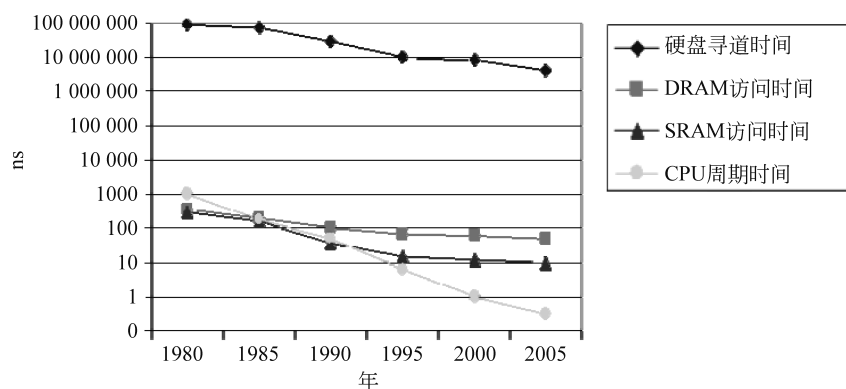


图 3-12 DRAM、硬盘与 CPU 之间的速度变化

3) ROM

ROM(Read-Only Memory)即只读存储器,CPU 只能读取其中的信息,而不能改写其中的内容。它是一种非易失性存储器,断电后信息也不会丢失。ROM 发展至今已出现多种不同类型的 ROM。现在使用的 EEPROM(电可擦除可编程只读存储器)能按“二进制位”擦写信息,但速度较慢,容量不大。由于价格便宜,多用在低端产品(如 IC 卡)中。

另一种 Flash Memory(闪速存储器,简称闪存)是 EEPROM 的改进,它是一种新型的非易失性存储器。它速度快、容量大,能像 RAM 一样写入信息。它的工作原理是:在低电压下,存储的信息可读但不可写,这时类似于 ROM;而在较高的电压下,所存储的信息可以更改和删除,这时又类似于 RAM。

Flash Memory 有两类:或非型(NOR 型)和与非型(NAND 型)。NOR 型闪存以字节为单位进行随机存储,存储在其中的程序可以直接被 CPU 执行,可用作内存储器,如存储 BIOS 的 ROM 存储器。NAND 型闪存以页(块)为单位进行存取,读出速度较慢,通常将存储其中的程序或数据成批读入到 RAM 中再进行处理。但它在容量、使用寿命和成本方面有较大优势,常常用作存储卡、U 盘或固态硬盘(SSD)等辅助存储器使用。例如,智能手机中所谓的手机存储之类的辅助存储器,都是 NAND 型闪存。

4. 主存储器

主存,即主存储器,是 CPU 可直接访问(读和写)的存储器,用于存放供 CPU 处理的指令和数据。服务器、PC、智能手机等的主存储器主要由 DRAM 芯片组成。它包含大量的存储单元,每个存储单元可存放 1 字节(8 个二进制位)信息。每个存储单元都有一个地址,CPU 按地址对存储器的内容进行访问。主存的存储容量是指主存储器中所包含的存储单元的总存储量,通常单位为 MB 或 GB。

主存的存取时间(Access Time)指的是从 CPU 送出内存单元的地址码开始,到主存读出数据并送到 CPU(或者是把 CPU 数据写入主存)所需要的时间,其单位是纳秒(ns)。 $1\text{ns}=10^{-9}\text{s}$ 。

主存的结构和工作原理如图 3-13 所示。

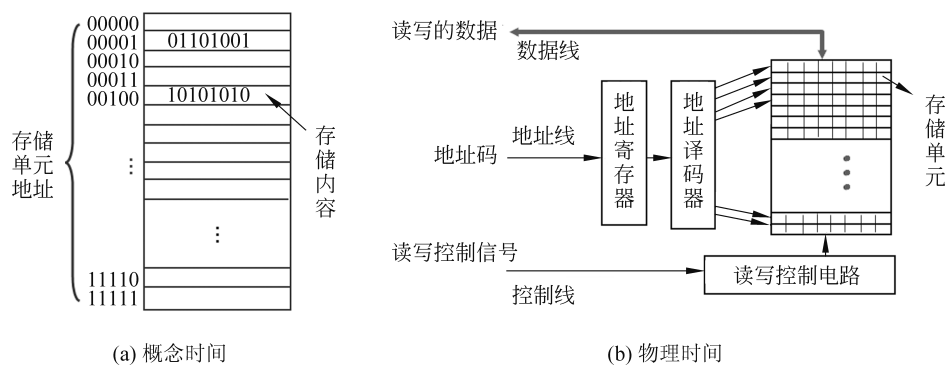


图 3-13 主存的结构与工作原理

5. 辅助存储器

计算机传统的辅助存储器是硬盘和光盘等,它们已经使用了几十年。近十多年来,U 盘和存储卡的普及,为大容量信息存储提供了更多种可能。

1) 硬盘

硬盘存储器(Hard Disk)由盘片、主轴与主轴电机、移动臂、磁头和控制电路等组成。它们全部密封于一个盒状装置内,这就是通常所说的硬盘,其剖面图如图 3-14 所示。



图 3-14 硬盘

硬盘的盘片由铝合金或玻璃材料制成,盘片的上下两面都涂有一层很薄的磁性材料,通过磁性材料的磁化来记录数据。磁性材料粒子有两种不同的磁化方向,分别用来表示记录的是二进制的“0”还是“1”。盘片表面由外向里分成许多同心圆,每个圆称为一个磁道,盘面上一般都有几千条磁道,每条磁道还要分成几千个扇区,每个扇区的容量一般为 512B 或 2KB(容量超过 2TB 的硬盘)。盘片两侧各有一个磁头,用于读写盘上的信息,盘片两面都可以记录信息,如图 3-15 所示。

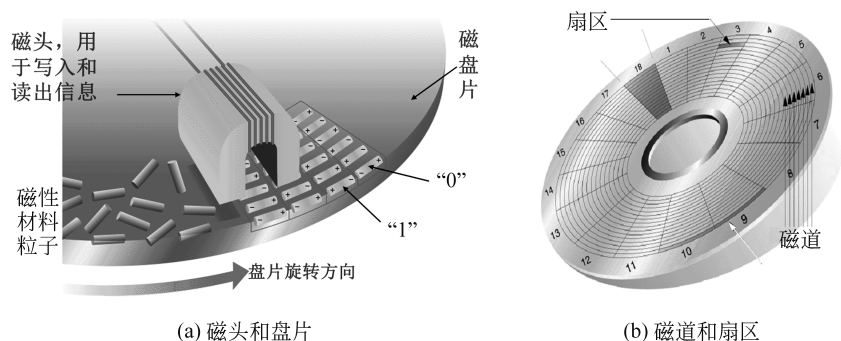


图 3-15 磁记录原理与磁道和扇区的划分

通常,一块硬盘由 1~5 张盘片组成,所有盘片上相同半径处的一组磁道称为“柱面”。所以,硬盘上的数据由三个参数来定位:磁头号、柱面号和扇区号。硬盘的存储容量=磁头数 $\times$ 柱面数 $\times$ 扇区数 $\times$ 每扇区字节数(通常是 512B)。常见硬盘的存储容量有: 80GB, 120GB, 500GB, 1TB 等。

硬盘中的所有盘片固定在主轴上。主轴底部有一个电机,当硬盘工作时,电机带动主轴,主轴带动盘片高速旋转,其速度为每分钟几千转甚至上万转。盘片高速旋转时带动的气流将盘片两侧的磁头托起。磁头是一个质量很小的薄膜组件,它负责盘片上数据的读取后写入。移动臂用来固定磁头,并带动磁头沿着盘片的径向高速移动,以便定位到指定的柱面。这就是硬盘的组成(如图 3-16 所示)和工作原理。

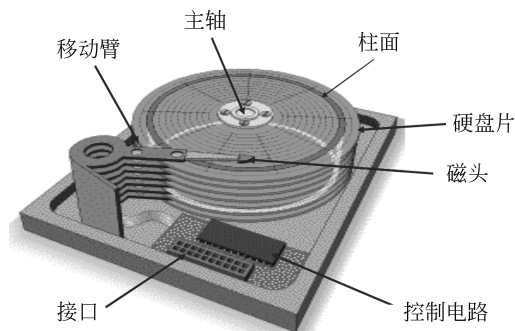


图 3-16 硬盘的组成

硬盘的信息以扇区为单位进行读写,平均存取时间为 $T = \text{寻道时间} + \text{旋转等待时间} + \text{数据传输时间}$ 。其中,寻道时间为磁头寻找到指定磁道所需时间(大约 5ms),旋转等

待时间为指定扇区旋转到磁头下方所需要的时间(大约 4~6ms)(转速: 4200/5400/7200/10 000rpm),而数据传输时间通常大约为 0.01ms/扇区。

硬盘的性能指标有如下几个。

(1) 容量。以吉字节(GB)为单位,目前硬盘单碟容量约为几百吉字节。

(2) 平均存取时间。为几毫秒~几十毫秒,由硬盘的旋转速度、磁头寻道时间和数据传输速率所决定。

(3) 缓存容量。原则上越大越好,通常为几兆字节~几十兆字节。

(4) 数据传输速率。外部传输速率指主机从(向)硬盘缓存读出(写入)数据的速度,与采用的接口类型有关。内部传输速率指硬盘在盘片上读写数据的速度,转速越高内部传输速率越快。

(5) 与主机的接口。以前使用并行 ATA 接口,当前流行串行 ATA(SATA)接口。

除了固定安装在机箱中的硬盘外,还有一类硬盘产品,它们体积小、重量轻,采用 USB 接口,可即插即用,非常方便携带和使用,称为移动硬盘。移动硬盘工作原理与固定硬盘相同,通常存储容量较大(160GB、320GB、1TB、2TB)。

2) U 盘、存储卡和固态硬盘

目前广泛使用的移动存储器除了移动硬盘外,还有 U 盘、存储卡和固态硬盘(SSD)等,它们的存储部件都是使用闪速存储器芯片构成的。

(1) U 盘。U 盘采用 NAND Flash 存储器(闪存)芯片,体积小,重量轻,容量按需而定(几吉字节~几百吉字节),具有写保护功能,数据保存安全可靠,使用寿命长。它使用 USB 接口,即插即用,支持热插拔(必须先停止工作),读写速度比较快,可以模拟光驱和硬盘启动操作系统。

(2) 存储卡。存储卡的原理与 U 盘相同,也使用闪存芯片(Flash Memory)做成,呈长方形或正方形的卡片状,使用印刷插头,不使用 USB 插头。需要使用读卡器才能对存储卡进行读写。存储卡的主要种类有 CF 卡、MMC 卡、SD/SDHC 卡(包括 Mini SD 卡、Micro SD 卡)和 Memory Stick 卡(MS 卡),广泛应用于数码相机、游戏机、手机、MP3 播放器中。

(3) 固态硬盘。固态硬盘(Solid State Disk、Solid State Drive,SSD)是使用 NAND 型闪存做成的辅助存储器,用在便携式计算机中代替传统的硬盘。其外形及与主机的接口和常规硬盘相同,如 1.8 英寸、2.5 英寸或 3.5 英寸。它的存储容量通常为 64~128GB 或更大。其优点是低功耗、无噪声、抗震动、低热量,且其读写速度也快于传统硬盘。目前存在的问题一是成本高于常规的硬盘,二是寿命有限。Flash 存储器都有一定的写入寿命,寿命到期后数据会读不出来且难以修复。

3) 光盘

光盘(Optical Disk)存储器是一种利用激光技术存储信息的辅助存储器。自 20 世纪 70 年代光存储技术诞生以来,产生了 CD、DVD 和 BD 三代光盘存储器产品,如表 3-1 所示。其中,DVD 和 BD 的容量均是指单层单面的容量。

表 3-1 光盘的三代产品

分代	年代	名称	激光类型	存储容量
第 1 代	1982	CD 光盘存储器	红外光	650MB
第 2 代	1995	DVD 光盘存储器	红光	4.7GB
第 3 代	2006	BD 光盘存储器	蓝光	25GB

(1) 光盘存储器的结构与原理。光盘存储器由光盘片和光盘驱动器两个部分组成。光盘片用于存储数据,其基片是一种耐热的有机玻璃,直径大多为 120mm(约 5 英寸),用于记录数据的是一条由里向外的连续的螺旋形光道。光盘存储数据的原理与磁盘不同,它通过在盘面上压制凹坑的方法来记录信息。凹坑的边缘表示二进制“1”,而凹坑内和外的平坦部分表示二进制的“0”,信息的读出需要使用激光进行分辨和识别。光盘信息的记录原理如图 3-17 所示。光盘驱动器简称光驱,用于带动盘片旋转并读出盘片上的(或向盘片上刻录)数据,其性能指标之一是数据的传输速率。

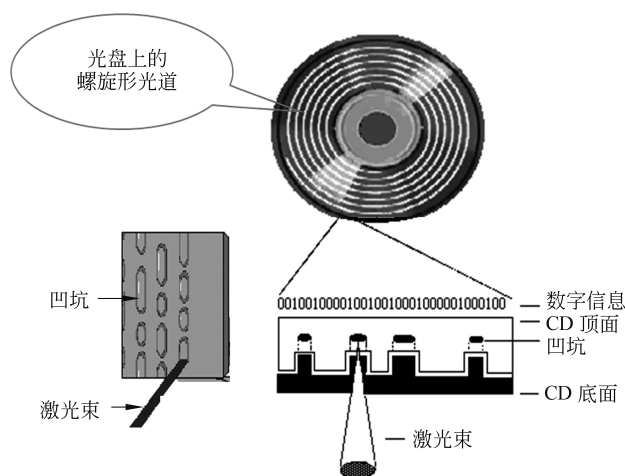


图 3-17 光盘的信息记录原理

(2) 光驱的类型。光盘驱动器由光头、光头驱动机构、盘片驱动机构和控制电路等组成。

光驱按其信息读写能力分为只读光驱和可写光驱(光盘刻录机)两大类。若按其可处理的光盘片类型进一步又可分成 CD 只读光驱和 CD 刻录机(使用红外激光)、DVD 只读光驱和 DVD 刻录机(使用红色激光)、DVD 只读/CD 刻录机组合而成的“康宝”,以及大容量的蓝色激光光驱 BD(Blue-ray Disc)。BD 也分为只读光驱和 BD 刻录机。光驱的分类如图 3-18 所示。

(3) 光盘片的类型。光盘片是光盘存储器的信息存储载体(介质),按其存储容量目前主要有 CD 光盘片、DVD 光盘片和蓝色激光盘片三大类。每一大类按其信息读写特性又可进一步分成只读型光盘片、一次写入型光盘片和可擦写型光盘片三种。

CD 光盘片主要用来存储高保真立体声音乐(称为 CD 唱片)。它有只读型(CD-ROM 盘)、一次写入型(CD-R 盘)和可擦写型(CD-RW 盘)三种。CD-ROM 盘是一种小型光盘

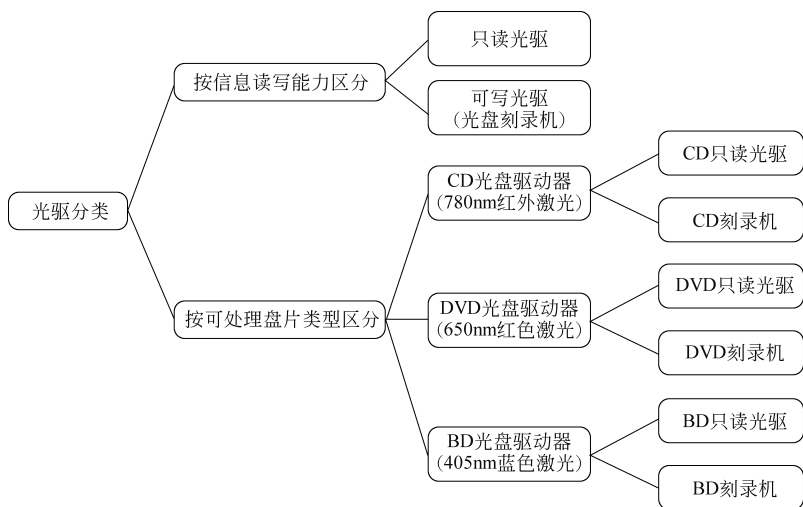


图 3-18 光驱的分类

只读存储器。它的特点是只能写一次,而且是在制造时由厂家用冲压设备把信息写入的。写好后信息将永久保存在光盘上,用户只能读取,不能修改和写入。CD-R 盘可由用户写入数据,但只能写一次,写入后不能擦除修改,适用于用户存储不允许随意更改的文档。CD-RW 盘可以多次改写,擦写次数可达几百次甚至上千次之多。由于容量太小,此类光盘已很少使用。

DVD 光盘片与 CD 光盘片的大小相同,但它有单面单层、单面双层、双面单层和双面双层共 4 个品种。DVD 的光道道间距比 CD 盘小一半,且信息凹坑更加密集,如图 3-19

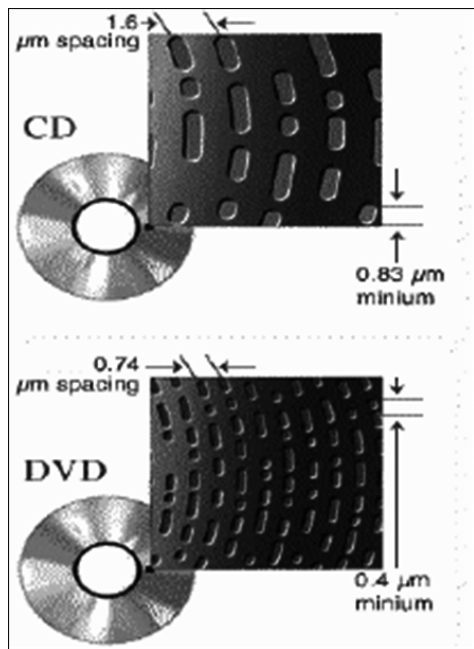


图 3-19 CD 和 DVD 盘片对比

所示。它利用聚焦更细的红色激光进行信息的读取,因而盘片的存储容量大大提高。DVD 盘的每一个面有一个或两个记录层。双层盘实际上是将两片盘重叠在一起,表面层是半透明反射层,通过它可以读取隐藏层的信息。与 CD 光盘片一样,DVD 光盘片也分成只读型(DVD-ROM 盘)、一次写入型(DVD-R 盘)和可擦写型(DVD-RW 盘)三种。

蓝光光盘(Blue-ray Disc,BD)是目前比较先进的大容量光盘片,单层盘片的存储容量为 25GB,双层盘片的容量为 50GB,是全高清影片的理想存储介质。新的三层和四层蓝光光盘容量达到 100GB 和 128GB。BD 盘片也有 BD-ROM、BD-R 和 BD-RW 之分。

3.3.5 常用输入输出设备

输入设备是用于向计算机输入命令、数据、文本、声音、图像和视频等信息的装置,输出设备是将计算机中的数据信息传送到外部的设备,它将计算机内存储的信息转换为某种人们所需要的形式,如文本、图形、图像、声音或视频等。

1. 输入设备

常用的输入设备有键盘、鼠标、触摸屏、扫描仪、数码相机和传感器等。

1) 键盘

键盘(Keyboard)是用户与计算机进行交流的主要工具,是计算机最重要的输入设备,也是微型计算机必不可少的外部设备。用户通过键盘向计算机输入字母、数字、符号、命令等信息。早期使用机械式键盘,而现在大多使用电容式键盘。电容式键盘无磨损和接触不良问题,耐久性、灵敏度和稳定性都比较好,按键声音小,手感较好,寿命较长。键盘与主机的接口有 PS/2 接口、USB 接口和无线接口(红外线或无线电波)。

2) 鼠标

鼠标(Mouse)也是微机上的一种常用的输入设备,是控制显示屏上光标移动位置的一种指点式设备。在软件支持下,通过鼠标上的按键,向计算机发出输入命令,或完成某种特殊的操作。目前常用的鼠标有机械式和光电式两类。机械式鼠标底部有一个滚动的橡胶球,可在普通桌面上使用,滚动球通过平面上的滚动把位置的移动变换成计算机可以理解的信号,传给计算机处理后,即可完成光标的同步移动。光电式鼠标有一个光电探测器,要在专门的反光板上移动才能使用。反光板上有精细的网格作为坐标,鼠标的外壳底部装着一个光电检测器,当鼠标滑过时,光电检测器根据移动的网格数转换成相应的电信号,传给计算机来完成光标的同步移动。鼠标可以通过专用的鼠标插头与主机相连接,也可以通过计算机中通用的串行接口(RS-232C 标准接口或 USB 接口)与主机相连接。

3) 触摸屏

现在,智能手机、电子书阅读器和 GPS 定位仪等广泛使用触摸屏作为其输入设备。触摸屏兼有鼠标和键盘的功能。触摸屏是在液晶面板上覆盖一层压力板,它对压力很敏感,当手指或笔尖施压其上时会有电流产生以确定压力源的位置,并对其进行跟踪,然后通过软件识别出用户所输入的信息。

4) 扫描仪

扫描仪是将原稿(图片、照片、底片、书稿)输入计算机的一种输入设备。扫描仪输入到计算机中的是原稿的“图像”。按结构来分,扫描仪可分为手持式、平板式、胶片专用和滚筒式等几种,如图 3-20 所示。手持式扫描仪扫描头较窄,只适用于扫描较小的图件。平板式扫描仪主要扫描反射式稿件,适用范围较广,其扫描速度、精度、质量比较好。胶片专用和滚筒式扫描仪是高分辨率的专业扫描仪,技术性能很高,多用于专业印刷排版领域。

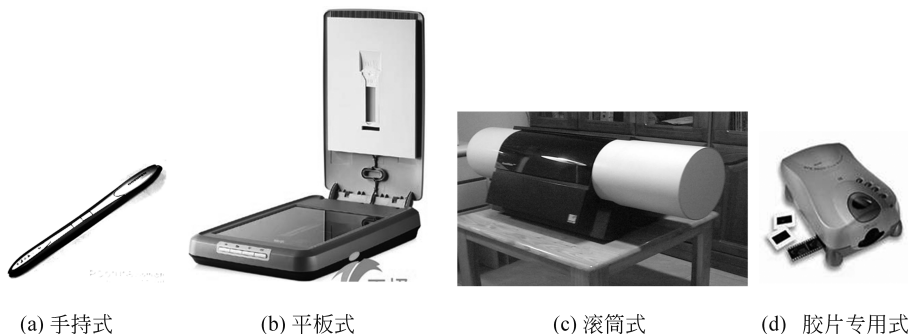


图 3-20 扫描仪的类别

5) 数码相机

数码相机是一种重要的图像输入设备。它利用电子传感器把光学影像转换成电子数据的照相机。按用途分可为单反相机、微单相机、卡片相机、长焦相机和家用相机等。数码相机与普通照相机在胶卷上靠溴化银的化学变化来记录图像的原理不同,数码相机的传感器是一种光感应式的电荷耦合器件(CCD)或互补金属氧化物半导体(CMOS)。在图像传输到计算机以前,通常会先存储在数码存储设备中(通常使用闪存)。

6) 传感器

传感器是一种检测装置,它能感知被测量的信息,并将其变成电信号输入计算机,供计算机进行测量、转换、存储、显示或传输等处理。智能手机/平板电脑中的传感器除了触摸屏、摄像头、微型话筒之外,还有其他多种不同用途的传感器。例如,指纹传感器(自动采集用户指纹,实现对用户的身份认证)、环境光感应器(感知设备使用环境的光线明暗,自动调整屏幕的显示亮度,可以延长电池工作时间,对保护眼睛也有利)、近距离传感器(通过红外线进行测距,当手机用户接听电话或者装进口袋时,传感器可以判断出手机贴近了人脸或衣服而关闭屏幕的触控功能,以防止误操作)、气压传感器(检测大气压,感知当前高度以及辅助 GPS 定位)、三轴陀螺仪(感知手机横竖纵三个方向的位置变化,自动调整屏幕以横向还是纵向进行显示)、重力传感器(加速度感应器,感知用户晃动手机的速度、角度、方向和力量的大小)和磁力计(电子罗盘,用作电子指南针、帮助 GPS 定位)等。

2. 输出设备

常用的输出设备有显示器、打印机、声音输出设备(如扬声器、耳机和音箱)等。